



PLAQUE MEMOIRE (1½ K RAM et 2½ K ROM)
AVEC PROGRAMMATEUR D'EPROMS 2708

La plaque extension mémoire utilise tout l'espace d'adressage du DAUPHIN (4k), sauf une page (adresses 1400 à 1777) réservée pour le display ou le programmeur de 74S471/74S288.

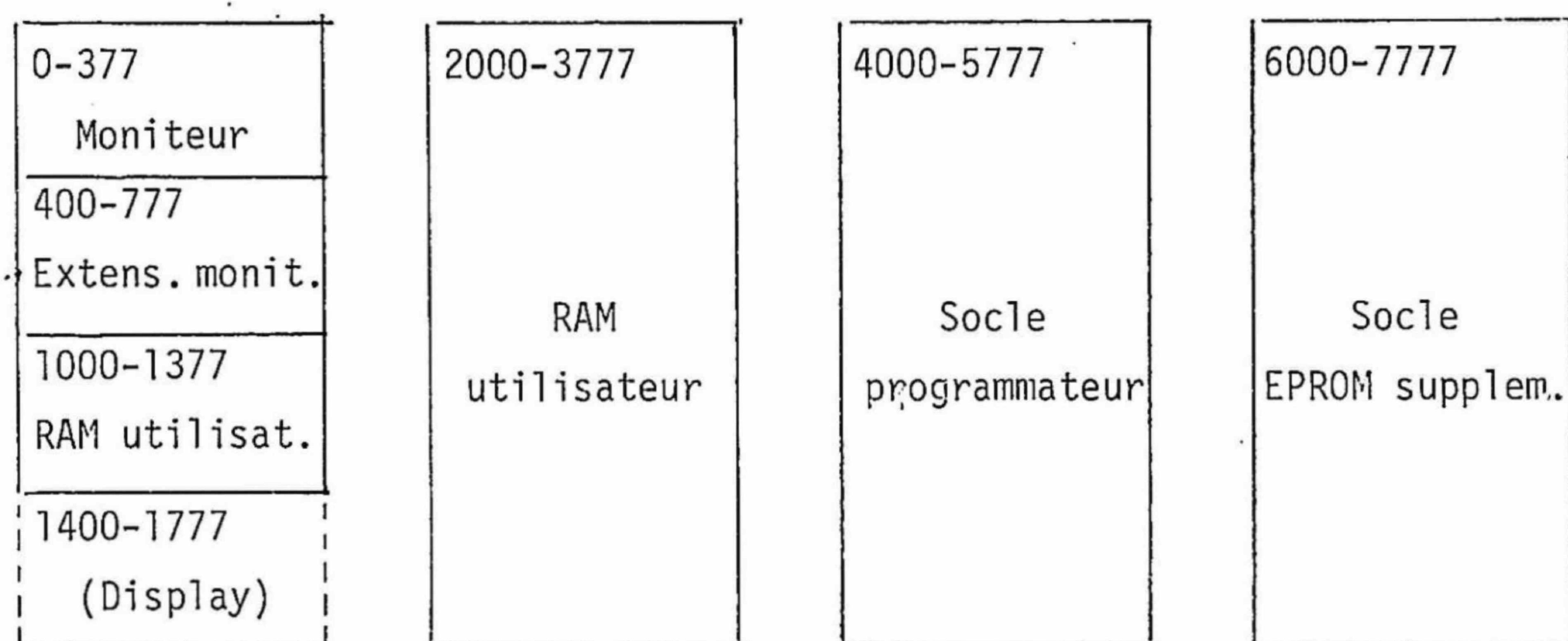
La plaque comporte des socles pour

- 2 ROMs 256x8 bits (type 74S471)
- 2 EPROMs 1024x8 bits (type 2108).

L'un des socles de 2708 peut servir à la programmation des 2708.

De plus deux groupes de RAM sont prévus: une page (256x8) pour compatibilité avec la configuration minimum du DAUPHIN et 1024x8 mots supplémentaires qui reçoivent en particulier lors de la programmation d'une mémoire les données à recopier dans l'EPROM 2708.

SCHEMA BLOC




1. EXPLICATION DU SCHEMA

La sélection des mémoires se fait à l'aide d'un décodeur en deux étages. Le premier étage repère les 4 groupes de 1k et le second sélectionne les pages (de 256 positions).

Dans les circuits tirés en 1977, la compatibilité avec les 2111 (18 pins) nécessite une modification importante du circuit imprimé, à faire avant le montage des composants. Par contre, la plaque fonctionne sans aucune modification avec les mémoires de type 2112 (16 pins).

La sélection de la mémoire 2708 que l'on veut programmer passe par différents circuits. Si la partie programmeur n'est pas montée, un pont doit rétablir la liaison manquante.





EXTENSION MEMOIRE AVEC PROGRAMMATEUR

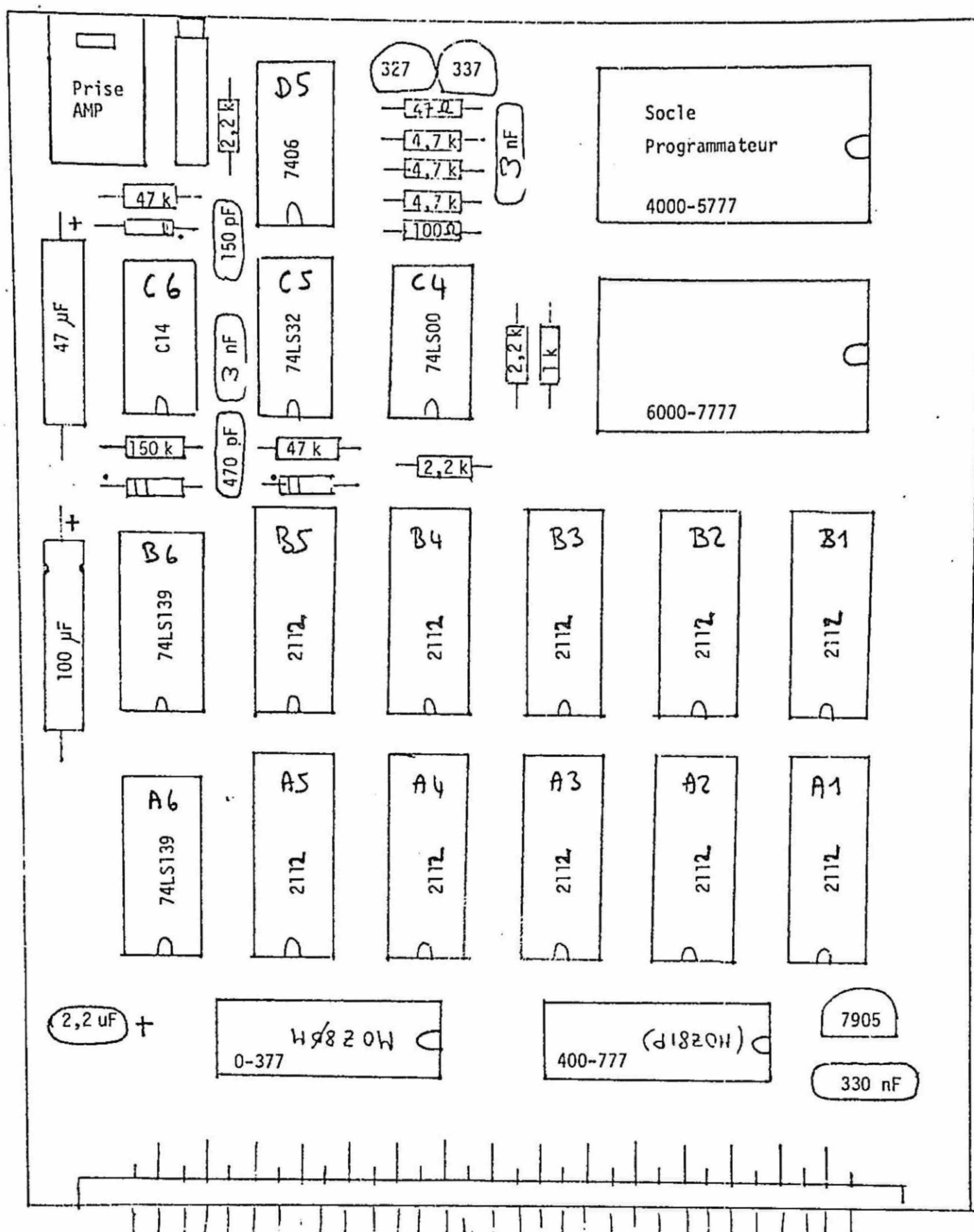
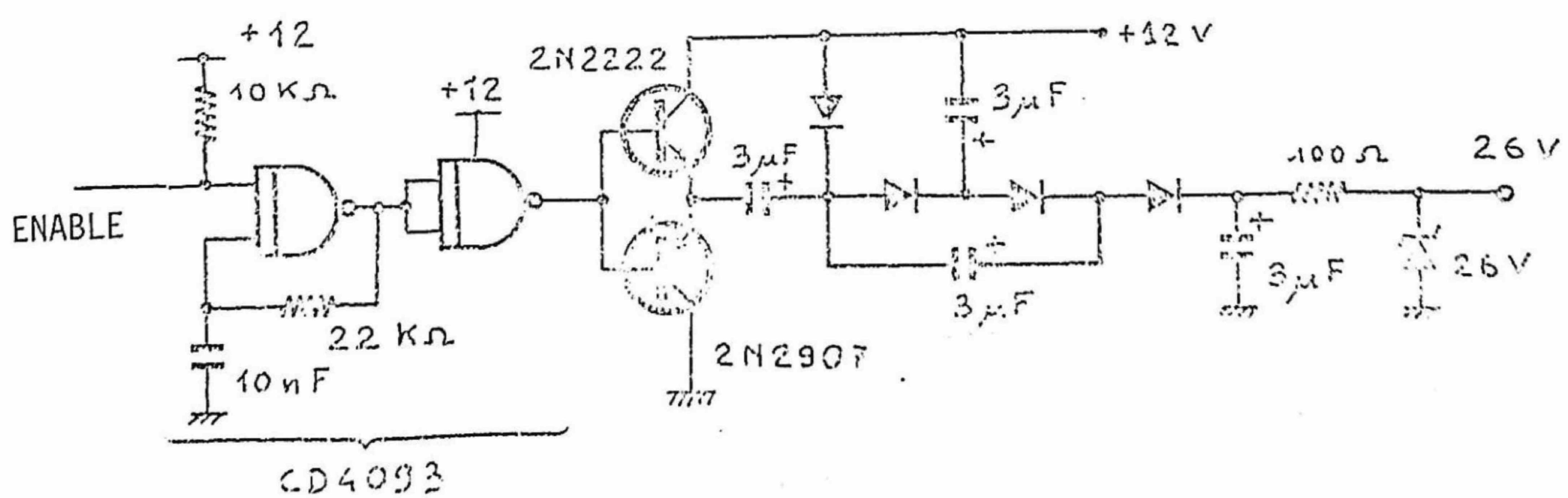


Schéma d'une alimentation 26V



2. TEST DE LA MEMOIRE

Insérer le moniteur M0260M. Vérifier qu'il tourne.

Sinon, écrire quelques mots différents avec le panneau de test aux adresses 0, 1, 2 puis aux adresses 1000, 1376, 1377 et les relire.

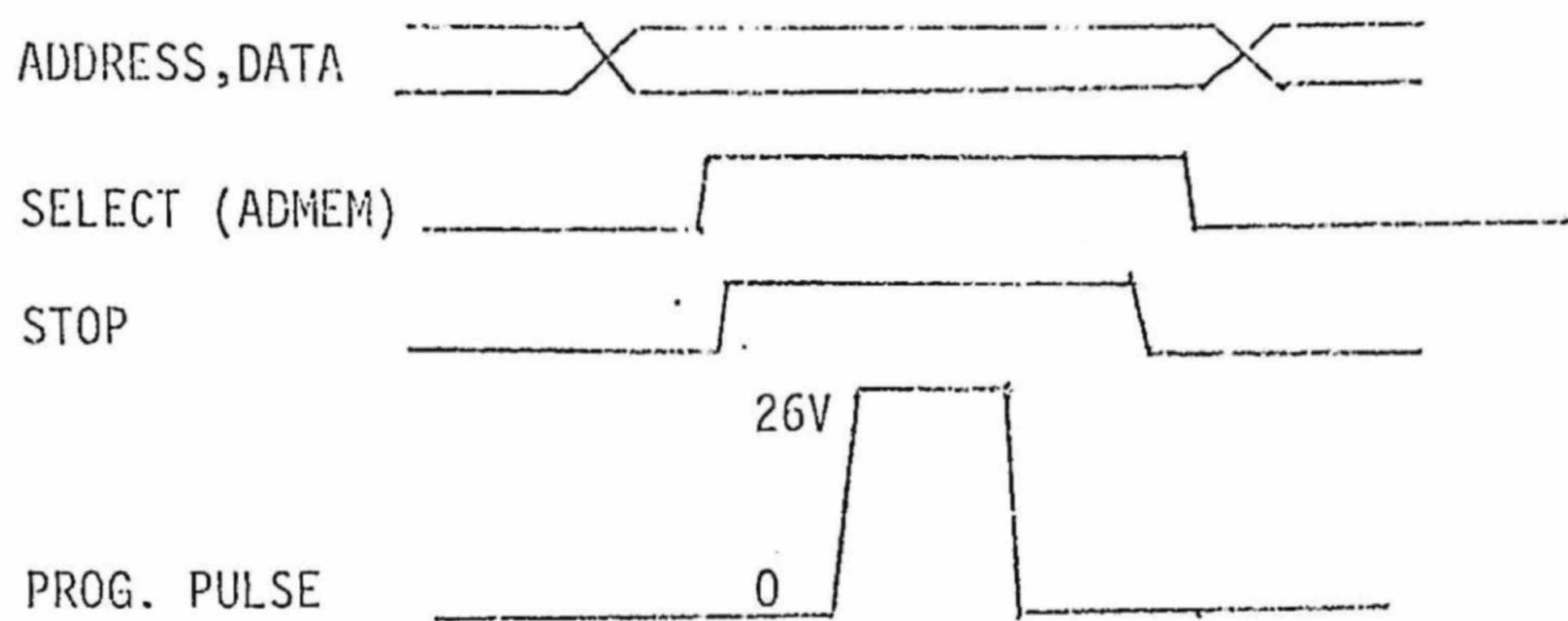
Avec le moniteur, vérifier que quelques positions en 1000 et 2000 se chargent correctement.

Charger le programme de test suivant en RAM: ce programme tourne tant qu'il ne trouve pas d'erreur en 2000- 3777. Modifier les paramètres pour tester de 1000 à 1377.

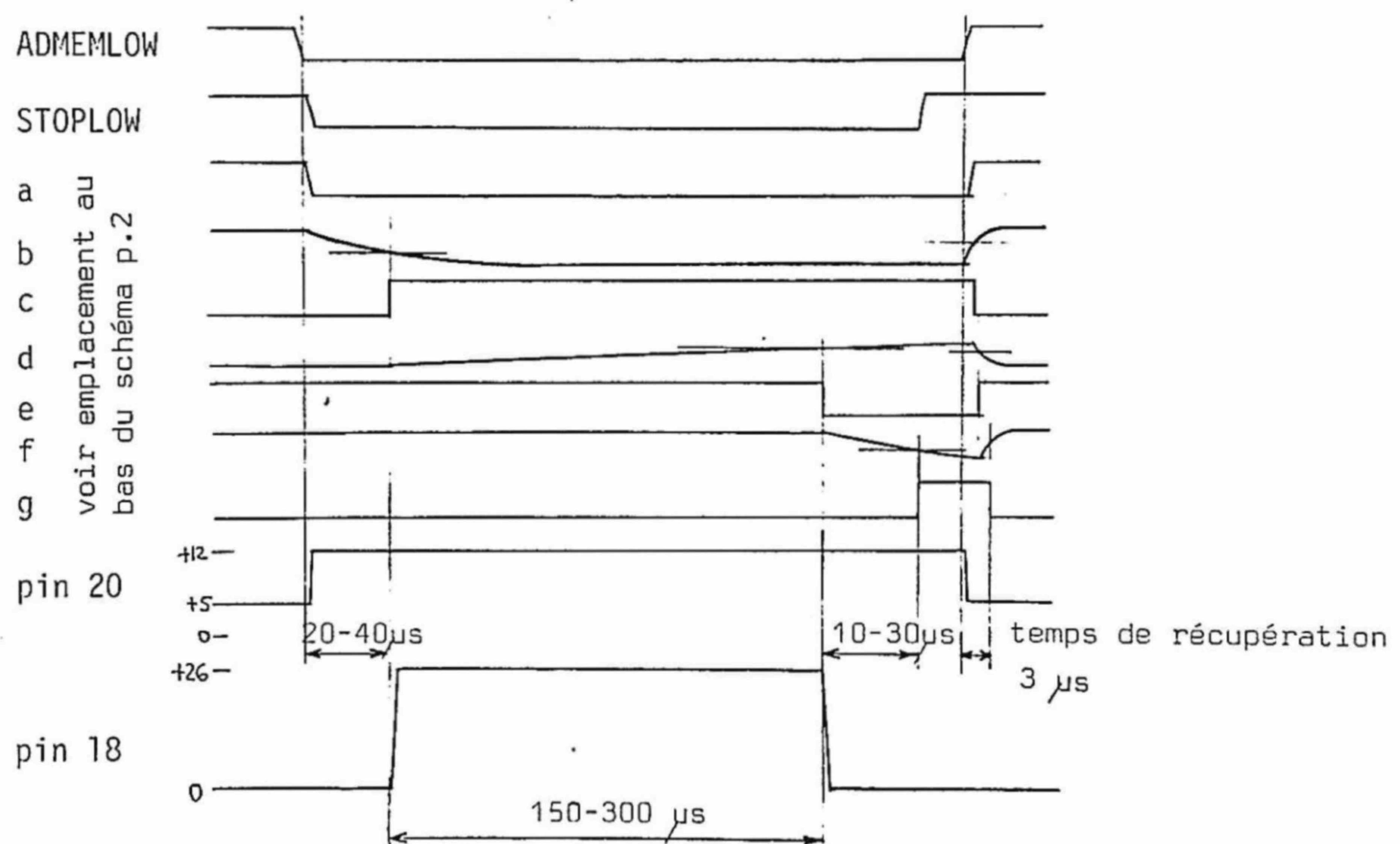
	DEBMEM= 2000		
	LONG= 2000		SIGNETICS
TMEM:	1000 4 LOAD A,<# DEBMEM/400		
	1 4		
	2 310 LOAD POINT,A		
	3 54		
	4 4 LOAD A,<# DEB&377		
	5 0		
	6 310 LOAD POINT+1,A		
	7 51		
	1010 6 LOAD C,<# LONG/400		
	1 4		
	2 7 LOAD D,<# Ø		
	3 0		
CHECK:	4 4 LOAD A,<# Ø		
	5 Ø		
CHECK2:	6 317 LOAD (D)+@POINT,A ;écriture		
	7 342		
	1020 60		
	1 357 COMP A,(D)+@POINT ;relecture et comparaison		
	2 342		
	3 60		
	4 230 JUMP,NE ERROR		
	5 16		
	6 330 INC A		
	7 Ø		
	1030 333 INCJ,NE D,CHECK2		
	1 164		
	2 10 LOAD A,POINT		Ce programme est très
	3 24		imparfait car la compa-
	4 330 INC A		raison est immédiate.
	5 Ø		
	6 310 LOAD POINT,A		Pour l'améliorer, relire
	7 20		une deuxième fois les
	1040 372 DECJ,NE C,CHECK	370 + 2	positions mémoire avant
	1 152		le TRAP (ce qui revient
	2 233 TRAP		à récrire les instruc-
	3 0		tions 1000 à 1041 à l'ex-
ERROR:	4 4 LOAD A,<# LETF		clusion de
	5 161		LOAD (D)+@POINT,A)
	6 324 LOAD \$DIGØ,A		
	7 Ø		
	1050 33 JUMP ERROR		
	1 172		
POINT:	1060 .WORD Ø		;pointeur
	1		

3. PRINCIPE DE LA PROGRAMMATION

La programmation des 2708 se fait par des impulsions 26V lorsque les adresses et les données sont stables. La durée des impulsions est de 0,1 à 1 ms, et le processeur est bloqué sur la ligne STOP (NOTREADY) pendant ce temps.



Au lieu de monostables, ce sont des retards et une logique adéquate qui garantissent les temps spécifiés par le fabricant.



Pour vérifier ces timings, synchroniser l'oscilloscope avec le signal SELECT et observer successivement les autres signaux après avoir chargé et demandé l'exécution du programme suivant:

```
TEST: 1000 314 LOAD 2000,A
      1   4
      2   0
      3   33 JUMP 1000
      4   373
```

Ne pas mettre d'EPROM sur le socle, évidemment, et si le 26V n'est pas disponible, relier le +26V au +12V avec un fil provisoire.

4. PROGRAMME

Le programme commence par lire l'EPROM et il s'arrête sur la première position non vide ($\neq 377$) en montrant le contenu sur le premier digit de l'affichage (binaire non converti, le contenu est incrémenté avant affichage). Si la mémoire est vide, le programme s'arrête aussi à la fin de la lecture des 1024 positions, et n'affiche rien. Il faut presse sur une touche chiffre quelconque pour programmer. Le programme affiche un P entre chaque cycle et essaie 30 fois au maximum. Dès que le programme, qui compare entre chaque cycle le contenu de la ROM et le modèle, a constaté que l'EPROM est programmée, il confirme la programmation avec 40 cycles supplémentaires. Le fabricant demande 256 cycles pour couvrir le cas pire des EPROMs difficiles à programmer.

Si l'EPROM a été longue à programmer (plus de 20 cycles P), il est suggéré de faire un deuxième ordre de programmation. L'affichage montrera que l'EPROM n'est plus vide, mais comme son contenu est compatible, la programmation pourra s'effectuer.

5. MANIPULATIONS

a) S'il faut programmer une EPROM à partir d'un programme introduit par le clavier.

- Charger le programme que l'on désire mettre dans l'EPROM (à partir de 2000).
- Introduire une EPROM sur le socle supérieur
- Connecter le 24V
- Charger le programme PR026 en 1000 (listing donné ci-après)
- Faire RESET, puis 1104 GO.
Si l'affichage reste éteint, l'EPROM est vide.
Sinon elle n'est pas effacée.
- Presser n'importe quelle touche "chiffre". La programmation s'effectue.
Le nombre de cycles de programmation est visualisé par des "P" successifs qui apparaissent sur l'affichage. Ces "P" sont suivis par des "c", cycles de confirmation.

b) S'il faut copier une EPROM

- Charger le programme PR026 en 1000
- Mettre le commutateur de la plaque processeur sur HOLD
- Placer l'EPROM "modèle" sur le socle supérieur
- Connecter le 24V
- Mettre le commutateur de la plaque processeur sur RUN
Faire RESET, puis 1000 GO : ceci a pour effet de recopier le contenu de l'EPROM (4000 à 5777) dans les positions de mémoire vive 2000-3777.
- Remettre le commutateur de la plaque processeur sur HOLD
- Remplace l'EPROM par une EPROM vide
- Commuter sur RUN (plaqué processeur)
- RESET, puis 1104 GO
- Si l'EPROM est bien vide, l'affichage reste éteint
- Presser n'importe quelle touche "chiffre" et la programmation se fait.

Ces manipulations sont peu commodes. C'est la raison pour laquelle nous préparons une ROM , qui contiendra les programmes "PR026" et lecture de bandes papier.

```

.TITLE PRO26.SR
;2708 PROM PROGRAMMER
;772512;JLP 7707;JDN770806

;Switch routine not yet typed
;          FG-4      PROGRAMPROM
;          FG-5      GET      6000 -> 2000
;          FG-6      MOVE     sourceMOVEdestMOVElengthMOV

000000      DIG0=    0
000001      DIG1=    1
000007      CLA=     7
000020      GKEY=   20

000034      KPROG=   34
000035      KGET=    35
000036      KMOVE=   36
000030      KLOAD=   30

000000      ROM0=    0
001000      RAM=    1000
002000      RAMEX=  2000
004000      ROMPRO= 4000
006000      ROM2=   6000
001350      ARAM=   RAM+350 ;RAM address
001352      AROM=   ARAM+2 ;ROM address

000067      INOC=   67

000163      LETP=    163
000124      LETM=    124
000161      LETF=    161
000130      LETC=    130

.000020      MAXCYCLE= 20      ;max number of cycles
000020      ADDCYCLE= 20      ;number of additional cycles

001000      .LOC    RAM
                           ;+++ Programm for reading ROM      ;can be used for mov
ing a page

001000  073  014  MOVE:  CALL.  INI      ;4 pages
001002  014  202 352  MOV2:  LOAD    A,@AROM
001005  314  202 350  LOAD    @ARAM,A
001010  073  030      CALL.   INCN
001012  131  166      JUMP, BNE    MOV2
001014  233  000      JUMP    ROM0      ;return to monitor

                           ;---- Routines
                           ;---- INIT      ;initialise

001016  040      INI:  CLR     A
001017  314  002 351  LOAD    ARAM+1,A
001022  314  002 353  LOAD    AROM+1,A
001025  004      004      LOAD    A,#RAMEX/400
001027  314  002 350  LOAD    ARAM,A
001032  004      010      LOAD    A,#ROMPRO/400
001034  314  002 352  LOAD    AROM,A
001037  005      004      LOAD    B,#4      ;4 pages in 2708
001041  027      RET

                           ;---- INCN      increment ARAM and AROM
001042  014  002 351  INCN:  LOAD    A,ARAM+1
001045  204      001      ADD     A,#1
001047  314  002 351  LOAD    ARAM+1,A
001052  314  002 353  LOAD    AROM+1,A
001055  130      022      JUMP.,ANE RETOUR      ;end of page ?
001057  014  002 350  LOAD    A,ARAM
001062  204      001      ADD     A,#1
001064  314  002 350  LOAD    ARAM,A
001067  014  002 352  LOAD    A,AROM
001072  204      001      ADD     A,#1
001074  314  002 352  LOAD    AROM,A
001077  371  000      DEC    B
001101  027      RET

001102  033      112  INIT:  JUMP    INI

```

; Programm for writing an EPROM

```

001104      PROM:
001104      ; test if ROM empty
001106      073    174  TEMPTY: CALL   INIT
001106      014    202  352  TEM2: LOAD   A, @AROM
001111      330    006  INCJ., NE A, TEM1
001113      073    125  CALL   INCM
001115      131    167  JUMP, BNE TEM2
001117      040
001120      223
                           CLR   A
                           LOAD   L,A   ;CLR LOGICOMP

001121      324    000  ; Wait key; Display first not empty char plus one if not empt
001123      125    007  TEM1: LOAD   SDIGO,A
001125      232    172  LOAD   E, SCLA
                           JUMP., GE TEM1

001127      006    020  PR01: LOAD   C, #MAXCYCLE ;entry point if not empty
001131      007    020  LOAD   D, #ADDCYCLE
001133      004    163  PR02: LOAD   A, #LETP
001135      324    000  LOAD   SDIGO,A
001137      372    006  DECJ., NE C, PR021
001141      004    161  PR03: LOAD   A, #LETF ;Unprogrammable
001143      324    000  LOAD   SDIGO,A
001145      035    172  JUMP  PR03

001147      073    131  PR021: CALL   INIT ;Program
001151      014    202  350  PR022: LOAD   A, @ARAM
001154      314    202  352  LOAD   @AROM, A
001157      077    002  042  CALL   INCM
001162      131    165  JUMP, BNE PR022
001164      073    114  PR04:  CALL   INIT ;check
001166      014    202  350  PR06:  LOAD   A, @ARAM
001171      354    202  352  COMP   A, @AROM
001174      230    135  JUMP, NE PR02 ;Try to program again
001176      077    002  042  CALL   INCM
001201      131    163  JUMP, BNE PR06
001203      004    130  LOAD   A, #LETc
001205      324    001  LOAD   SDIG1,A
001207      373    136  DECJ., NE D, PR021
001211      233    000  JUMP  0      ;retur. t/ monitor

                           ;+++ MOVE BLOCK ;start in ARAM, dest in AROM, length

```

) n BC

```

001213      315    002  350  GET:  LOAD   ARAM,B
001216      316    002  351  LOAD   ARAM+1,C
001221      005    022  LOAD   E, #22
001223      006    000  LOAD   C, #0
001225      273    067  CALL   INOC
001227      315    002  352  LOAD   AROM,B
001232      316    002  353  LOAD   AROM+1,C
001235      005    024  LOAD   E, #24
001237      006    000  LOAD   C, #0
001241      273    067  CALL   INOC
001243      014    202  350  GE2:  LOAD   A, @ARAM
001246      314    202  352  LOAD   @AROM, A
001251      077    002  042  CALL   INCM
001254      372    165  DECJ., NE C, GE2
001256      371    163  DECJ., NE D, GE2
001260      233    000  JUMP  0      ;Return to monitor

```

000001' .END

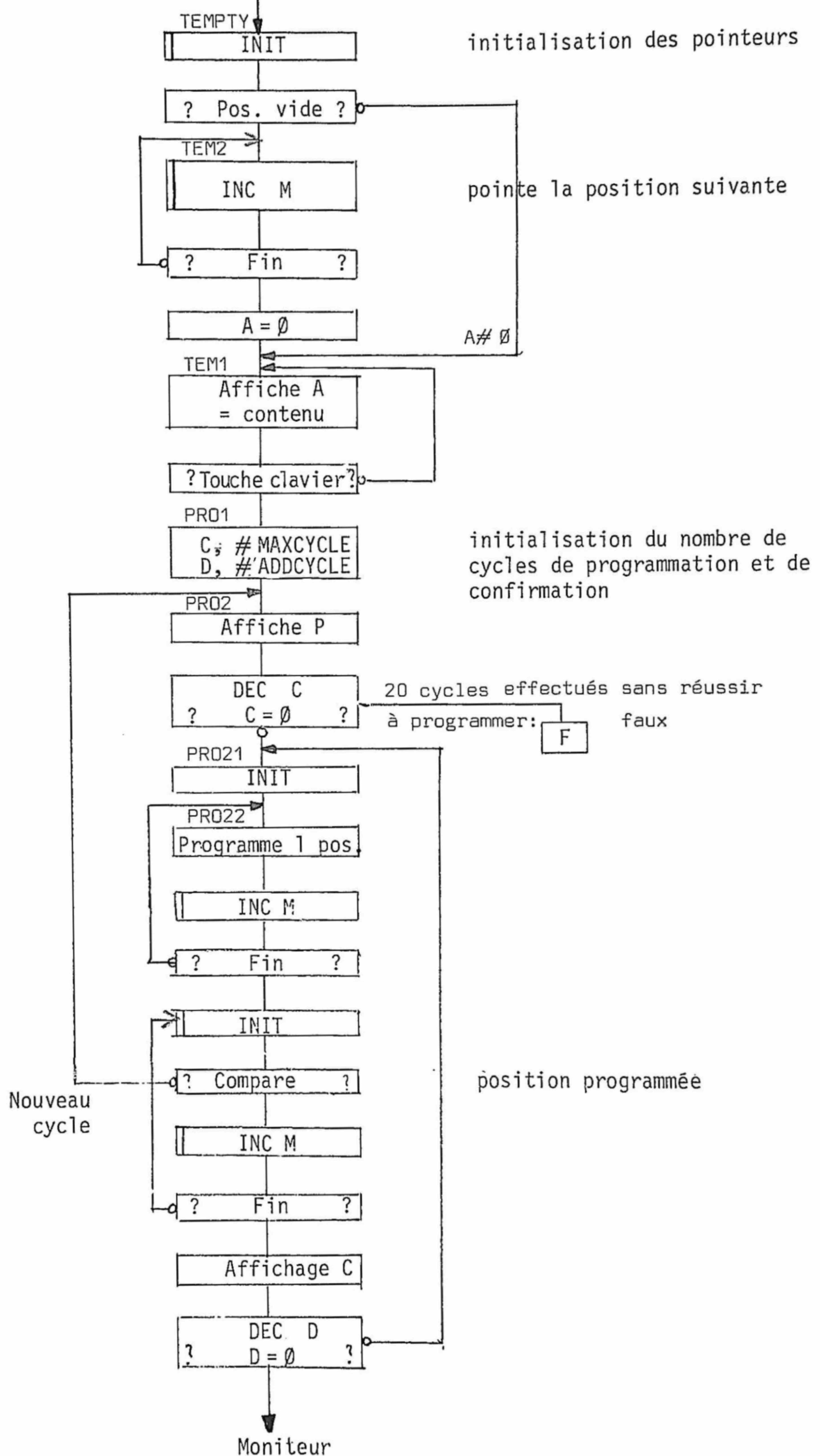
SYMBOL TABLE


ADDCYC= 000020	ARAM = 001350	AROM = 001352	CLA = C000097
DIG0 = 000000	DIG1 = 000001	GET = 001213	GE2 = 001243
GKEY = 000020	INCM = 001042	INI = 001016	INIT = C01102
INOC = 000067	KGET = 000035	KLOAD = 000030	MOVE = C00026
KPROC = 000034	LETc = 000130	LETF = 000161	LETn = C00124
LETP = 000163	MAXCYC= 000020	MOVE = 001300	MOV2 = C01002
PROM 001104	PR01 = 001127	PR02 = 001123	PR021 = 001147
PRO22 001151	PR03 = 001141	PR04 = 001164	PR06 = C01166
RAM = 001000	RAMEX = 002000	RETOUR = 001101	NONPRO= 001000
ROM0 = 000000	ROM2 = 006000	TEMPTY = 001104	TEM1 = 001121
TEM2 001106			
. ABS. 001262 000			

ERRORS DETECTED: 0
FREE CORE: 16889. WORDS

PR026, PR026=PR026

ORGANIGRAMME DU PROGRAMMATEUR DE 2708 SUR SIGNETICS





Talle de white

188 heaf 471

Repos diurn

refos prim

KUFRAMMAI EUR DE /4S4/1 et /4S288



```

**** CALL RBYTE ;READ NEXT BYTE FROM PAPER RENDER
;ADD VALUE TO CHECKSUM IN E
;DO NOT CHANGE BYTE COUNT IN D
;RETURN WITH CHARACTER IN A AND B
;LOAD FLAGS ACCORDING TO CHECKSUM
;DO NOT CHANGE B, C AND HL

000466 333 011 RBYTE: LOAD A,SSPR
AND A,11F0H ;DATA 1FREE?
JMP, EQ RBYTE
LOAD A,SPR ;YES, GET DATA
LOAD H,A ;SAVE IN B
ADD A,C ;ADD TO CHECKSUM
LOAD F,A ;PUT DATA IN A AGAIN
LOAD A,B
RET

000505 315 066 001 HEADER: CALL RBYTE
OR A,A ;?IS IT A C ?
000510 207 JUMP, LO HEADER
000511 053 372 DEC A ;NO, ?IS IT A L ?
000513 075 JUMP, NE HEADER ;MAYBE A RECOVERABLE ERROR
000514 040 367 CALL RBYTE
000516 315 066 001 OR A,A ;?IS IT A O ?
000521 207 JUMP, NE HEADER ;MAYBE A RECOVERABLE ERROR
000524 030 201 LOAD L,HL ;INIT. CHECKSUM
000526 315 066 001 CALL RBYTE ;GET BYTE COUNT
000531 226 005 SUB A,HS ;LOAD COUNTER
000533 127 LOAD D,A
000534 315 066 001 CALL RBYTE
000537 262 OR A,A ;?IS IT NULL A O ?
000540 040 102 JUMP, NE ERROR ;OK, PUT ADDRESS IN HL
000542 315 066 001 CALL RBYTE
000545 157 LOAD L,A ;LOAD COUNTER
000546 315 066 001 CALL RBYTE
000551 147 LOAD H,A
000552 025 DEC D ;?IS IT THE LAST BLOCK ?
000553 311 RET

;DATA: LOADB0 ;PAPER RENDER IN PDP11 FORMAT
;HL POINT LOADED ADDRESSES

LOAD: PUSH HL
CALL HEADER ;Get absolute address in HL
POP BC
OR A,A ;Clear carry
SUBC HL,BC ;Difference on stack
LOAD H,B
LOAD L,C ;Get address for first block

DATABLOCK:
CALL RBYTE ;NO, READ AND STORE NEXT DATA
LOAD A,SCLA ;Test if data may not be loaded
AND A,11FKEY
JMP, EQ DATA1
LOAD A,H ;COMPARE A,H(MEM)/400
JMP, LO DATA2 ;COMPARE A,B(MEM/ROM)/400
000560 060 002 JUMP, HS DATA2
000562 170
000563 167
000564 323 000
000565 140
000566 151
000567 315 066 001
000568 333 007
000569 346 010
000570 312 212 001
000571 174
000572 376 004
000573 070 006
000574 376 007
000575 060 002
000576 170
000577 315 105 001
000578 312 252 001
000579 301
000580 305
000581 207
000582 335 102
000583 050 003
000584 070 161
000585 323 003
000586 050 372
000587 307
;LAST BLOCK
LOG, RST 0

;Programmer
**** Routines
INIT: LOAD A,SPUL
LOAD B,A
LOAD DE,HEPPROM
LOAD HL,HARVEX
RET
000593 072 354 002
000595 107
000597 021 000 003
000598 041 000 004
000599 311
000606 175
000607 052 354 002
000608 315 253 001
000609 032
000610 207
000611 040 004
000612 023
000613 043
000614 023 370
000615 323 000
000616 050 372
000617 050 372
000618 323 000
000619 167
000620 333 002
000621 040 200
000622 020 170
000623 050 300
000624 070 004
000625 311
000626 016 001
000627 176
000628 241
000629 050 002
000630 050 002
000631 050 002
000632 050 002
000633 050 002
000634 050 002
000635 050 002
000636 050 002
000637 050 002
000638 050 002
000639 050 002
000640 050 002
000641 050 002
000642 050 002
000643 050 002
000644 050 002
000645 050 002
000646 010 274
000647 023
000648 013
000649 020 370
000650 307
000651 023
000652 020
000653 307
000654 032
000655 276
000656 023
000657 020 300
000658 020 310
000659 020 310
000660 020 310
000661 020 310
000662 020 310
000663 020 310
000664 020 310
000665 020 310
000666 020 310
000667 020 310
000668 020 310
000669 020 310
000670 020 310
000671 020 310
000672 020 310
000673 020 310
000674 020 310
000675 020 310
000676 020 310
000677 020 310
000678 020 310
000679 020 310
000680 020 310
000681 020 310
000682 020 310
000683 020 310
000684 020 310
000685 020 310
000686 020 310
000687 020 310
000688 020 310
000689 020 310
000690 020 310
000691 020 310
000692 020 310
000693 020 310
000694 020 310
000695 020 310
000696 020 310
000697 020 310
000698 020 310
000699 020 310
000700 020 310
000701 020 310
000702 020 310
000703 020 310
000704 020 310
000705 020 310
000706 020 310
000707 020 310
000708 020 310
000709 020 310
000710 020 310
000711 020 310
000712 020 310
000713 020 310
000714 020 310
000715 020 310
000716 020 310
000717 020 310
000718 020 310
000719 020 310
000720 020 310
000721 020 310
000722 020 310
000723 020 310
000724 020 310
000725 020 310
000726 020 310
000727 020 310
000728 020 310
000729 020 310
000730 020 310
000731 020 310
000732 020 310
000733 020 310
000734 020 310
000735 020 310
000736 020 310
000737 020 310
000738 020 310
000739 020 310
000740 020 310
000741 315 253 001
000742 032
000743 276
000744 032
000745 020 310
000746 010 274
000747 023
000748 013
000749 020 310
000750 020 310
000751 020 310
000752 020 310
000753 020 310
000754 020 310
000755 020 310
000756 020 310
000757 020 310
000758 020 310
000759 020 310
000760 020 310
000761 020 310
000762 020 310
000763 020 310
000764 020 310
000765 020 310
000766 020 310
000767 020 310
000768 020 310
000769 020 310
000770 020 310
000771 020 310
000772 020 310
000773 020 310
000774 020 310
000775 020 310
000776 020 310
000777 020 310
000778 020 310
000779 020 310
000780 020 310
000781 020 310
000782 020 310
000783 020 310
000784 020 310
000785 020 310
000786 020 310
000787 020 310
000788 020 310
000789 020 310
000790 020 310
000791 020 310
000792 020 310
000793 020 310
000794 020 310
000795 020 310
000796 020 310
000797 020 310
000798 020 310
000799 020 310
000800 020 310
000801 020 310
000802 020 310
000803 020 310
000804 020 310
000805 020 310
000806 020 310
000807 020 310
000808 020 310
000809 020 310
000810 020 310
000811 020 310
000812 020 310
000813 020 310
000814 020 310
000815 020 310
000816 020 310
000817 020 310
000818 020 310
000819 020 310
000820 020 310
000821 020 310
000822 020 310
000823 020 310
000824 020 310
000825 020 310
000826 020 310
000827 020 310
000828 020 310
000829 020 310
000830 020 310
000831 020 310
000832 020 310
000833 020 310
000834 020 310
000835 020 310
000836 020 310
000837 020 310
000838 020 310
000839 020 310
000840 020 310
000841 020 310
000842 020 310
000843 020 310
000844 020 310
000845 020 310
000846 020 310
000847 020 310
000848 020 310
000849 020 310
000850 020 310
000851 020 310
000852 020 310
000853 020 310
000854 020 310
000855 020 310
000856 020 310
000857 020 310
000858 020 310
000859 020 310
000860 020 310
000861 020 310
000862 020 310
000863 020 310
000864 020 310
000865 020 310
000866 020 310
000867 020 310
000868 020 310
000869 020 310
000870 020 310
000871 020 310
000872 020 310
000873 020 310
000874 020 310
000875 020 310
000876 020 310
000877 020 310
000878 020 310
000879 020 310
000880 020 310
000881 020 310
000882 020 310
000883 020 310
000884 020 310
000885 020 310
000886 020 310
000887 020 310
000888 020 310
000889 020 310
000890 020 310
000891 020 310
000892 020 310
000893 020 310
000894 020 310
000895 020 310
000896 020 310
000897 020 310
000898 020 310
000899 020 310
000900 020 310
000901 020 310
000902 020 310
000903 020 310
000904 020 310
000905 020 310
000906 020 310
000907 020 310
000908 020 310
000909 020 310
000910 020 310
000911 020 310
000912 020 310
000913 020 310
000914 020 310
000915 020 310
000916 020 310
000917 020 310
000918 020 310
000919 020 310
000920 020 310
000921 020 310
000922 020 310
000923 020 310
000924 020 310
000925 020 310
000926 020 310
000927 020 310
000928 020 310
000929 020 310
000930 020 310
000931 020 310
000932 020 310
000933 020 310
000934 020 310
000935 020 310
000936 020 310
000937 020 310
000938 020 310
000939 020 310
000940 020 310
000941 020 310
000942 020 310
000943 020 310
000944 020 310
000945 020 310
000946 020 310
000947 020 310
000948 020 310
000949 020 310
000950 020 310
000951 020 310
000952 020 310
000953 020 310
000954 020 310
000955 020 310
000956 020 310
000957 020 310
000958 020 310
000959 020 310
000960 020 310
000961 020 310
000962 020 310
000963 020 310
000964 020 310
000965 020 310
000966 020 310
000967 020 310
000968 020 310
000969 020 310
000970 020 310
000971 020 310
000972 020 310
000973 020 310
000974 020 310
000975 020 310
000976 020 310
000977 020 310
000978 020 310
000979 020 310
000980 020 310
000981 020 310
000982 020 310
000983 020 310
000984 020 310
000985 020 310
000986 020 310
000987 020 310
000988 020 310
000989 020 310
000990 020 310
000991 020 310
000992 020 310
000993 020 310
000994 020 310
000995 020 310
000996 020 310
000997 020 310
000998 020 310
000999 020 310
001000 020 310
001001 020 310
001002 020 310
001003 020 310
001004 020 310
001005 020 310
001006 020 310
001007 020 310
001008 020 310
001009 020 310
001010 020 310
001011 020 310
001012 020 310
001013 020 310
001014 020 310
001015 020 310
001016 020 310
001017 020 310
001018 020 310
001019 020 310
001020 020 310
001021 020 310
001022 020 310
001023 020 310
001024 020 310
001025 020 310
001026 020 310
001027 020 310
001028 020 310
001029 020 310
001030 020 310
001031 020 310
001032 020 310
001033 020 310
001034 020 310
001035 020 310
001036 020 310
001037 020 310
001038 020 310
001039 020 310
001040 020 310
001041 020 310
001042 020
```

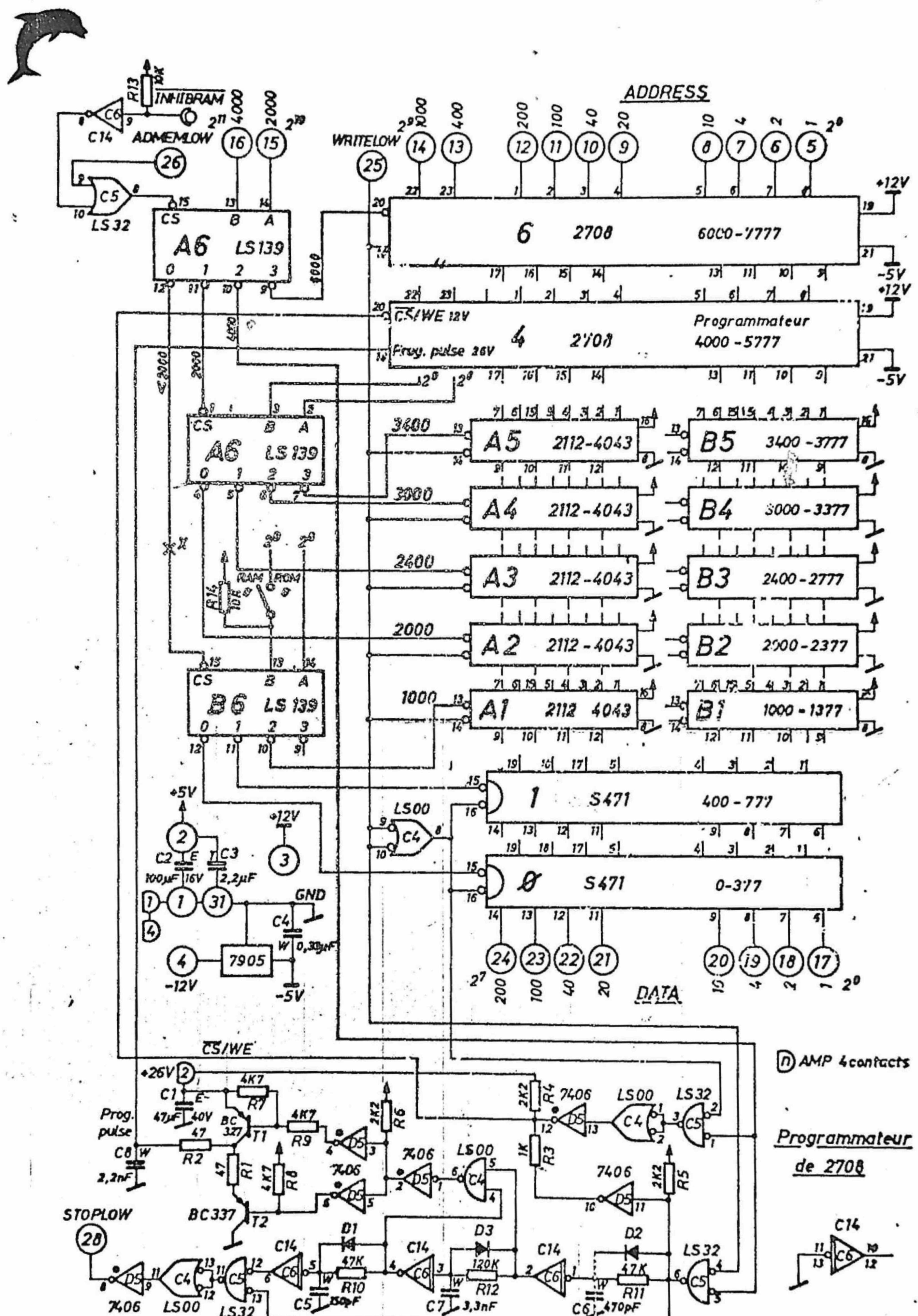


Schéma de la plaque
mémoire et programmateur