



PLAQUE MEMOIRE (1½K RAM et 2½ K ROM) AVEC PROGRAMMATEUR D'EPROMS 2708

La plaque extension mémoire utilise tout l'espace d'adressage du DAUPHIN (4k), sauf une page (adresses 1400 à 1777) réservée pour le display ou le programmeur de 74S471/74S288.

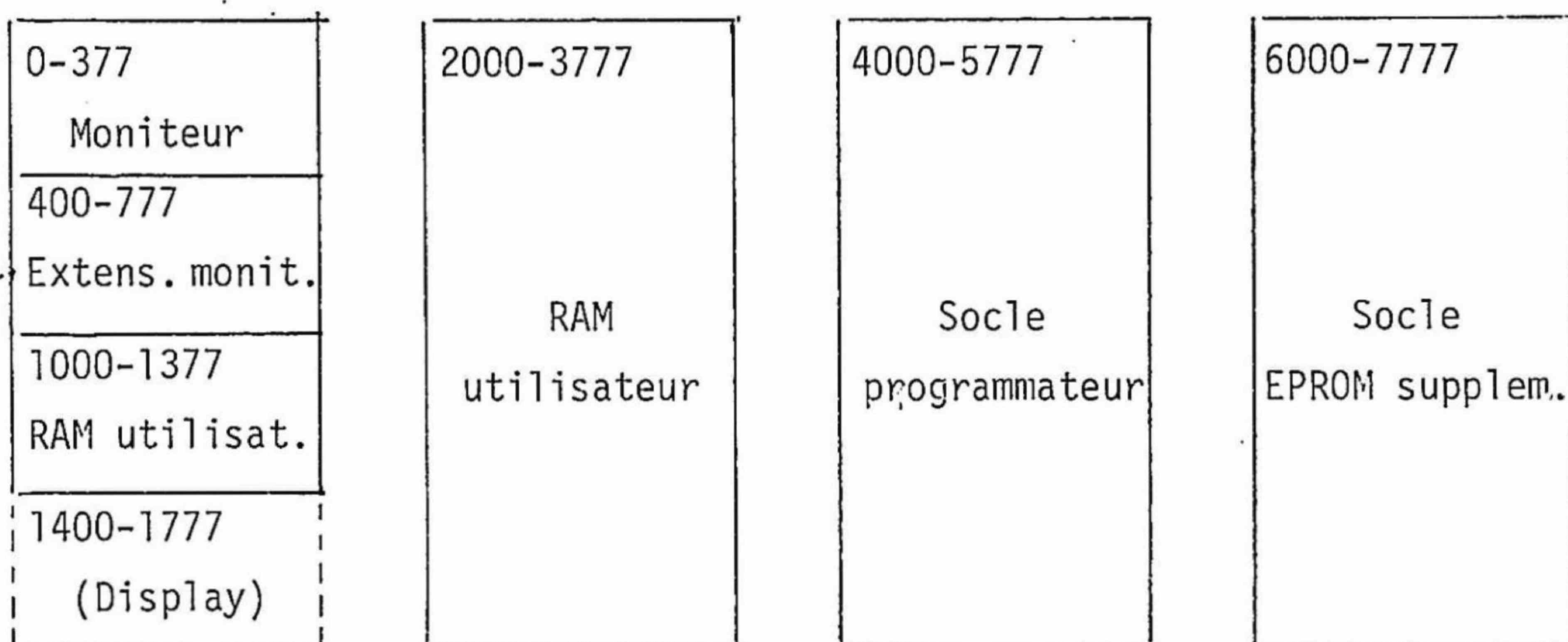
La plaque comporte des socles pour

- 2 ROMs 256x8 bits (type 74S471)
- 2 EPROMs 1024x8 bits (type 2108).

L'un des socles de 2708 peut servir à la programmation des 2708.

De plus deux groupes de RAM sont prévus: une page (256x8) pour compatibilité avec la configuration minimum du DAUPHIN et 1024x8 mots supplémentaires qui reçoivent en particulier lors de la programmation d'une mémoire les données à recopier dans l'EPROM 2708.

SCHEMA BLOC

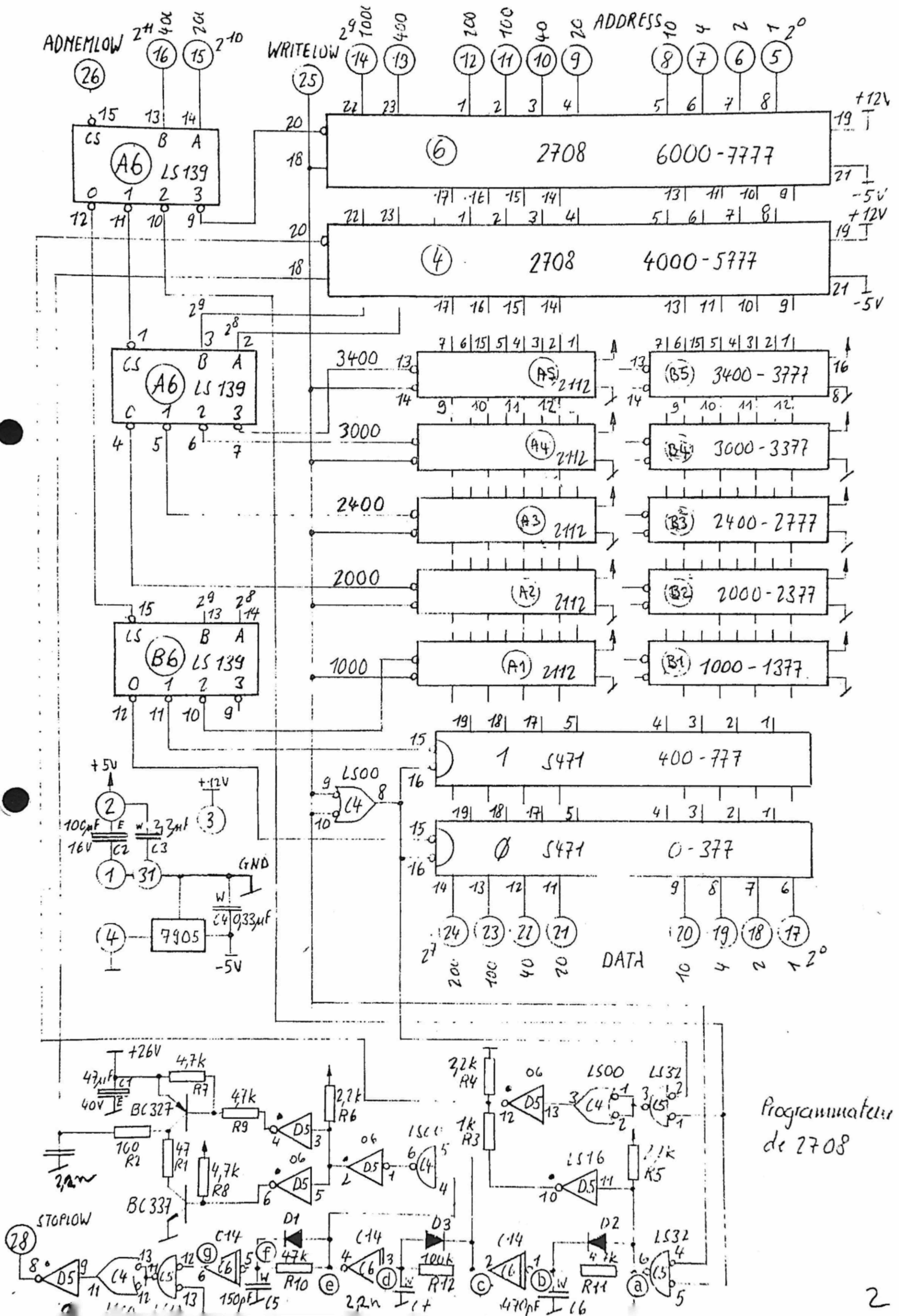


1. EXPLICATION DU SCHEMA

La sélection des mémoires se fait à l'aide d'un décodeur en deux étages. Le premier étage repère les 4 groupes de 1k et le second sélectionne les pages (de 256. positions).

Dans les circuits tirés en 1977, la compatibilité avec les 2111 (18 pins) nécessite une modification importante du circuit imprimé, à faire avant le montage des composants. Par contre, la plaque fonctionne sans aucune modification avec les mémoires de type 2112 (16 pins).

La sélection de la mémoire 2708 que l'on veut programmer passe par différents circuits. Si la partie programmeur n'est pas montée, un pont doit rétablir la liaison manquante.



Programmeur
de 2708



EXTENSION MEMOIRE AVEC PROGRAMMATEUR

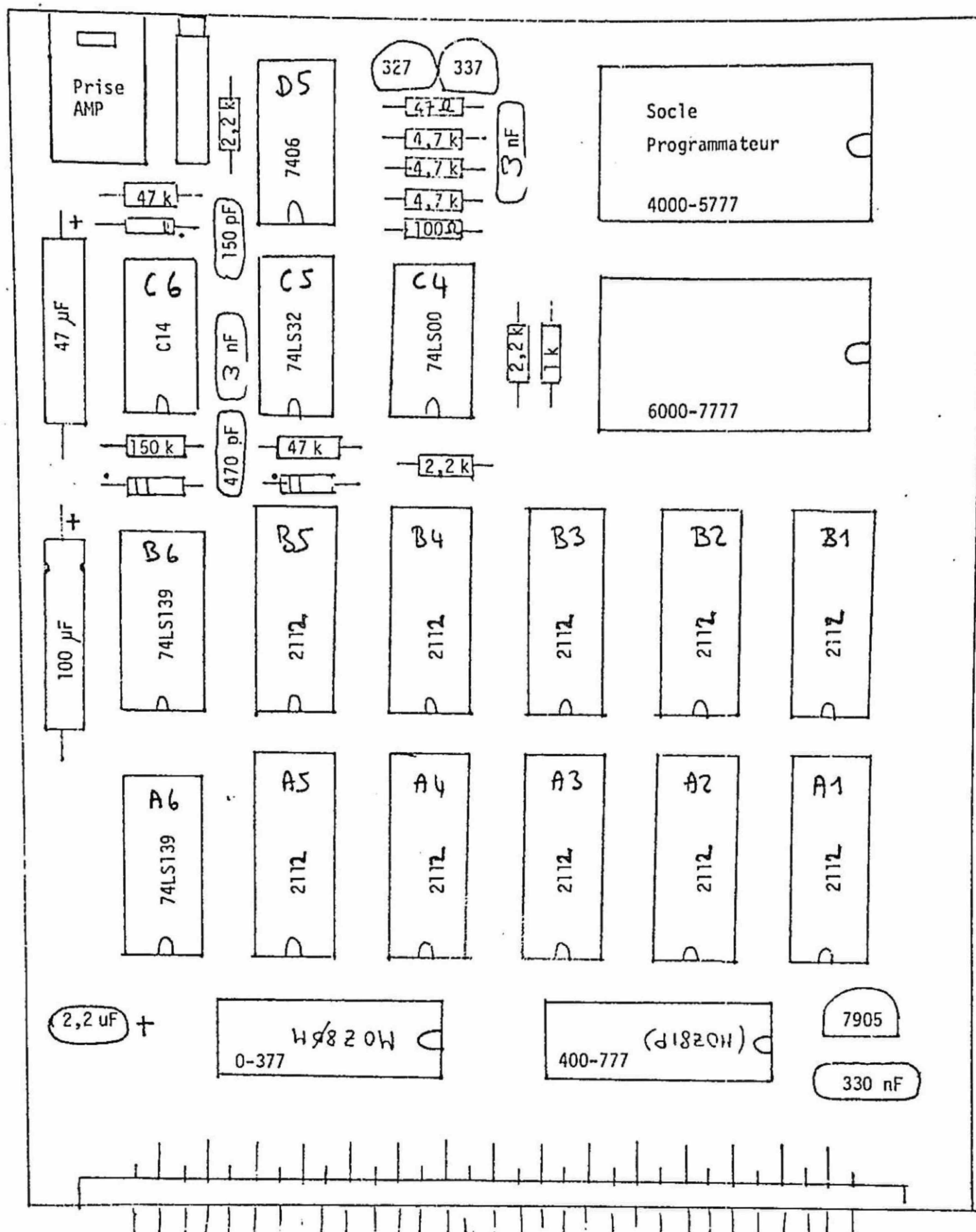
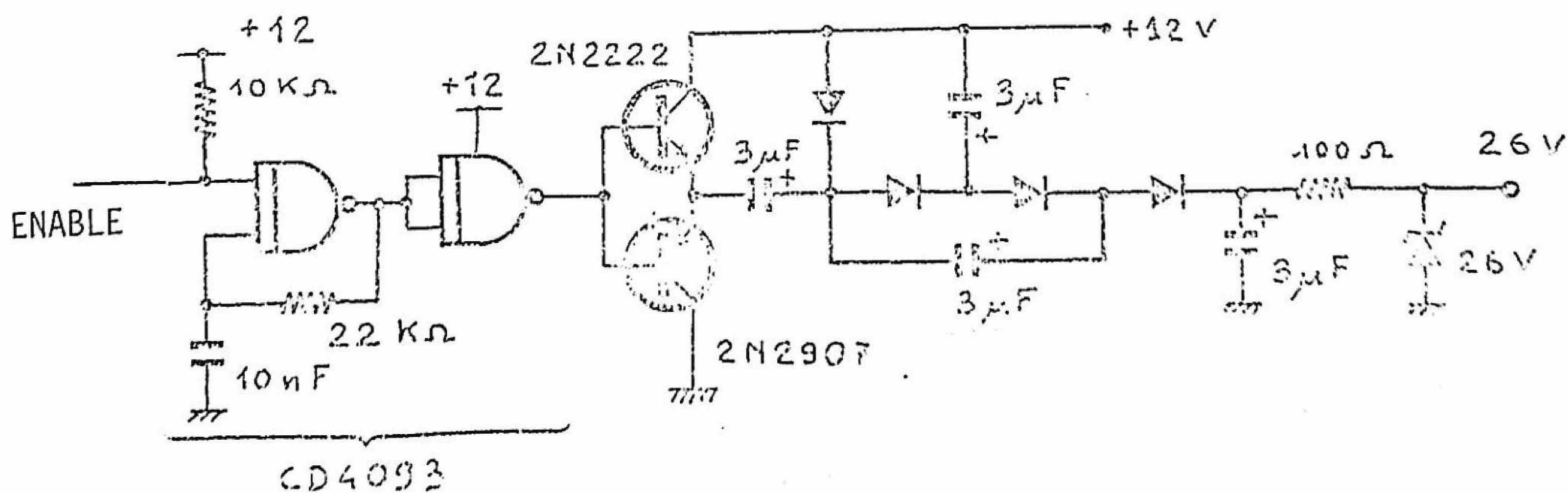


Schéma d'une alimentation 26V



2. TEST DE LA MEMOIRE

Insérer le moniteur M0260M. Vérifier qu'il tourne.

Sinon, écrire quelques mots différents avec le panneau de test aux adresses 0, 1, 2 puis aux adresses 1000, 1376, 1377 et les relire.

Avec le moniteur, vérifier que quelques positions en 1000 et 2000 se chargent correctement.

Charger le programme de test suivant en RAM: ce programme tourne tant qu'il ne trouve pas d'erreur en 2000- 3777. Modifier les paramètres pour tester de 1000 à 1377.

DEBMEM= 2000
LONG= 2000

SIGNETICS

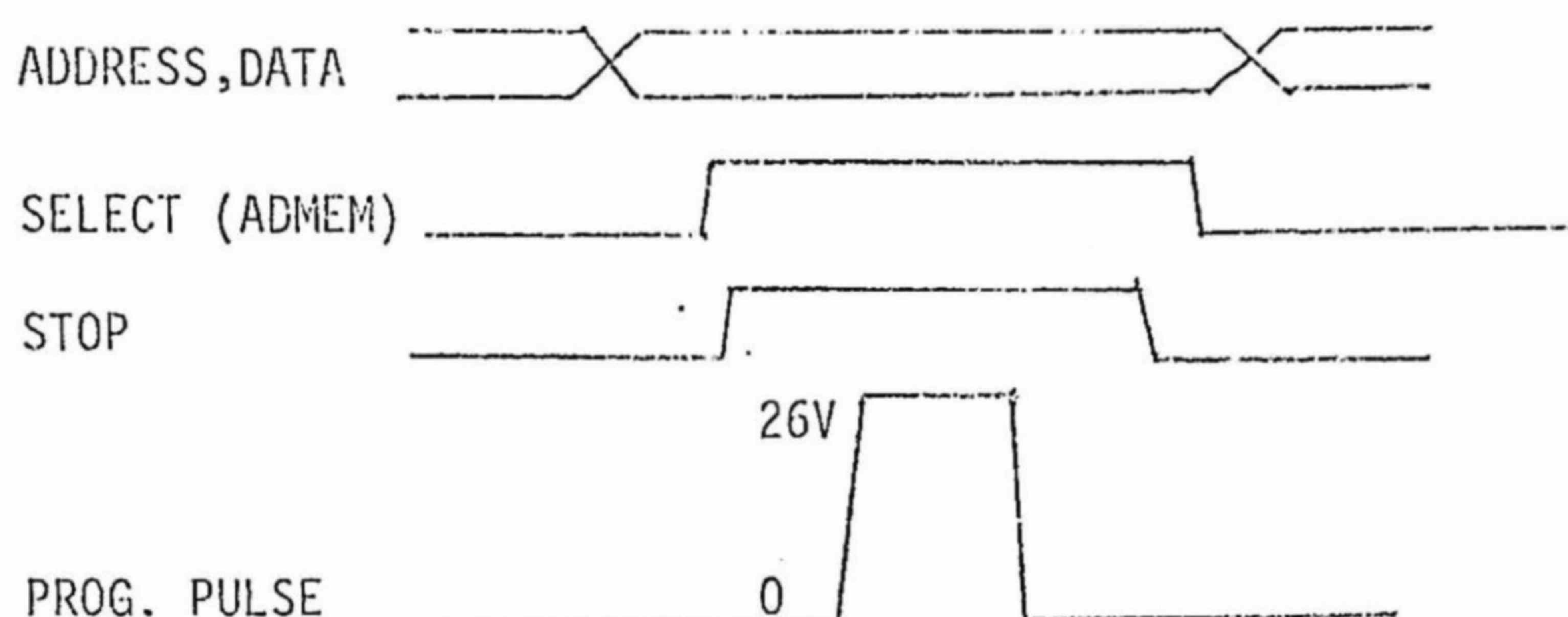
TMEM:	1000	4	LOAD	A, # DEBMEM/400	
	1	4			
	2	310	LOAD	POINT, A	
	3	54			
	4	4	LOAD	A, # DEB&377	
	5	0			
	6	310	LOAD	POINT+1, A	
	7	51			
	1010	6	LOAD	C, # LONG/400	
	1	4			
	2	7	LOAD	D, # 0	
	3	0			
CHECK:	4	4	LOAD	A, # 0	
	5	0			
CHECK2:	6	317	LOAD	(D)+@POINT, A ;écriture	
	7	342			
	1020	60			
	1	357	COMP	A, (D)+@POINT ;relecture et comparaison	
	2	342			
	3	60			
	4	230	JUMP, NE	ERROR	
	5	16			
	6	330	INC	A	
	7	0			
	1030	333	INCJ, NE	D, CHECK2	
	1	164			
	2	10	LOAD	A, POINT	
	3	24			
	4	330	INC	A	
	5	0			
	6	310	LOAD	POINT, A	
	7	20			
	1040	372	DECJ, NE	C, CHECK ^{370 + 2}	
	1	152			
	2	233	TRAP		
	3	0			
ERROR:	4	4	LOAD	A, # LETF	
	5	161			
	6	324	LOAD	\$DIG0, A	
	7	0			
	1050	33	JUMP	ERROR	
	1	172			
POINT:	1060		.WORD	0 ;pointeur	
	1				

Ce programme est très imparfait car la comparaison est immédiate.

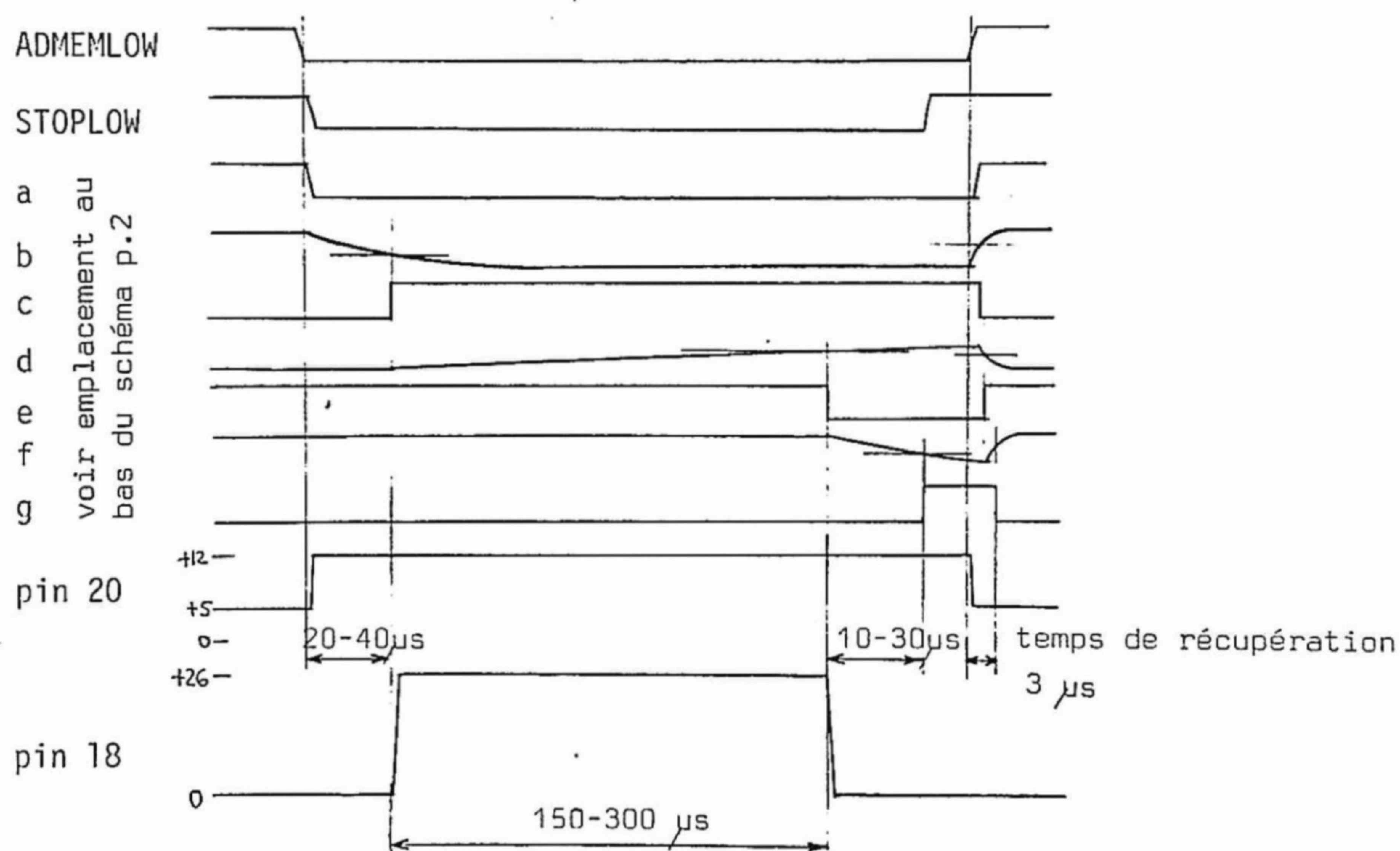
Pour l'améliorer, relire une deuxième fois les positions mémoire avant le TRAP (ce qui revient à récrire les instructions 1000 à 1041 à l'exclusion de LOAD (D)+@POINT, A)

3. PRINCIPE DE LA PROGRAMMATION

La programmation des 2708 se fait par des impulsions 26V lorsque les adresses et les données sont stables. La durée des impulsions est de 0,1 à 1 ms, et le processeur est bloqué sur la ligne STOP (NOTREADY) pendant ce temps.



Au lieu de monostables, ce sont des retards et une logique adéquate qui garantissent les temps spécifiés par le fabricant.



Pour vérifier ces timings, synchroniser l'oscilloscope avec le signal SELECT et observer successivement les autres signaux après avoir chargé et demandé l'exécution du programme suivant:

```
TEST: 1000 314 LOAD 2000,A
      1 4
      2 0
      3 33 JUMP 1000
      4 373
```

Ne pas mettre d'EPROM sur le socle, évidemment, et si le 26V n'est pas disponible, relier le +26V au +12V avec un fil provisoire.

4. PROGRAMME

Le programme commence par lire l'EPR0M et il s'arrête sur la première position non vide ($\neq 377$) en montrant le contenu sur le premier digit de l'affichage (binaire non converti, le contenu est incrémenté avant affichage). Si la mémoire est vide, le programme s'arrête aussi à la fin de la lecture des 1024 positions, et n'affiche rien. Il faut peser sur une touche chiffre quelconque pour programmer. Le programme affiche un P entre chaque cycle et essaie 30 fois au maximum. Dès que le programme, qui compare entre chaque cycle le contenu de la ROM et le modèle, a constaté que l'EPR0M est programmée, il confirme la programmation avec 40 cycles supplémentaires. Le fabricant demande 256 cycles pour couvrir le cas pire des EPR0Ms difficiles à programmer.

Si l'EPR0M a été longue à programmer (plus de 20 cycles P), il est suggéré de faire un deuxième ordre de programmation. L'affichage montrera que l'EPR0M n'est plus vide, mais comme son contenu est compatible, la programmation pourra s'effectuer.

5. MANIPULATIONS

a) S'il faut programmer une EPR0M à partir d'un programme introduit par le clavier.

- Charger le programme que l'on désire mettre dans l'EPR0M (à partir de 2000).
- Introduire une EPR0M sur le socle supérieur ✓
- Connecter le 24V
- Charger le programme PR026 en 1000 (listing donné ci-après) ✓
- Faire RESET, puis 1104 GO.
Si l'affichage reste éteint, l'EPR0M est vide.
Sinon elle n'est pas effacée.
- Presser n'importe quelle touche "chiffre". La programmation s'effectue.
Le nombre de cycles de programmation est visualisé par des "P" successifs qui apparaissent sur l'affichage. Ces "P" sont suivis par des "c", cycles de confirmation.

b) S'il faut copier une EPR0M

- Charger le programme PR026 en 1000
- Mettre le commutateur de la plaque processeur sur HOLD
- Placer l'EPR0M "modèle" sur le socle supérieur
- Connecter le 24V
- Mettre le commutateur de la plaque processeur sur RUN
Faire RESET, puis 1000 GO : ceci a pour effet de recopier le contenu de l'EPR0M (4000 à 5777) dans les positions de mémoire vive 2000-3777.
- Remettre le commutateur de la plaque processeur sur HOLD
- Remplace l'EPR0M par une EPR0M vide
- Commuter sur RUN (plaque processeur)
- RESET, puis 1104 GO
- Si l'EPR0M est bien vide, l'affichage reste éteint
- Presser n'importe quelle touche "chiffre" et la programmation se fait.

Ces manipulations sont peu commodes. C'est la raison pour laquelle nous préparons une ROM , qui contiendra les programmes "PR026" et lecture de bandes papier.


```
.TITLE PR026.SR
;2708 PROM PROGRAMMER
;772512;JLP 7707;JDN770806
```

```
;Switch routine not yet typed
;          FG-4  PROGRAM PROM
;          FG-5  GET      6000 -> 2000
;          FG-6  MOVE     sourceMOVEdestMOVElengthMOVE
```

```
000000 DIG0= 0
000001 DIG1= 1
000007 CLA= 7
000020 GKEY= 20
```

```
000034 KPROG= 34
000035 KGET= 35
000036 KMOVE= 36
000030 KLOAD= 30
```

```
000000 ROM0= 0
001000 RAM= 1000
002000 RAMEX= 2000
004000 ROMPRO= 4000
006000 ROM2= 6000
001350 ARAM= RAM+350 ;RAM address
001352 AROM= ARAM+2 ;ROM address
```

```
000067 INOC= 67
```

```
000163 LETP= 163
000124 LETN= 124
000161 LETF= 161
000130 LETC= 130
```

```
000020 MAXCYCLE= 20 ;max number of ccycles
000020 ADDCYCLE= 20 ;number of additional cycles
```

```
001000 .LOC RAM
```

```
;+++ Programm for reading ROM ;can be used for mov
```

```
001000 073 014 MOVE: CALL. INI ;4 pages
001002 014 202 352 MOV2: LOAD A,@AROM
001005 314 202 350 LOAD @ARAM,A
001010 073 030 CALL. INCM
001012 131 166 JUMP,BNE MOV2
001014 233 000 JUMP ROM0 ;return to monitor
```

```
;--- Routines
```

```
;--- INIT ;initialise
```

```
001016 040 INIT: CLR A
001017 314 002 351 LOAD ARAM+1,A
001022 314 002 353 LOAD AROM+1,A
001025 004 004 LOAD A,#RAMEX/400
001027 314 002 350 LOAD ARAM,A
001032 004 010 LOAD A,#ROMPRO/400
001034 314 002 352 LOAD AROM,A
001037 005 004 LOAD B,#4 ;4 pages in 2708
001041 027 RET
```

```
;--- INCM increment ARAM and AROM
```

```
001042 014 002 351 INCM: LOAD A,ARAM+1
001045 204 001 ADD A,#1
001047 314 002 351 LOAD ARAM+1,A
001052 314 002 353 LOAD AROM+1,A
001055 130 022 JUMP.,ANE RETOUR ;end of page ?
001057 014 002 350 LOAD A,ARAM
001062 204 001 ADD A,#1
001064 314 002 350 LOAD ARAM,A
001067 014 002 352 LOAD A,AROM
001072 204 001 ADD A,#1
001074 314 002 352 LOAD AROM,A
001077 371 000 DEC B
001101 027 RETOUR: RET
```

```
001102 033 112 INIT: JUMP INI
```

ing a page


```

;      Programm for wrting an EPROM

001104      PROM:
001104      ;test if ROM empty
001104      073      174      TEMPTY: CALL      INIT
001106      014      202 352 TEM2:  LOAD      A,@AROM
001111      330      006      INCJ.,NE A,TEM1
001113      073      125      CALL      INCM
001115      131      167      JUMP,BNE TEM2
001117      040      CLR      A
001120      223      LOAD      L,A      ;CLR LOGICOMP

;Wait key;Display first not empty char plus one if not empty
001121      324      000      TEM1:  LOAD      SDIG0,A
001123      125      007      LOAD      B,CCLA
001125      232      172      JUMP.,GE TEM1

001127      006      020      PR01:  LOAD      C,#MAXCYCLE      ;entry point if not empty
001131      007      020      LOAD      D,#ADDCYCLE
001133      004      163      PR02:  LOAD      A,#LETP
001135      324      000      LOAD      SDIG0,A
001137      372      006      DECJ.,NE C,PR021
001141      004      161      PR03:  LOAD      A,#LETF ;Unprogrammable
001143      324      000      LOAD      SDIG0,A
001145      036      172      JUMP      PR03

001147      073      131      PR021: CALL      INIT      ;Program
001151      014      202 350 PR022: LOAD      A,@ARAM
001154      314      202 352 LOAD      @AROM,A
001157      077      002 042 CALL      INCM
001162      131      165      JUMP,BNE PR022
001164      073      114      PR04:  CALL      INIT      ;check
001166      014      202 350 PR06:  LOAD      A,@ARAM
001171      354      202 352 COMP      A,@AROM
001174      230      135      JUMP,NE PR02      ;Try to program again
001176      077      002 042 CALL      INCM
001201      131      163      JUMP,BNE PR06
001203      004      130      LOAD      A,#LETC
001205      324      001      LOAD      SDIG1,A
001207      373      136      DECJ,NE D,PR021
001211      233      000      JUMP      0      ;retur. t/ monitor

;+++      MOVE BLOCK      ;start in ARAM, dest in AROM, lengtl

001213      315      002 350 GET:  LOAD      ARAM,B
001216      316      002 351 LOAD      ARAM+1,C
001221      005      022      LOAD      B,#22
001223      006      000      LOAD      C,#0
001225      273      067      CALL      INOC
001227      315      002 352 LOAD      AROM,B
001232      316      002 353 LOAD      AROM+1,C
001235      005      024      LOAD      B,#24
001237      006      000      LOAD      C,#0
001241      273      067      CALL      INOC
001243      014      202 350 GE2:  LOAD      A,@ARAM
001246      314      202 352 LOAD      @AROM,A
001251      077      002 042 CALL      INCM
001254      372      165      DECJ,NE C,GE2
001256      371      163      DECJ,NE D,GE2
001260      233      000      JUMP      0      ;Return to monitor

000001'      .END

```

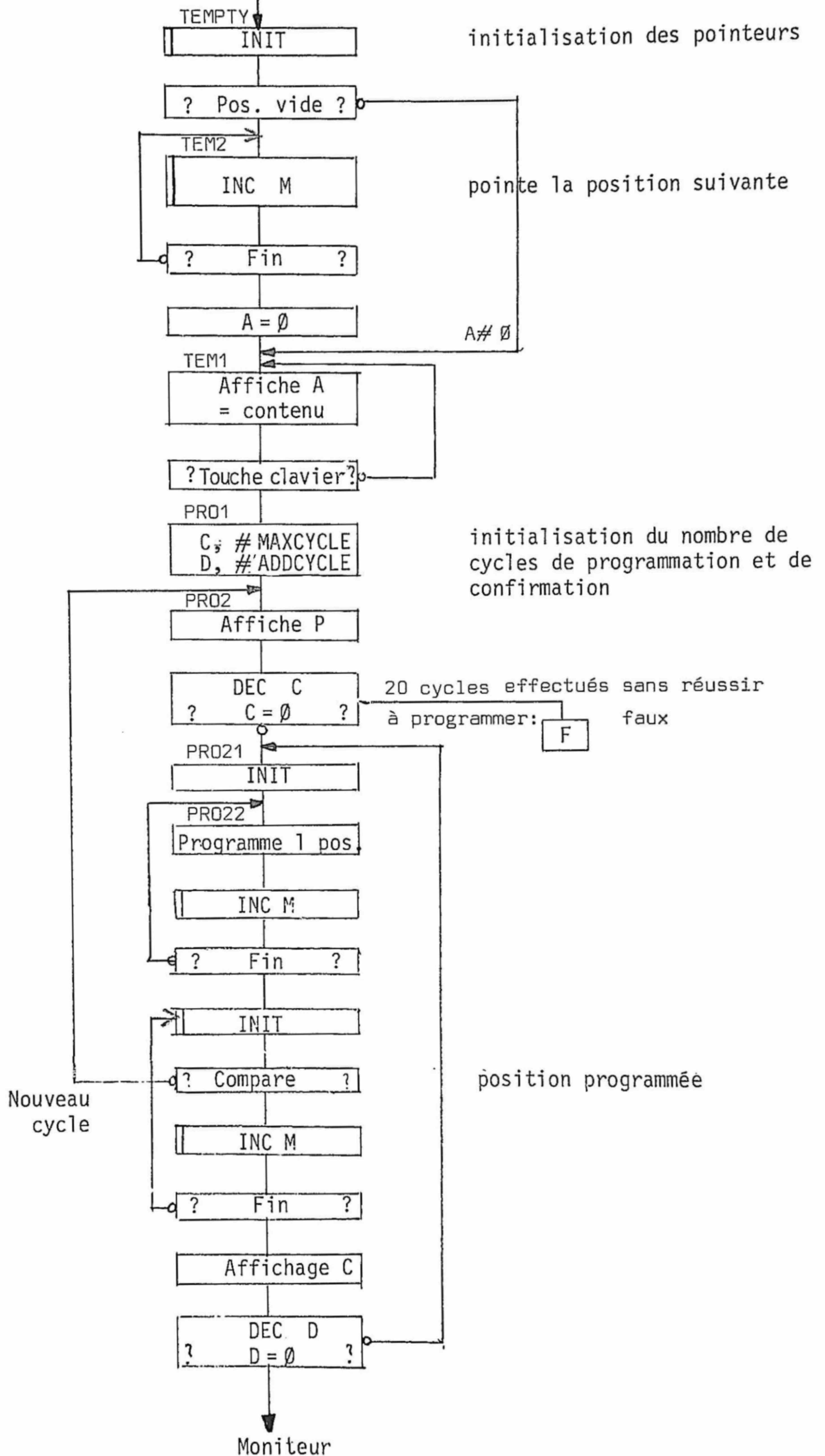
SYMBOL TABLE

ADDCYC= 000020	ARAM = 001350	AROM = 001352	CLA = 000007
DIG0 = 000000	DIG1 = 000001	GET = 001213	GE2 = 001243
CKEY = 000020	INCM = 001042	INI = 001016	INIT = 001102
INOC = 000067	KGET = 000035	KLOAD = 000030	KMOVE = 000036
KPROC = 000034	LETC = 000130	LETF = 000161	LETH = 000124
LETP = 000163	MAXCYC= 000020	KMOVE = 001000	KMOVE = 001002
PROM = 001104	PR01 = 001127	PR02 = 001133	PR021 = 001137
PR022 = 001151	PR03 = 001141	PR04 = 001164	PR06 = 001166
RAM = 001000	RAMEX = 002000	RETOUR = 001101	ROMPRO= 001000
ROM0 = 000000	ROM2 = 000000	TEMPTY = 001104	TEM1 = 001121
TEM2 = 001106			

. ABS. 001262 000
 ERRORS DETECTED: 0
 FREE CORE: 16889. WORDS

PR026, PR026=PR026

ORGANIGRAMME DU PROGRAMMATEUR DE 2708 SUR SIGNETICS



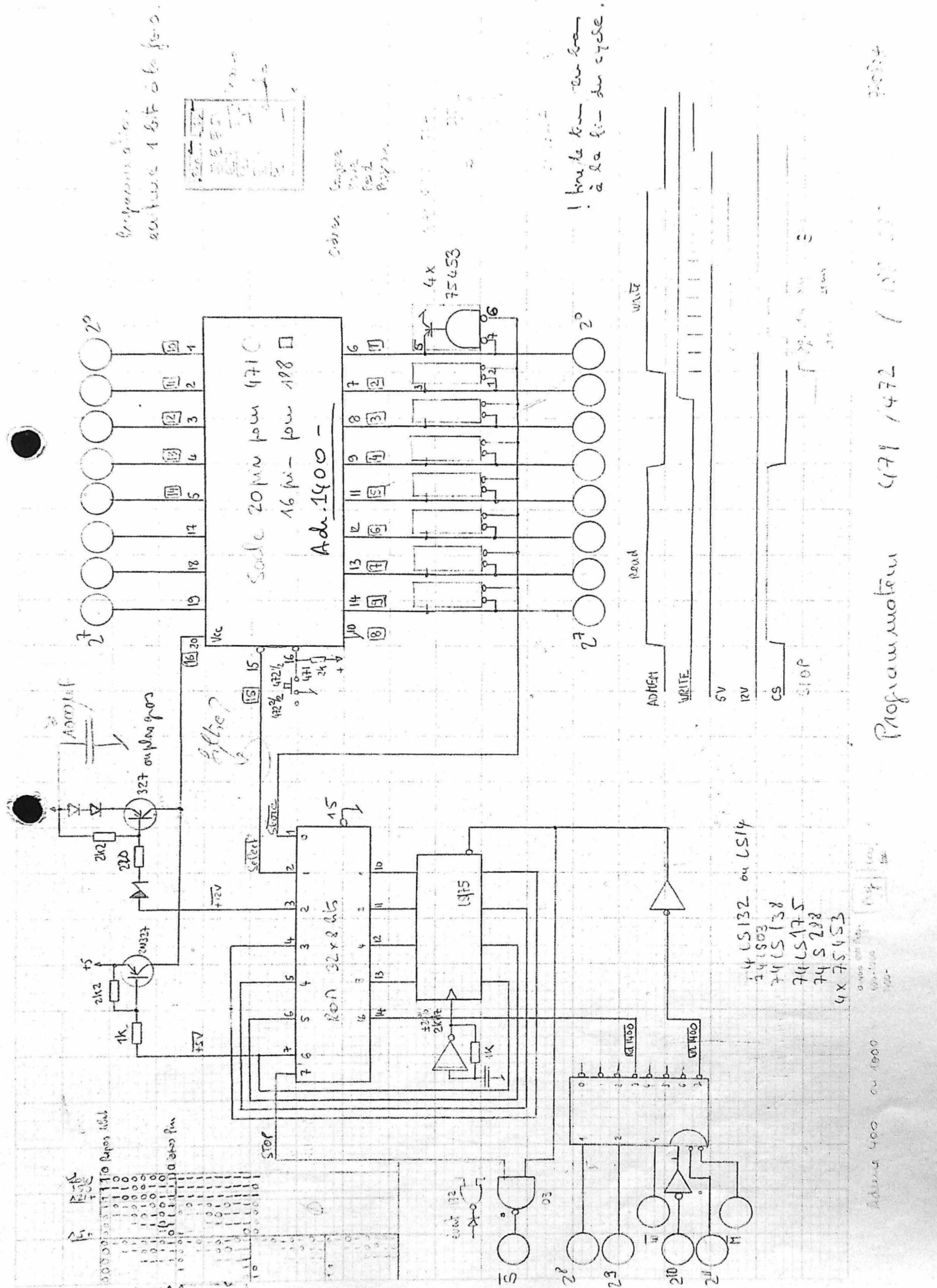
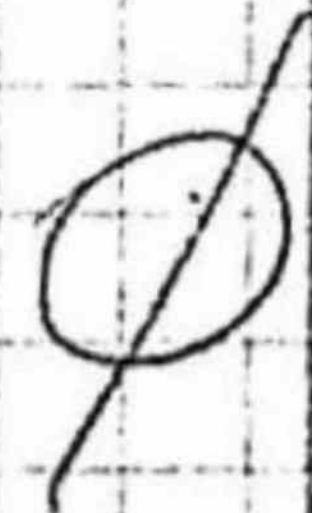


Table de vérité - 188 prof. 471.

				next add.				+12V	Select	Store	
				8	4	2	1				
		0	217	1	0	0	1	1	1	1	Repos début
		1	228	1	0	1	0	1	1	0	
	1	0	232	1	0	1	1	0	1	0	
	1	1	240	1	0	0	0	0	0	0	
1		0	250	1	0	0	1	0	0	0	
1	1	1	262	1	0	1	0	0	1	0	
1	1	0	276	1	1	0	0	1	1	0	
1	1	1	28	0	0	1	1	1	1	1	Repos fin
1		0	317	1	1	0	0	1	1	1	
1		1	324	1	1	0	1	0	1	1	
1	1	0	334	1	1	0	1	1	1	1	
1	1	1	344	1	1	1	0	0	1	1	
1	1	0	354	1	1	1	0	1	1	1	
1	1	1	364	1	1	1	1	0	1	1	
1	1	0	374	1	1	1	1	1	1	1	
1	1	1	384	1	0	1	1	1	1	1	
1		0	394	1	0	0	0	1	0	1	
		1	404	1	0	0	0	1	0	1	
	1	0	414	1	0	0	0	1	0	1	
	1	1	424	1	0	0	0	1	0	1	
	1	0	434	1	0	0	0	1	0	1	
	1	1	444	1	0	0	0	1	0	1	
	1	0	454	1	0	0	0	1	0	1	
	1	1	464	1	0	0	0	1	0	1	
	1	0	474	1	0	0	0	1	0	1	
	1	1	484	1	0	0	0	1	0	1	
	1	0	494	1	0	0	0	1	0	1	
	1	1	504	1	0	0	0	1	0	1	
	1	0	514	1	0	0	0	1	0	1	
	1	1	524	1	0	0	0	1	0	1	
	1	0	534	1	0	0	0	1	0	1	
	1	1	544	1	0	0	0	1	0	1	
	1	0	554	1	0	0	0	1	0	1	
	1	1	564	1	0	0	0	1	0	1	
	1	0	574	1	0	0	0	1	0	1	
	1	1	584	1	0	0	0	1	0	1	
	1	0	594	1	0	0	0	1	0	1	
	1	1	604	1	0	0	0	1	0	1	
	1	0	614	1	0	0	0	1	0	1	
	1	1	624	1	0	0	0	1	0	1	
	1	0	634	1	0	0	0	1	0	1	
	1	1	644	1	0	0	0	1	0	1	
	1	0	654	1	0	0	0	1	0	1	
	1	1	664	1	0	0	0	1	0	1	
	1	0	674	1	0	0	0	1	0	1	
	1	1	684	1	0	0	0	1	0	1	
	1	0	694	1	0	0	0	1	0	1	
	1	1	704	1	0	0	0	1	0	1	
	1	0	714	1	0	0	0	1	0	1	
	1	1	724	1	0	0	0	1	0	1	
	1	0	734	1	0	0	0	1	0	1	
	1	1	744	1	0	0	0	1	0	1	
	1	0	754	1	0	0	0	1	0	1	
	1	1	764	1	0	0	0	1	0	1	
	1	0	774	1	0	0	0	1	0	1	
	1	1	784	1	0	0	0	1	0	1	
	1	0	794	1	0	0	0	1	0	1	
	1	1	804	1	0	0	0	1	0	1	
	1	0	814	1	0	0	0	1	0	1	
	1	1	824	1	0	0	0	1	0	1	
	1	0	834	1	0	0	0	1	0	1	
	1	1	844	1	0	0	0	1	0	1	
	1	0	854	1	0	0	0	1	0	1	
	1	1	864	1	0	0	0	1	0	1	
	1	0	874	1	0	0	0	1	0	1	
	1	1	884	1	0	0	0	1	0	1	
	1	0	894	1	0	0	0	1	0	1	
	1	1	904	1	0	0	0	1	0	1	
	1	0	914	1	0	0	0	1	0	1	
	1	1	924	1	0	0	0	1	0	1	
	1	0	934	1	0	0	0	1	0	1	
	1	1	944	1	0	0	0	1	0	1	
	1	0	954	1	0	0	0	1	0	1	
	1	1	964	1	0	0	0	1	0	1	
	1	0	974	1	0	0	0	1	0	1	
	1	1	984	1	0	0	0	1	0	1	
	1	0	994	1	0	0	0	1	0	1	
	1	1	1004	1	0	0	0	1	0	1	




```

;--- CALL RBYTE ;READ NEXT BYTE FROM PAPER RENDER
;ADD VALUE TO CHECKSUM IN E
;DO NOT CHANGE BYTE COUNT IN D
;RETURN WITH CHARACTER IN A AND B
;LOAD FLAGS ACCORDING TO CHECKSUM
;DO NOT CHANGE D, C AND HL

000466 333 011 RBYTE: LOAD A,SSFR
000470 346 032 AND A,HL
000472 050 372 JUMP,EQ RBYTE ;?DATA 16RE?
000474 333 010 LOAD A,SSFR ;YES,GET DATA
000476 323 006 LOAD A,A ;SAVE IN B
000500 107 ADD A,E ;ADD TO CHECKSUM
000501 203 LOAD E,A ;PUT DATA IN A AGAIN
000502 137 ADD A,E
000503 170 LOAD E,A
000504 311 RET

000505 315 066 001 HEADER: CALL RBYTE
000510 267 OR A,A ;?IS IT A 0 ?
000511 050 372 JUMP,EQ HEADER
000513 075 DEC A ;NO, ?IS IT A 1 ?
000514 040 367 JUMP,NE HEADER ;?WAS A RECOVERABLE ERROR
000516 315 066 001 CALL RBYTE
000521 267 OR A,A ;?IS IT A 0 ?
000522 040 372 JUMP,NE HEADER ;?WAS A RECOVERABLE ERROR
000524 033 001 LOAD E,A ;INIT. CHECKSUM
000526 315 066 001 CALL RBYTE ;GET BYTE COUNT
000531 226 005 SUB A,LS
000533 127 LOAD D,A ;LOAD COUNTER
000534 315 066 001 CALL RBYTE
000537 267 OR A,A ;?IS IT ALL A 0 ?
000540 040 102 JUMP,NE ERROR ;OK,PUT ADDRESS IN HL
000542 315 066 001 CALL RBYTE
000545 157 LOAD L,A
000546 315 066 001 CALL RBYTE
000551 147 LOAD H,A
000552 025 DEC D ;?IS IT THE LAST BLOCK ?
000553 311 RET

;--- LOADS3 ;PAPER LOADER IN PDP11 FORMAT
;HL POINT LOADED ADDRESSES

000554 345 LOAD: PUSH HL
000555 315 105 001 CALL HEADER ;Get absolute address in HL
000560 301 POP BC
000561 267 OR A,A ;Clear carry
000562 355 102 SUBC HL,BC
000564 345 PUSH HL ;Difference on stack
000565 140 LOAD H,B
000566 151 LOAD L,C
;Get address for first block

000567 315 066 001 DATABLOCK: CALL RBYTE ;NO,READ AND STORE NEXT DATA
000572 333 007 LOAD A,SCLA ;Test if data may not be loaded
000574 346 010 AND A,HEVEY
000576 312 212 001 JUMP,EQ DATAL
000581 174 LOAD A,H
000582 376 004 COMP A,HEX/400
000584 070 026 JUMP,LO DAT2
000586 376 007 COMP A,(HEX/400)/400
000590 060 002 JUMP,HS DAT2
000592 170 DATAL: LOAD A,B
000593 167 LOAD (HL),A
000594 323 020 DAT2: LOAD $D100,A
000596 043 INC HL
000597 025 DEC D ;?LAST DATA IN BLOCK ?
000600 040 345 JUMP,NE DATABLOCK
000602 040 015 CALL RBYTE ;?CHECKSUM GOOD?
000604 015 JUMP,NE ERROR ;YES, READ NEXT BLOCK
000607 315 105 001 CALL HEADER
000612 312 252 001 JUMP,EQ LOG
000615 301 POP BC
000616 305 PUSH BC
000617 207 OR A,A
000620 355 102 SUBC HL,BC
000622 050 372 JUMP,NE DATABLOCK
000624 076 161 ERROR: LOAD A,HELF
000626 323 003 LOAD ED103,A
000628 030 372 JUMP ERROR

000632 307 ;LAST BLOCK
LOG: RST 0

;Programmer

;--- Routines

000633 072 354 002 INIT: LOAD A,SPAL
000635 107 LOAD B,A
000637 021 000 003 LOAD DE,HEFROM
000639 041 000 004 LOAD HL,HEFROM
000640 311 RET

000646 040 274 JUMP,NE ERROR
000648 023 INC DE
000651 043 INC HL
000652 020 370 DEC,NE B,DEG
000654 307 RST 0

;--- Program

000655 016 001 FROM471: LOAD A,L
000657 176 LOAD SPAL,A
000659 241 CALL INIT
000661 050 002 LOAD A,(DE)
000663 057 OR A,A
000664 052 JUMP,NE FROM2
000665 313 001 FROM2: LOAD (DE),A
000667 050 005 RL C
000669 050 342 JUMP,CC FROM3
000671 050 342 JUMP FROM3
000673 357 FROM3: CALL INTC
000674 303 012 000 JUMP FROM2

000675 016 001 FROM4: LOAD C,A ;Program 1 bit at a time
000677 176 FROM5: LOAD A,(HL)
000679 241 AND A,C
000681 050 002 JUMP,NE FROM6
000683 057 OR A,A
000684 052 JUMP,NE FROM7
000685 313 001 FROM6: RL C
000687 050 005 JUMP,CC FROM8
000689 050 342 JUMP FROM8
000691 050 342 FROM7: CALL INTC
000693 303 012 000 JUMP FROM6

000695 016 001 FROM8: LOAD C,A
000697 176 FROM9: LOAD A,(HL)
000699 241 AND A,C
000701 050 002 JUMP,NE FROM9
000703 057 OR A,A
000704 052 JUMP,NE FROM10
000705 313 001 FROM10: RL C
000707 050 005 JUMP,CC FROM11
000709 050 342 JUMP FROM11
000711 050 342 FROM11: CALL INTC
000713 303 012 000 JUMP FROM10

000715 050 370 ;NO
ABSOLUTE CORRECT,

```

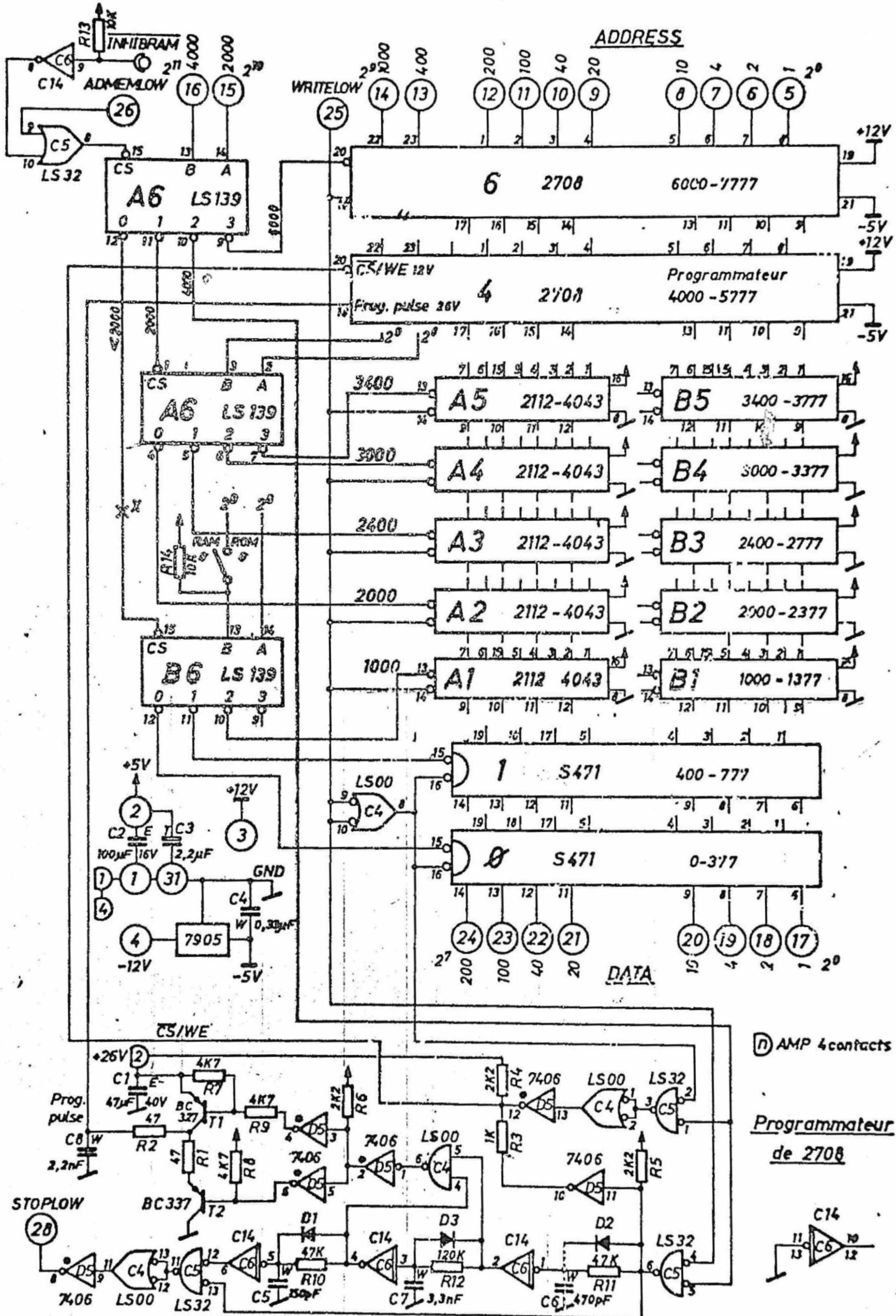



Schéma de la plaque
mémoire et programmeur