



## Septième partie: INTERFACE DISPLAY

### INTRODUCTION

La télévision est un périphérique très puissant et bon marché. Toute information digitale peut être visualisée sur son écran, avec une résolution maximale de 300 fois 300 points. Dans la pratique, on se restreint à un nombre plus limité de points ou de combinaisons de points représentant des caractères, à cause de la nécessité de rafraîchir l'information 50 fois par seconde et de la grande capacité mémoire qui serait nécessaire pour mémoriser tant de bits.

### SIGNAUX DU TELEVISEUR

Dans une télévision, deux générateurs de rampe dévient un spot dont l'intensité est modulée. La première rampe déplace le spot horizontalement et revient rapidement. La période est de  $64 \mu s$  (15,625 kHz), le quart de cette durée étant utilisé par le retour de trace.

La deuxième rampe déplace le spot verticalement avec une période de 20 ms (50 Hz). Ainsi, 312 lignes horizontales sont définies sur l'écran, et si l'impulsion de retour vertical est donnée au milieu de la 313ème ligne, le prochain balayage est décalé d'une demi ligne vers le haut, ce qui définit le standard usuel de 625 lignes.

L'interface alphanumérique d'un système microordinateur ne nécessite pas une résolution de 625 lignes; 312 lignes suffisent, simplifiant l'interface. Il y a 3 signaux de contrôle. Le flanc positif de l'impulsion horizontale H déclenche le retour du spot. La durée minimale de H dépend du moniteur. Nous supposons ici que H est actif durant le retour du spot (rien à visualiser sur l'écran). La fréquence de H a une tolérance qui dépend du moniteur et peut s'élever à 10%.

Le flanc positif de l'impulsion de synchronisation verticale V déclenche le retour vertical du spot. Les impulsions H et V sont indépendantes l'une de l'autre. Comme dans le cas de H, le spot doit aussi être inhibé aussi longtemps que V est à l'état "1".

Le signal de modulation d'intensité Z est un signal binaire dans le cas d'un display digital. La figure 1 illustre l'exemple d'un balayage de 10 lignes.

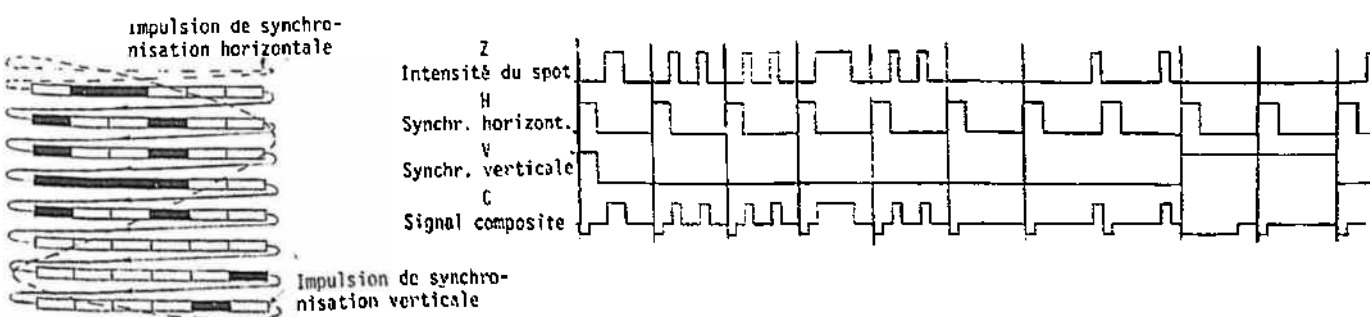


Fig. 1. Signaux de contrôle pour un display simplifié avec un balayage de 10 lignes, montrant 6x8 points.

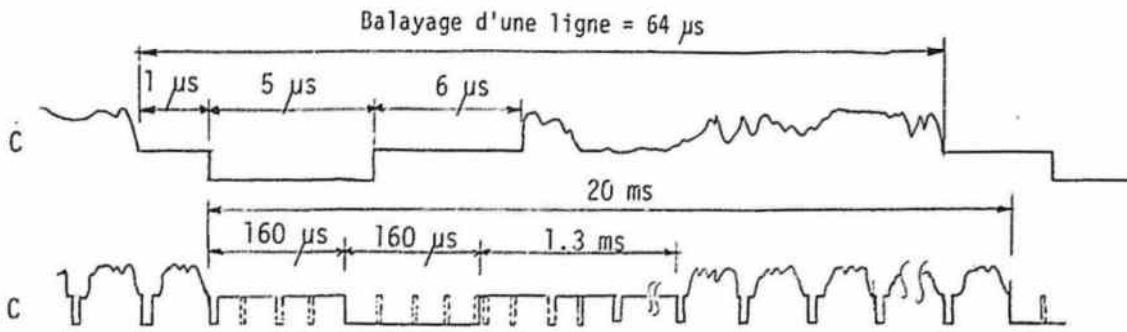


Fig. 2. Impulsions de synchronisation sur un signal vidéo composite. Les impulsions de pré- et post-égalisation n'ont pas à être générées dans le cas d'un display digital.

Les trois signaux H,V et Z sont directement accessibles sur les moniteurs vidéo fabriqués pour des applications digitales. La plupart des moniteurs TV nécessitent un signal composite C avec des contraintes plus strictes concernant les durées et les moments où les impulsions de synchronisation doivent intervenir (Fig. 2). Le signal à entrer sur l'antenne d'une télévision standard est équivalent à la modulation haute-fréquence du signal composite.

La résolution horizontale de l'écran (nombre maximum de points par ligne) est limitée par la largeur de bande de l'amplificateur et du tube TV. La fréquence maximale est d'environ 5 MHz pour une TV standard et 10 MHz pour un moniteur digital.

## GENERATEUR DE CARACTERES

Comme nous l'avons vu sur la Fig. 1, un caractère alphanumérique peut être généré par une modulation adéquate du signal Z. Dans la pratique, on utilise des circuits intégrés générateurs de caractères. Ce sont des mémoires pré-programmées qui font correspondre à chaque code ASCII un ensemble de points représentant la lettre, générés sur la ligne Z.

Le paramètre important est le temps d'accès, c'est à dire le temps nécessaire pour générer la lettre à partir du dernier changement d'adresse.

Il faut trouver le meilleur compromis entre la densité de caractères, la lisibilité de chaque caractère et la simplicité des circuits de contrôle. Pour une bonne lisibilité, chaque caractère doit être entouré de suffisamment d'espace.

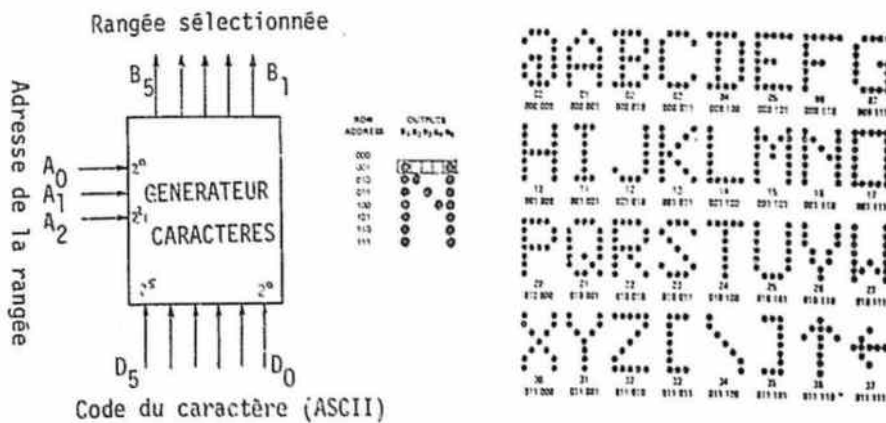


Fig. 3. Exemple de générateur de caractères 5x7.

Une chaîne de division génère les signaux nécessaires. Le premier diviseur dépend du nombre de points par ligne de chaque caractère. Le deuxième diviseur compte le nombre de caractères par balayage, y compris les caractères fictifs qui ne sont pas visualisés pendant le retour de spot. La synchronisation horizontale et l'impulsion d'effacement H sont générés par ce compteur.

Le compteur suivant de la chaîne compte le nombre de balayages pour une ligne complète de caractères, y compris les lignes de séparation. Le dernier compteur détermine le nombre de lignes de texte sur l'écran, y compris les lignes non visualisées durant le retour du spot vertical, lorsque le signal V est actif.

Le nombre total de balayages devrait être 312 avec une télévision européenne. La plupart des moniteurs sont tolérants concernant cette valeur, et les moniteurs digitaux acceptent de 280 à 330 lignes, avec des fréquences de 45 à 60 Hz.

Pour afficher les caractères successifs, on pourrait utiliser un multiplexeur contrôlé par le premier compteur. Il est plus simple de charger un registre à décalage au moment où tous les bits correspondant à une ligne sont disponibles à la sortie du générateur de caractères, et de transmettre ensuite ces bits sur la ligne Z à la fréquence des points (Fig. 4). L'inhibition du signal Z durant les retours horizontaux et verticaux peut se faire au moyen d'une logique adéquate sur la sortie du registre à décalage ou sur la ligne de contrôle LOAD. Les sorties Q et R du compteur correspondent aux adresses du caractère sur l'écran. En reliant directement les signaux de sortie Q,R,S au registre à décalage, sans aucun générateur de caractères, on fait apparaître un motif régulier sur l'écran, très utile pour dépanner le système.

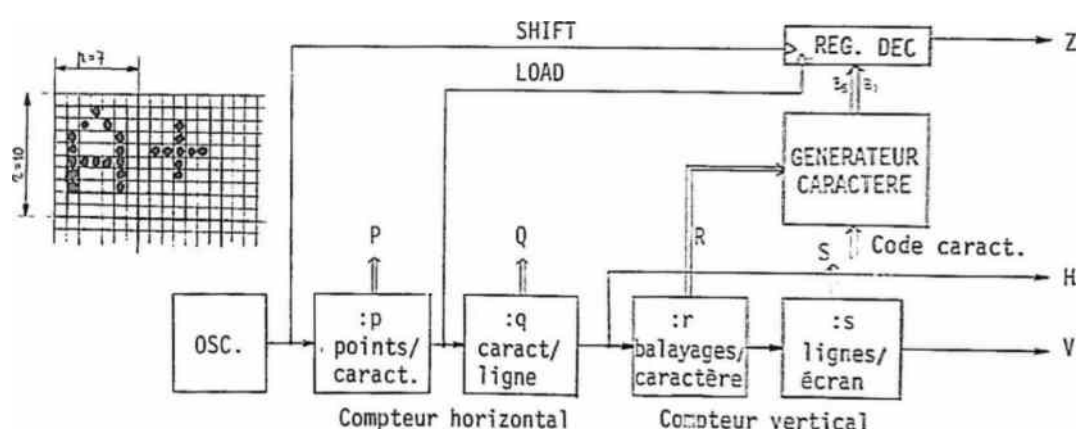


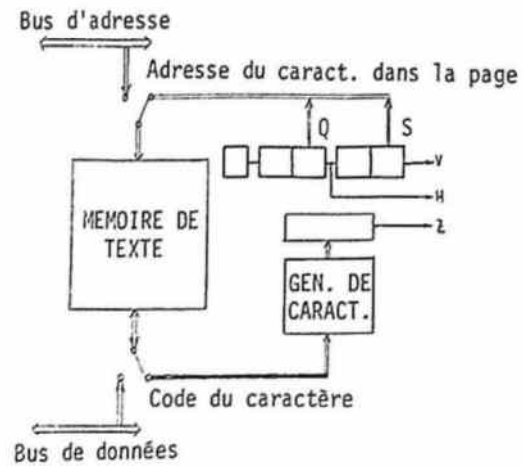
Fig. 4. Schéma-bloc de la chaîne de division et du générateur de caractères.

## GENERATION D'UNE PAGE DE TEXTE

Une page de texte est mémorisée dans une mémoire locale spéciale. Les caractères sont transmis au display en parallèle, selon le code ASCII (Fig. 5).

En général les aiguillages de contrôle de la mémoire de texte sélectionnent le display et les contenus de la mémoire sont transférés au générateur de caractères en synchronisation avec les compteurs. Si le processeur doit lire ou modifier une position dans la mémoire de texte, il contrôle les interrupteurs de son côté et fait le transfert. Si le transfert se produit lorsque le spot est sur une partie visible de l'écran, il se produit une petite perturbation (pour l'éviter, il ne faut permettre l'accès à la mémoire de texte uniquement durant le retour de spot).

Fig. 5. Organisation de la mémoire du display.



# INTERFACE GRAPHIQUE SIMPLE

Une mémoire de 256x8 points permet d'afficher 2048 points sur un écran, selon une grille de 64x32 points. Le générateur de caractères n'est pas nécessaire puisque chaque bit de la mémoire est directement affiché sans transformation. La figure 6 donne le schéma bloc de ce type d'affichage. Chaque points est formé de 8 balayages successifs, afin de lui donner une forme grossièrement carrée.

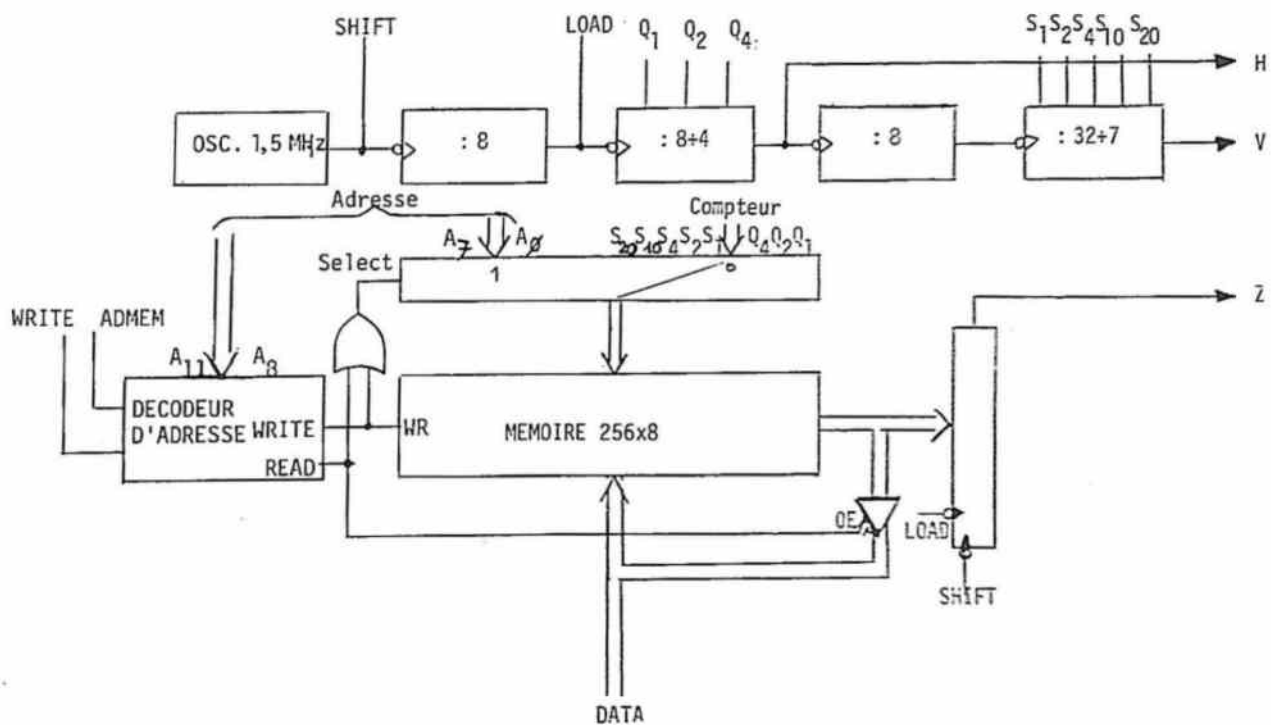


Fig. 6. Schéma bloc fonctionnel d'un affichage graphique simple.

Il y a avantage à utiliser des mémoires avec des entrées et sorties de données séparées. Une porte 3 états est nécessaire pour relire le contenu d'une position affichée. Lorsque le processeur sélectionne la mémoire, l'écran affiche le caractère sélectionné (lu ou écrit) quelle que soit la position du spot.



## EXPLICATION DU SCHEMA DE L'INTERFACE GRAPHIQUE ET TEST

La disposition du schéma correspond très sensiblement à la disposition de la figure 6.

La chaîne de compteurs fournit les signaux de synchronisation pour la mémoire et la TV. Les sorties Z, H,  $\bar{V}$  peuvent contrôler directement un moniteur digital Ball Brother, MDS, INELCO, etc.

La sortie composite permet de contrôler un moniteur Sanyo, Sony, etc, ou une télévision modifiée. Un modulateur HF peut être branché entre cette prise et la prise antenne d'une TV ordinaire.

Deux potentiomètres permettent le réglage du centrage de l'image (vers la prise DIN) et deux autres (vers le quartz) règlent le niveau de synchronisation et l'amplitude du signal composite.

Le décodeur d'adresse sélectionne l'adresse 1400. Une adresse quelconque peut être choisie grâce aux jumpers, et il est possible de placer plusieurs de ces plaques et plusieurs écrans sur un seul DAUPHIN, avec les adresses différentes pour chaque plaque naturellement (attention à la charge du bus).

Les aiguillages, la mémoire et le sérialiseur se trouvent au centre du schéma. Une impulsion retardée d'écriture est fabriquée par une porte ET, et le chargement du registre série est inhibé lorsque la mémoire est sélectionnée (avec un retard supplémentaire grâce à une porte OU). Ceci évite que lorsque la mémoire est sélectionnée par le processeur, un trait apparaisse sur l'écran. En fait le trait existe, mais sous forme d'absence d'intensité, moins visible si l'écran comporte une image peu dense.

Pour le dépannage, vérifier dans l'ordre

- l'oscillation à 3,072 MHz et 1,5 MHz
- les signaux NOH et NOV, puis H,  $\bar{V}$
- l'écriture et la lecture correcte en mémoire à l'adresse 1400
- le signal Z et le signal composite.

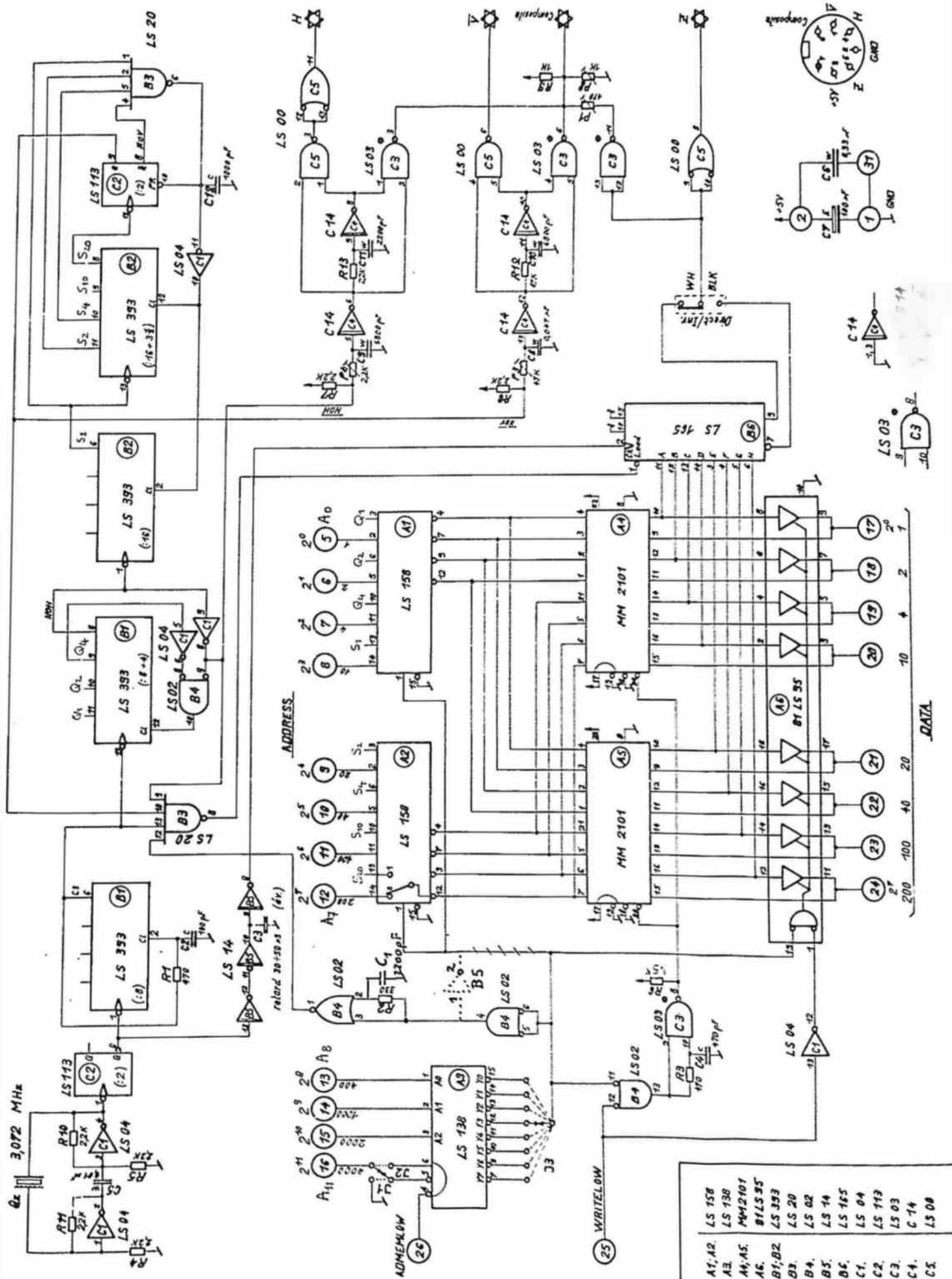
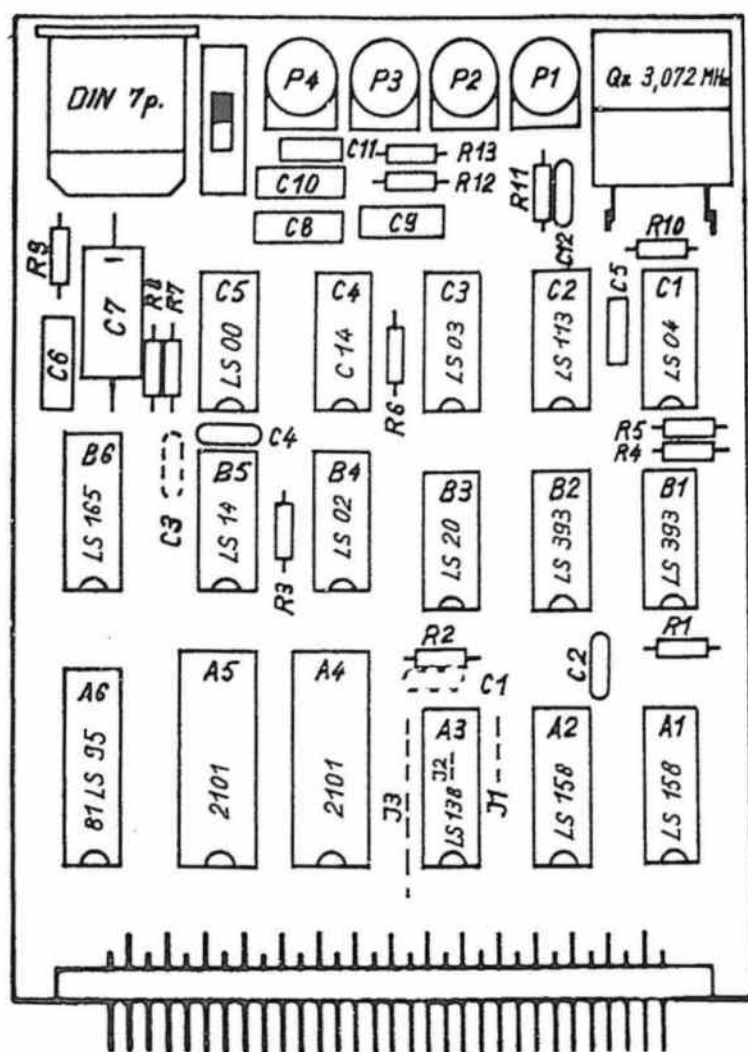


Schéma de l'interface display graphique



- R1 - 470  
R2 - 330  
R3 - 470  
R4 - 2,2K  
R5 - 2,2K  
R6 - 1,5K  
R7 - 2,2K  
R8 - 2,2K  
R9 - 1K  
R10 - 2,2K  
R11 - 2,2K  
R12 - 47K  
R13 - 2,2K

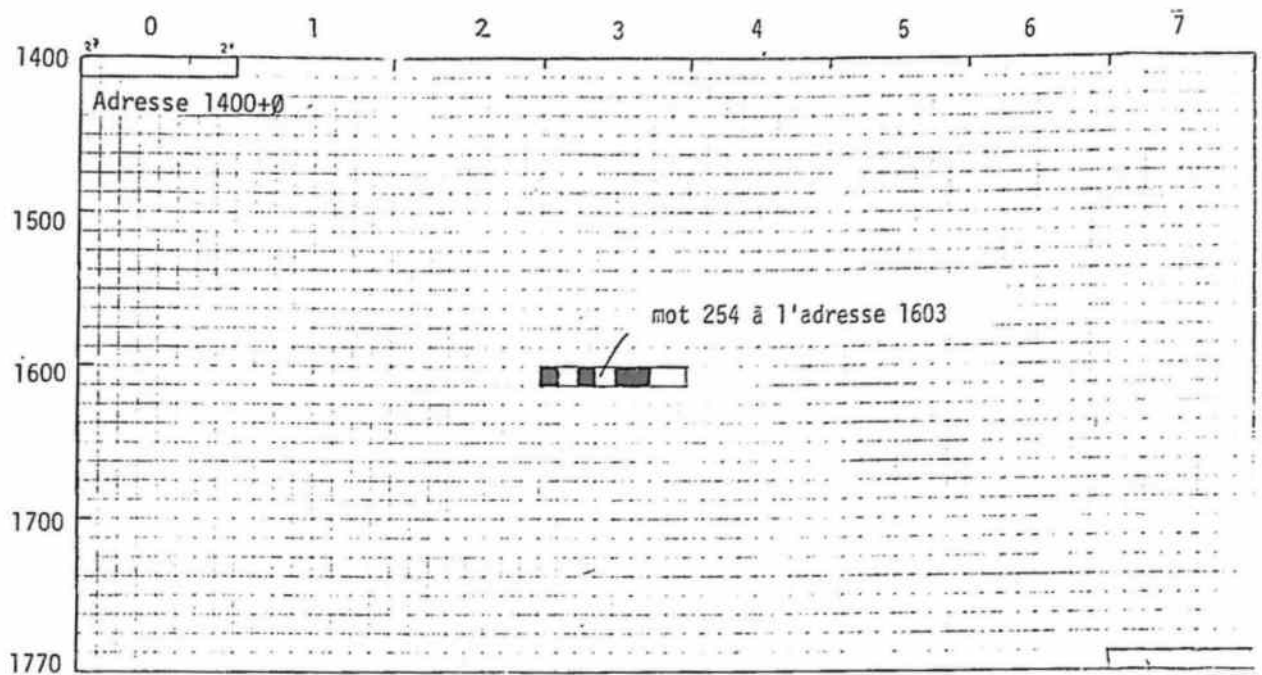
- C1 — 2200 pF/C  
C2 — 100 pF/C  
C3 —  $\delta v$   
C4 — 470 pF/C  
C5 — 0,01  $\mu$ F/W  
C6 — 0,33  $\mu$ F/W  
C7 — 100  $\mu$ F/E  
C8 — 0,047  $\mu$ F/W  
C9 — 6800 pF/W  
C10 — 6800 pF/W  
C11 — 2200 pF/W  
C12 — 1000 pF/C

- P1 — 470  
P2 — 1K  
P3 — 47K  
P4 — 2,2K

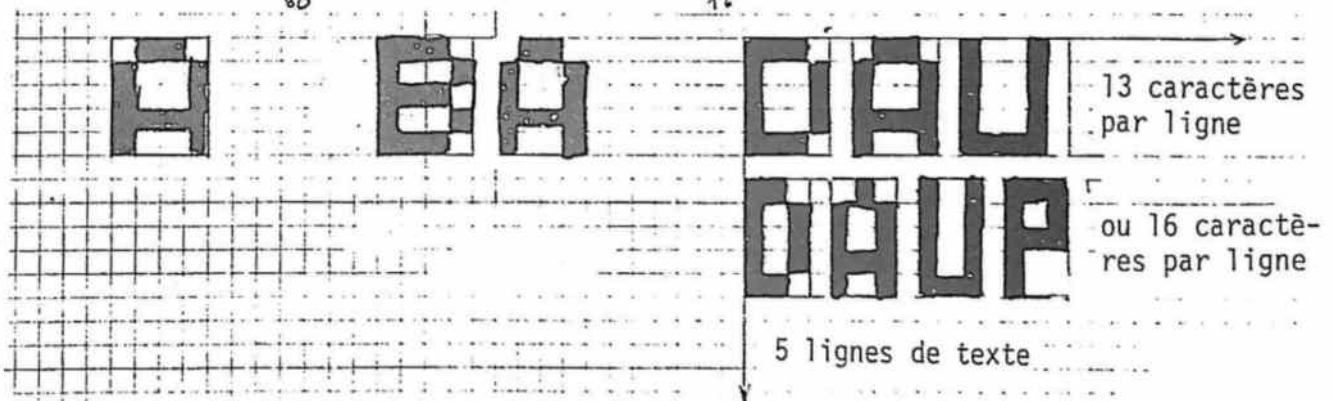
### Implantation de la carte display graphique

# UTILISATION DU DISPLAY GRAPHIQUE

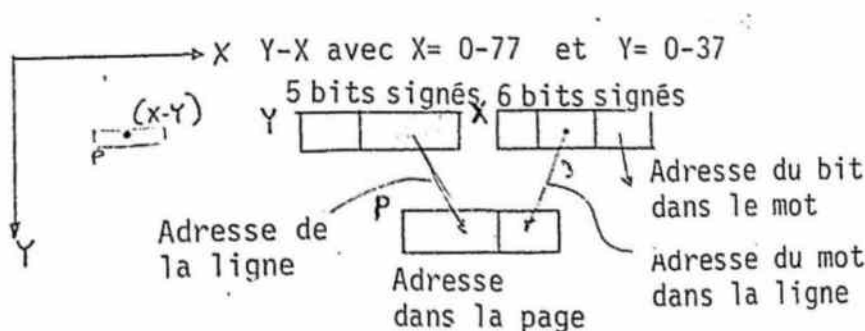
Le display se comporte comme une mémoire (adresse 1400) qui montre les groupes de 8 bits selon les segments horizontaux. Au total 64 points par ligne (8 mots) et 32 lignes de points.



Sur cet écran peuvent apparaître des figures simples, mobiles à une vitesse dépendant du temps de calcul des points suivants. Un générateur de caractères peut être mis dans la mémoire principale (utilise 160. mots pour 64. caractères  $4 \times 5$ ) et un texte de 65 caractères (5 lignes de 13 caractères) peut être affiché.  $3 \times 5$



En mode graphique, il y a avantage à faire correspondre à chaque point une adresse.



## PROGRAMME

Le programme suivant permet de déplacer le spot (avec ou sans trace) selon les indications inscrites sur les touches.

```

                                .TITLE GRA80.SR
                                ;DIMITRIJEVIC 770518
                                ;JDN 770603/770614

                                .Z80

001000                        .LOC      1000
                                30      MFRAP = 30
                                20      MWRITE = 20
                                20      DEL = 20
                                7       CLA = 7
                                7       MDEPL = 7

                                1400    DISP = 1400
                                1360    STACK= 1360
                                370     MLIGNE = 370
                                7       MMOT = 7

001000 041 000 003    CLEAR:  LOAD    HL, #DISP
001003 066 000        CL2:    LOAD    (HL), #0
001005 054            INC      L
001006 040 373        JUMP, NE CL2
001010 001 020 040    LOAD    BC, #40*480+20
001013 061 360 002    DESSIN:  LOAD    SP, #STACK
001016 315 127 002    CALL     XY
001021 333 007        DES2:    LOAD    A, SCLA
001023 267            OR      A, A
001024 362 021 002    JUMP, SC DES2
001027 376 377        COMP    A, #377
001031 050 345        JUMP, EQ CLEAR
001033 137            LOAD    E, A
001034 346 030        AND     A, #MFRAP
001036 050 361        JUMP, EQ DES2
001040 137            LOAD    E, A
001041 346 020        AND     A, #MWRITE
001043 302 052 002    JUMP, NE WRITE
001046 067            SETC
001047 315 127 002    CALL     XY
001052 333 007        WRITE:   LOAD    A, SCLA
001054 346 007        AND     A, #MDEPL
001056 137            LOAD    E, A
001057 315 070 002    CALL     DEPLACE
001062 267            OR      A, A
001063 315 127 002    CALL     XY
001066 030 331        JUMP     DES2

001070 041 107 002    DEPLACE:  LOAD    HL, #TABX
001073 031            ADD     HL, DE
001074 176            LOAD    A, (HL)
001075 200            ADD     A, B
001076 107            LOAD    B, A
001077 041 117 002    LOAD    HL, #TABY
001102 031            ADD     HL, DE
001103 176            LOAD    A, (HL)
001104 201            ADD     A, C
001105 117            LOAD    C, A
001106 311            RET

```

```
001107 001 377 000 001 TABX: .BYTE 1,377,0,1,377,377,0,1
001113 377 377 000 001
```

```
001117 000 001 001 001 TABY: .BYTE 0,1,1,1,0,377,377,377
001123 000 377 377 377
```

```
001127 332 145 002 XY: JUMP,CS EFFACE
001132 315 164 002 CALL COORDON
001135 041 000 003 LOAD HL,#DISP
001140 031 ADD HL,DE
001141 266 OR A,(HL)
001142 303 156 002 JUMP CHARGE
```

```
001145 315 164 002 EFFACE: CALL COORDON
001150 057 CPL A
001151 041 000 003 LOAD HL,#DISP
001154 031 ADD HL,DE
001155 246 AND A,(HL)
001156 041 000 003 CHARGE: LOAD HL,#DISP
001161 031 ADD HL,DE
001162 167 LOAD (HL),A
001163 311 RET
```

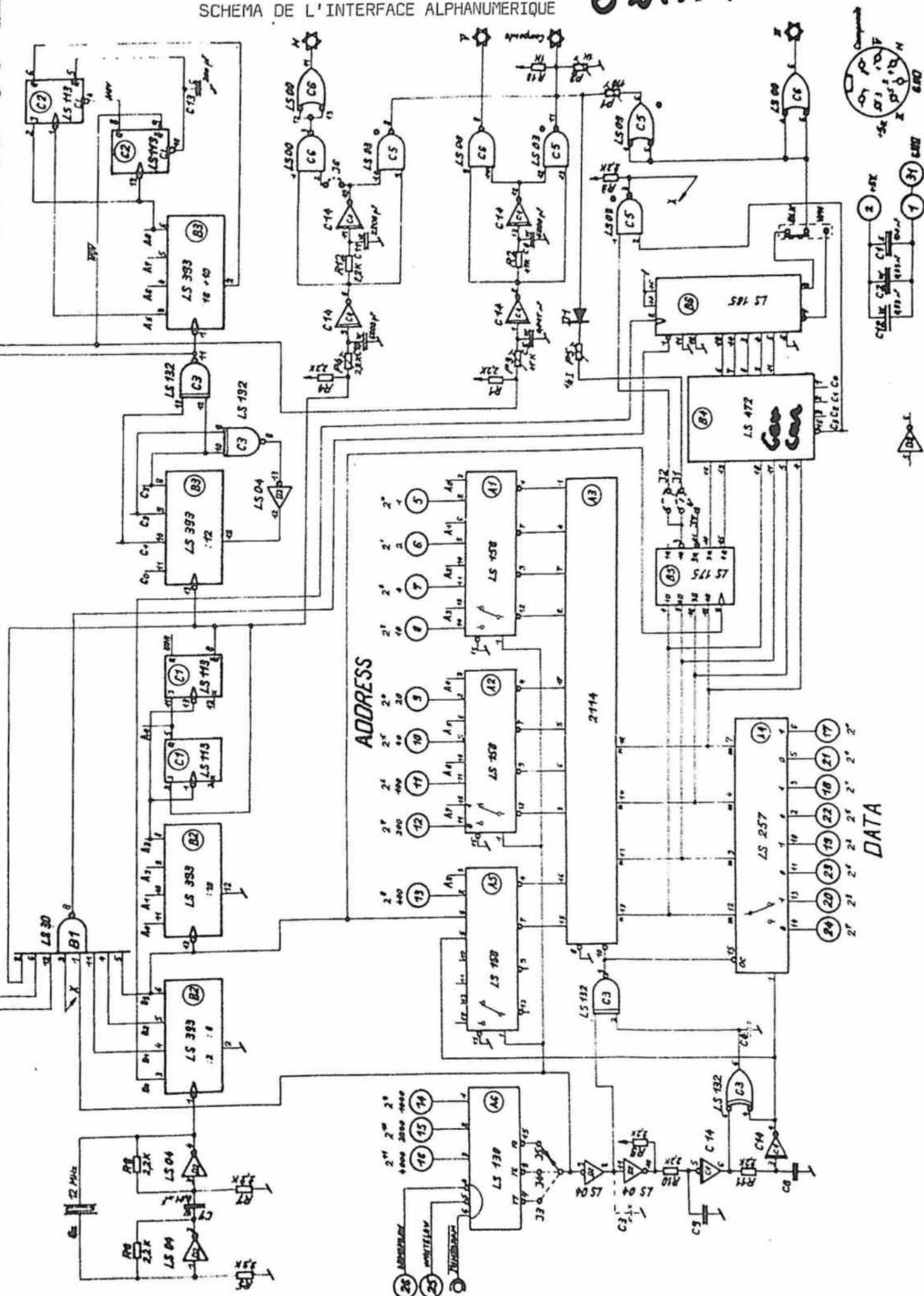
```
001164 171 COORDON: LOAD A,C
001165 007 RL A
001166 007 RL A
001167 007 RL A
001170 346 370 AND A,#MLIGNE
001172 137 LOAD E,A
001173 170 LOAD A,B
001174 017 RR A
001175 017 RR A
001176 017 RR A
001177 346 007 AND A,#MMOT
001201 203 ADD A,E
001202 137 LOAD E,A
001203 170 LOAD A,B
001204 346 007 AND A,#MMOT
001206 325 PUSH DE
001207 137 LOAD E,A
001210 041 217 002 LOAD HL,#TABLE
001213 031 ADD HL,DE
001214 176 LOAD A,(HL)
001215 321 POP DE
001216 311 RET
```

```
001217 200 100 040 020 TABLE: .BYTE 200,100,40,20,10,4,2,1
001223 010 004 002 001
```

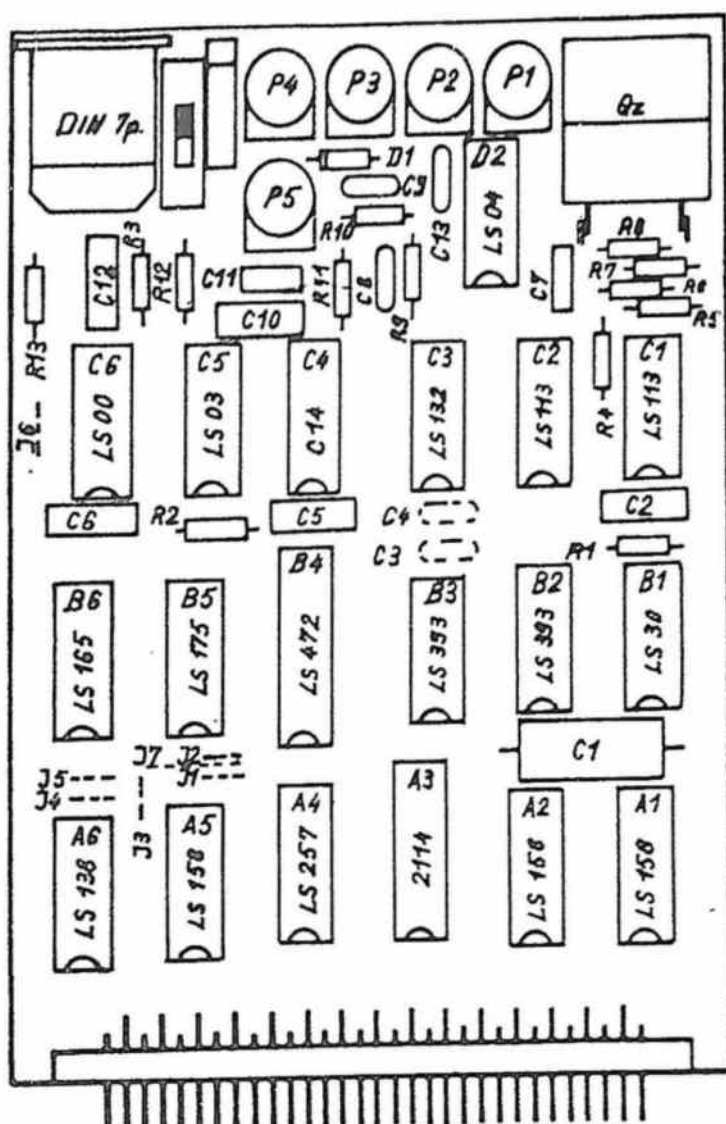
```
09/12/77 19.45.48 1000 .END CLEAR
ASSEMBLAGE CORRECT.
```

6 bit ASCII

SCHEMA DE L'INTERFACE ALPHANUMERIQUE







R1 - 2,2K  
 R2 - 47K  
 R3 - 2,2K  
 R4 - 2,2K  
 R5 - 2,2K  
 R6 - 2,2K  
 R7 - 2,2K  
 R8 - 2,2K  
 R9 - 2,2K  
 R10 - 2,2K  
 R11 - 2,2K  
 R12 - 2,2K  
 R13 - 1K

C1 - 100  $\mu$ F/E  
 C2 - 0,33  $\mu$ F/W  
 C3 -  
 C4 -  
 C5 - 0,047  $\mu$ F/W  
 C6 - 6800 PF/W  
 C7 - 0,01  $\mu$ F/W  
 C8 -  
 C9 -  
 C10 - 6800 PF/W  
 C11 - 2200 PF/W  
 C12 - 0,33  $\mu$ F/W  
 C13 - 200 pF/c

P1 - 470  
 P2 - 1K  
 P3 - 47K  
 P4 - 2,2K  
 P5 -

D1 -

## UTILISATION DU DISPLAY ALPHANUMERIQUE

La carte Display alphanumérique permet de visualiser sur un écran tous les caractères de la liste ASCII ci-après (p. 7-14).

Cette plaque possède sa propre mémoire de type 2114 (1024 x 4 bits), ce qui implique un multiplexage pour obtenir les 7 bits nécessaires au code ASCII.

Les adresses correspondantes se trouvent de 0 à 777. Il est ainsi possible d'écrire 512. caractères sur l'écran soit 16 lignes de 32 caractères chacune. Remarquons que ces adresses sont déjà utilisées par le programme Moniteur. Cette double présence de mémoire sur chaque adresse est possible du fait que le programme Moniteur est utilisé en lecture par le processeur, alors que la mémoire du display n'est employée qu'en écriture. Le signal WRITELOW permet de différencier ces deux blocs de mémoire. Notons encore que cet artifice ne permet pas de tester un caractère déjà présent sur l'écran.

D'autre part, il est possible de déplacer le display sur d'autres adresses à l'aide des jumpers J3 ou J4 soit dès l'adresse 6000 respectivement 7000.

Les jumpers J1, 2 et 7 permettent de créer une demi-intensité sur l'écran ainsi que de souligner les caractères.

La demi-intensité est réglable par le potentiomètre P5.

Un DAUPHIN Z80, complété par un interface display alphanumérique et un clavier ASCII permet de travailler en BASIC (voir notice BASIC).

## CODES ASCII

Parity	Octal	Character	Key (Teletype)		Parity	Octal	Character	Parity	Octal	Character	Parity	Octal	Character
0	000	NUL	CTRL P	Null, tape feed	200	040	SP	200	100	@	0	140	`
200	001	SOH	CTRL A	Start of heading, (SOH, start of message)	0	041	!	0	101	A	200	141	a
200	002	STX	CTRL B	Start of text, (EOM, end of address)	0	042	"	0	102	B	200	142	b
0	003	ETX	CTRL C	End of text, (EOM, end of message)	200	043	#	200	103	C	0	143	c
200	004	EOT	CTRL D	End of transmission (end)	0	044	\$	0	104	D	200	144	d
0	005	ENQ	CTRL E	Enquiry (ENQRY), (WRU, "who are you?")	200	045	%	200	105	E	0	145	e
0	006	ACK	CTRL F	Acknowledge, (RU, "Are you?")	200	046	&	200	106	F	0	146	f
200	007	BEL	CTRL G	Ring the bell	0	047	'	0	107	G	200	147	g
200	010	BS	CTRL H	Backspace, (FEO, format effector)	0	050	(	0	110	H	200	150	h
0	011	HT	CTRL I	Horizontal tab (TAB)	200	051	)	200	111	I	0	151	i
0	012	LF	CTRL J	Line feed or line space (LINE FEED)	200	052	*	200	112	J	0	152	j
200	013	VT	CTRL K	Vertical tab (VTAB)	0	053	+	0	113	K	200	153	k
0	014	FF	CTRL L	Form feed to top of next page (PAGE)	200	054	,	200	114	L	0	154	l
200	015	CR	CTRL M	Carriage return to beginning of line (CR)	0	055	-	0	115	M	200	155	m
200	016	SO	CTRL N	Shift out, changes ribbon color to red	0	056	.	0	116	N	200	156	n
0	017	SI	CTRL O	Shift in, changes ribbon color to black	200	057	/	200	117	O	0	157	o
200	020	DLE	CTRL P	Data link escape	0	060	0	0	120	P	200	160	p
0	021	DC1	CTRL Q	Device control 1 (X ON, reader on)	200	061	1	200	121	Q	0	161	q
0	022	DC2	CTRL R	Device control 2 (AUX ON, auxiliary on)	200	062	2	200	122	R	0	162	r
200	023	DC3	CTRL S	Device control 3 (X OFF, reader off)	0	063	3	0	123	S	200	163	s
0	024	DC4	CTRL T	Device control 4 (AUX OFF, auxiliary off)	200	064	4	200	124	T	0	164	t
200	025	NAK	CTRL U	Negative acknowledge, (ERR, error)	0	065	5	0	125	U	200	165	u
200	026	SYN	CTRL V	Synchronous idle (SYNC)	0	066	6	0	126	V	200	166	v
0	027	ETB	CTRL W	End of transmission block	200	067	7	200	127	W	0	167	w
0	030	CAN	CTRL X	Cancel (CANCEL)	200	070	8	200	130	X	0	170	x
200	031	EM	CTRL Y	End of medium	0	071	9	0	131	Y	200	171	y
200	032	SUB	CTRL Z	Substitute	0	072	:	0	132	Z	200	172	z
0	033	ESC	CTRL K	Escape, prefix	200	073	;	200	133	[	0	173	{
200	034	FS	CTRL L	File separator	0	074	<	0	134	\	200	174	
0	035	GS	CTRL M	Group separator	200	075	=	200	135	]	0	175	}
0	036	RS	CTRL N	Record separator	200	076	>	200	136	^	0	176	~
200	037	US	CTRL O	Unit separator	0	077	?	0	137	_	200	177	DEL

.TITLE LETR.CH

; ECRIT L'ALPHABET SUR DAUPHIN

NBLETR = 26. ; NOMBRE DE LETTRES (EN DECIMAL)  
 ADECRAN = 0  
 FINECRAN = ADECRAN + 512.  
 POS = ADECRAN + 100 ; ADRESSE DU DEBUT DE LA 4EME LIGNE  
 CODE = 'A' ; CODE ASCII DE LA LETTRE A  
 SPACE = 40

PROG = 51000 ; DEBUT DU PROGRAMME

```

.LOC      PROG
INIT:     LOAD      HL, #ADECRAN
IN2:      LOAD      (HL), #SPACE
          INC       HL
          LOAD      A, H
          COMP      A, #FINECRAN/400
          JUMP, NE  IN2
PREP:     LOAD      B, #NBLETR
          LOAD      HL, #POS
          LOAD      A, #CODE
TRACE:    LOAD      (HL), A
          INC       HL
          INC       A
          DECJ, NE  B, TRACE
          JUMP      0

```

; TRAP



## Huitième partie: INTERFACE PARALLÈLE

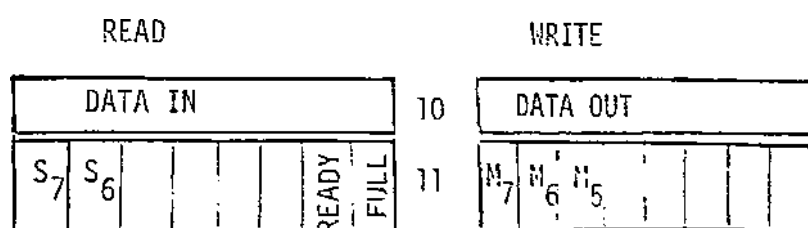
### INTRODUCTION

L'interface parallèle est un interface très complet comportant les parties suivantes:

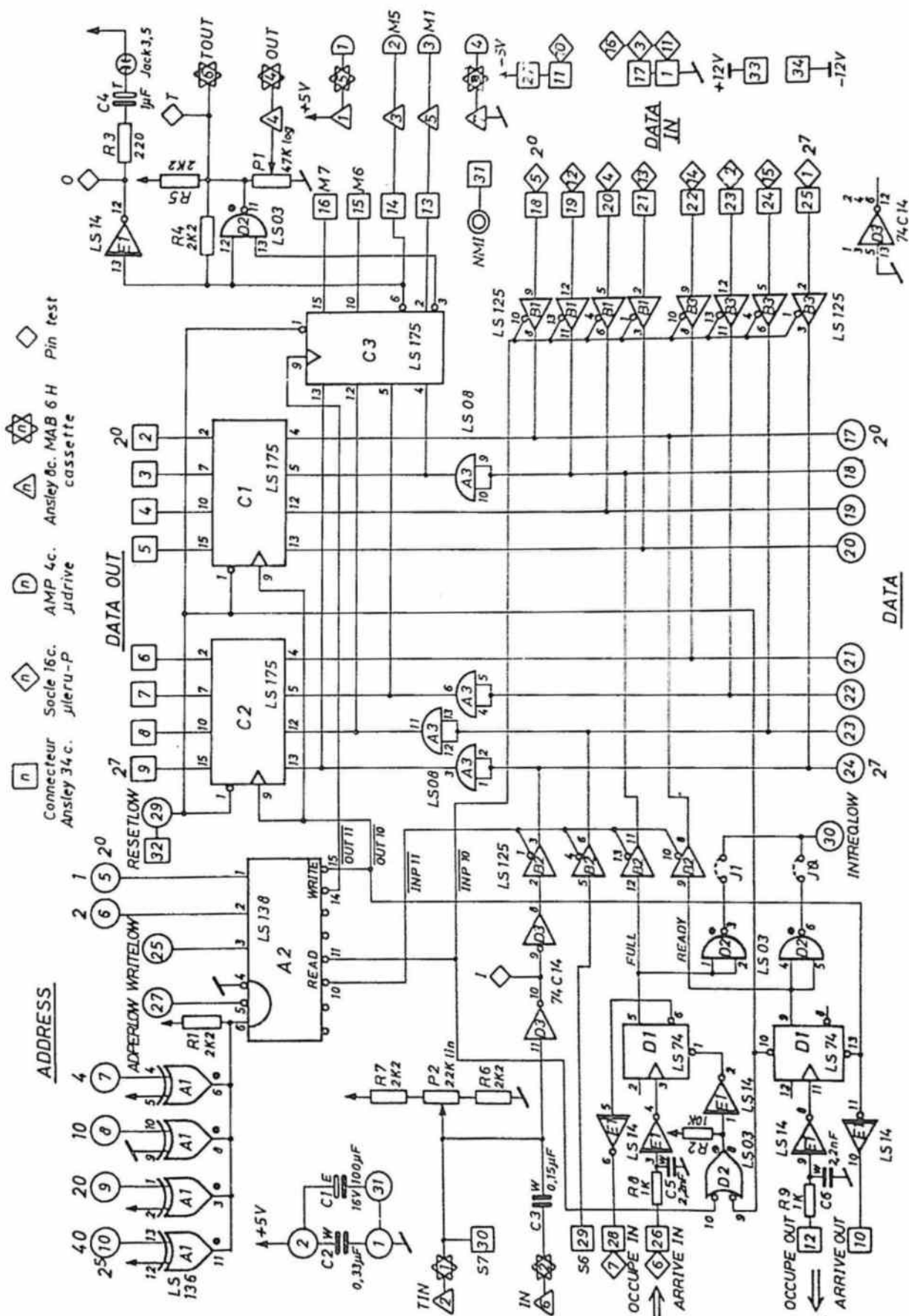
- 8 lignes d'entrée parallèles (TTL LS)
- 8 lignes de sortie parallèles
- 2 lignes ARRIVE/OCCUPE liées à un indicateur FULL et servant usuellement à synchroniser les transferts sur l'interface parallèle d'entrée.
- 2 lignes ARRIVE/OCCUPE liées à un indicateur READY et servant usuellement à synchroniser les transferts sur l'interface parallèle de sortie.
- 4 lignes de sortie supplémentaires, utilisées pour contrôler un interface cassettes SIMCA ou l'unité MICRODRIVE du MICROLERU.
- 2 lignes supplémentaires d'entrée, dont l'une est utilisée par l'interface cassettes SIMCA.

L'interface parallèle est compatible avec l'interface série DAUPHIN utilisant le circuit 8251. Tous les programmes de lecture/perforation de bandes (interface SIMSER) et de lecture/écriture cassettes (SIMCA) tournent sur l'interface parallèle à condition de remplacer le MICROLERU série par un MICROLERU parallèle, et le perforateur SIMSER par un perforateur SIMPA.

L'adresse de l'interface est 10/11, comme pour l'interface série. Cette adresse peut être facilement changée contre une adresse quelconque. Il faut naturellement la changer si l'interface parallèle est rajouté en plus de l'interface série.



SCHEMA DE L'INTERFACE PARALLELE



## EXPLICATION DU SCHEMA

Le schéma est très simple puisqu'il ne comporte que des registres et portes à trois états pour transférer l'information avec le processeur. La charge sur le bus wst une charge TTL LS, sauf pour la ligne RESETLOW (5 charges).

Le RESET met à zéro tous les registres, et initialise FULL = 0 et READY = 1.

FULL passe à 1 suite à un flanc descendant de ARRIVE 1, et est remis à zéro toutes les fois toutes les fois que le mot de 8 bits sur l'interface parallèle est lu.

READY passe à zéro toutes les fois qu'un mot est transféré sur le registre parallèle, et READY repasse à 1 au flanc descendant de OCCUPE0.

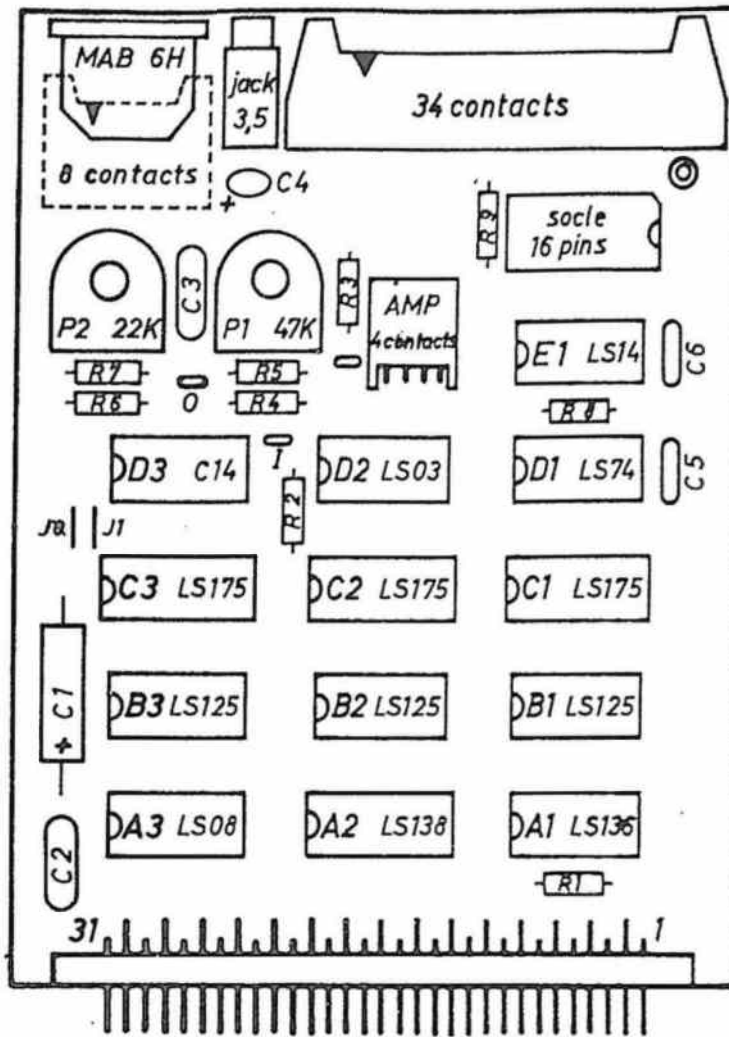
L'interface cassette est identique à ce que l'on trouve sur l'interface série. Voir la documentation correspondante.

## T E S T

Pour le test, vérifier que les 4 impulsions de sélection des 4 périphériques constituant l'interface parallèle arrivent sur les circuits correspondants lorsqu'on fait avec le panneau de test ou le moniteur des INP 10 (lecture périphérique 10), INP 11, OUT 10, OUT 11.

Réaliser un câble de test reliant l'entrée parallèle sur la sortie parallèle et liant ARRIVE0 à ARRIVE 1 et OCCUPE 0 à OCCUPE 1, M6 à S6 et M7 à S7.

Vérifier que l'information sortie en 10 ou 11 se relit à la même adresse.



$R1 = 2K2$   
 $R2 = 10K$   
 $R3 = 220$   
 $R4 = 2K2$   
 $R5 = 2K2$   
 $R6 = 2K2$   
 $R7 = 2K2$   
 $R8-R9 = 1K$

$C1 = 100\mu F$   
 $C2 = 0,33\mu F$   
 $C3 = 0,15\mu F$   
 $C4 = 1\mu F$   
 $C5-C6 = 2,2nF$

Implantation de l'interface parallèle





## Neuvième partie: |.INTERFACE CASSETTES

Sauver des programmes sur un simple magnétophone à cassettes est non seulement efficace, mais indispensable pour pouvoir écrire des programmes toujours plus longs. Un mode d'enregistrement très redondant est nécessaire à cause de la faible qualité "digitale" des magnétophones et bandes audio.

Le système utilisé dans le DAUPHIN est appelé SIMCA; il est simple et a fait ses preuves. Le signal enregistré est représenté sur la figure 1: trois impulsions à 2 kHz sont enregistrées pour un "un", six pour un "zéro", et un espace équivalent à 4 impulsions sépare les groupes d'impulsions. Le temps d'enregistrement d'un "un" et d'un "zéro" n'est donc pas le même et l'on peut compter sur une vitesse moyenne de l'ordre de 300 bits par seconde.

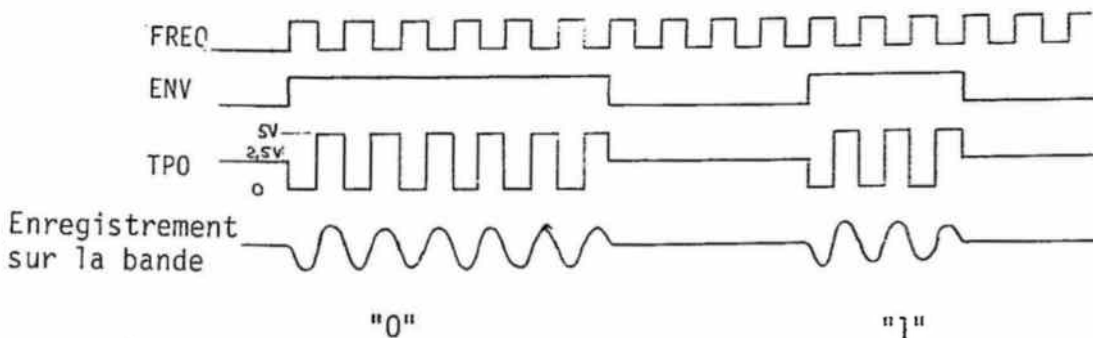


Fig. 1. Forme d'onde pour l'enregistrement d'un "0" et d'un "un" avec le système SIMCA.

A la lecture, le processeur compte les impulsions et considère que le groupe d'impulsions est terminé lorsqu'il n'y a pas eu d'impulsion pendant 1 ms. Ce principe admet de grandes variations de vitesse ( $\pm 40\%$ ) et tolère, dans une certaine mesure, des défauts d'enregistrement (impulsions manquantes, parasites) par simple vérification du nombre d'impulsions dans chaque groupe: une impulsion isolée est ignorée, 2 à 4 impulsions sont considérées comme un "un", 5 à 8 impulsions comme un "zéro".

### INTERFACE DE SORTIE

Deux lignes de sortie sont nécessaires pour générer le signal TPO en créneau symétrique de la figure 1. La ligne FREQ génère un signal de fréquence 2 kHz et la ligne ENV définit l'enveloppe des groupes d'impulsions. Ces deux lignes sont prises sur un interface parallèle (PIA, 8255), série (8251) ou sur un interface spécialement construit avec un décodeur d'adresses et deux bascules. La figure 2 donne un schéma possible et les signaux correspondants. On remarque l'utilisation astucieuse d'une porte NAND en collecteur ouvert pour générer un signal à trois niveaux, qui est ensuite atténué avant d'être envoyé sur l'entrée auxiliaire (ou éventuellement l'entrée micro) du magnétophone. Un haut-parleur branché sur la ligne ENV est très utile pour vérifier que l'enregistrement se déroule correctement.

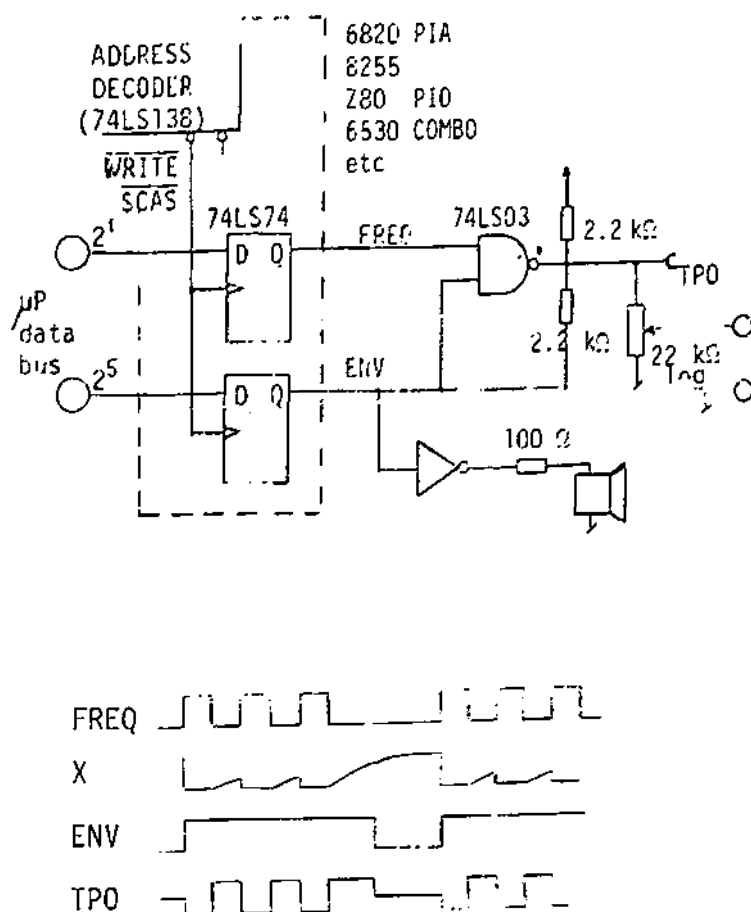


Fig. 2. Schéma pour la génération des signaux de la Fig. 1 à partir de deux lignes de sortie d'un interface.

## PROGRAMME D'ECRITURE

Le programme qui génère le train d'impulsions est constitué d'une routine PULSE (write bit) qui écrit le groupe d'impulsions pour un bit ("0" ou "1"). Cette routine est appelée par la routine WRBYTE qui génère les impulsions correspondant à un mot de 8 bits et le programme principal envoie successivement sur la cassette les bytes d'une zone mémoire, selon un certain format. Tout enregistrement doit commencer par des mots de synchronisation, suivis de l'adresse et de la longueur de la zone mémoire. L'enregistrement se termine par une somme de contrôle ("checksum") et plusieurs enregistrements peuvent se suivre, le dernier contenant une adresse optionnelle d'exécution du programme.

Sur le DAUPHIN, le format a dû être simplifié pour raccourcir le programme. Un seul groupe de 256 bytes est sauvé d'un coup et les paramètres liés à ce transfert (adresse du bloc, adresse du programme à exécuter après lecture) doivent être préparés en mémoire avec le moniteur préalablement à l'exécution du programme d'écriture.

Pour une compréhension plus complète, on pourra se référer au listing donné en annexe.

## INTERFACE D'ENTREE

Le signal amplifié de la bande est disponible sur la sortie "écouteur" de l'amplificateur. En général elle a une amplitude de plus de 3V et est directement utilisable avec le schéma de la figure 3.

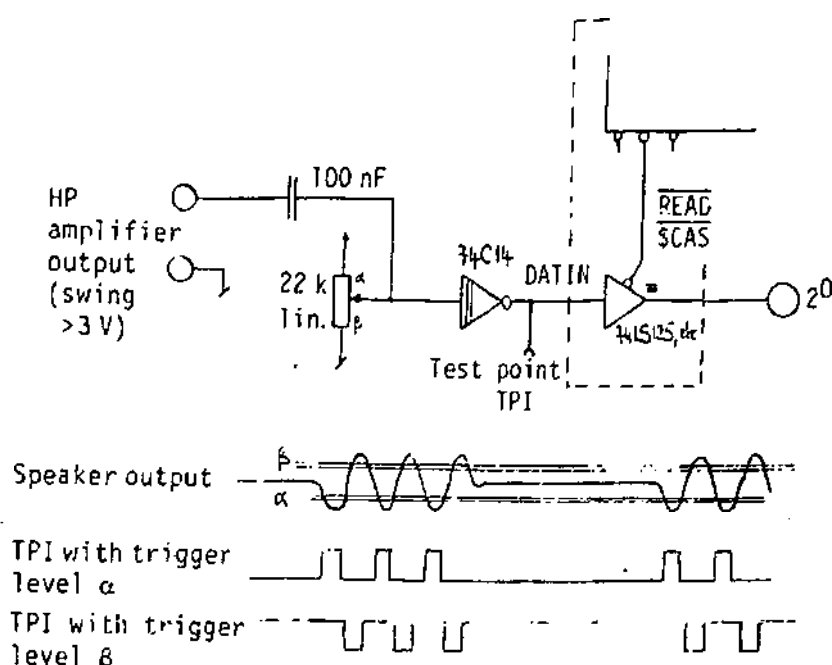


Fig. 3. Schéma pour la lecture des signaux amplifiés et leur transfert dans le microprocesseur.

Le potentiomètre permet de déplacer le niveau de basculement du Schmitt-trigger par rapport au signal de sortie. Selon le magnétophone, les impulsions positives ou négatives peuvent s'avérer plus favorables. Le 74C14 a deux seuils de basculement séparés par 1,5 à 2 V, et nécessite donc une amplitude importante du signal de sortie. Les circuits 4093, 14584, et éventuellement 74LS14 peuvent parfois mieux convenir (potentiomètre de 2,2 kΩ avec le 74LS14).

Le signal rectangulaire de sortie du Schmitt-trigger est envoyé directement à un interface ou sur une ligne d'entrée du microprocesseur (charge de 0,2 TTL maximum).

#### PROGRAMME DE LECTURE

La routine GETBIT de plus bas niveau attend une première transition de la sortie du Schmitt-trigger. Lorsqu'elle arrive, elle est comptée, et une boucle d'attente de 1 ms est initialisée. Chaque nouvelle transition est comptée et réinitialise la boucle d'attente (implémentation software d'un monostable retriggerable). S'il n'y a pas de transition pendant 1 ms, la routine vérifie le nombre d'impulsions reçues, signale une erreur (clignotement de l'affichage) si le nombre d'impulsions est faux, et place le carry à "1" ou "0" selon que le nombre d'impulsions correspond à un "1" ou à un "0". Le programme génère sur la sortie ENV qui contrôle le haut-parleur un signal qui permet un contrôle auditif simple.

Au début de la lecture d'un enregistrement, le programme commence par lire chaque bit et vérifie si les 8 derniers bits lus sont identiques au mot de synchronisation 00010110. Si oui, la routine GETBYTE est appelée et prend chaque fois 8 bits. Tous les caractères de synchronisation suivants sont ignorés, jusqu'à la lecture d'un caractère nul qui indique le début de l'enregistrement.

Le message proprement dit commence alors, et à partir de l'avant-dernier caractère de synchronisation, une resynchronisation en cas d'erreur n'est plus possible. La somme de contrôle en fin de bloc permet alors de détecter la plupart des erreurs. L'organigramme de ce programme est représenté à la figure 4. Après avoir vérifié que la somme de contrôle est correcte, le programme saute à l'adresse spécifiée lors de l'enregistrement.

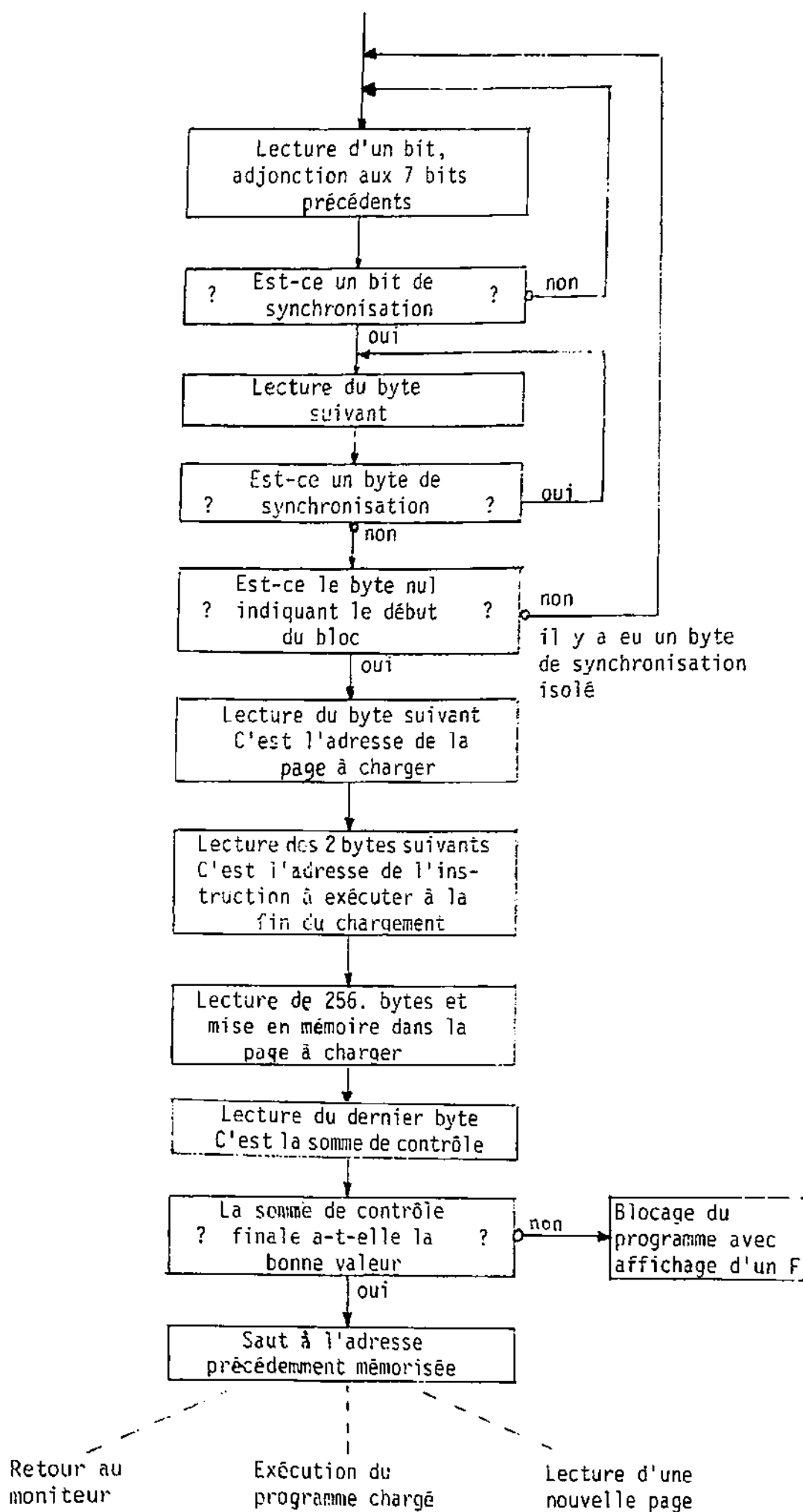
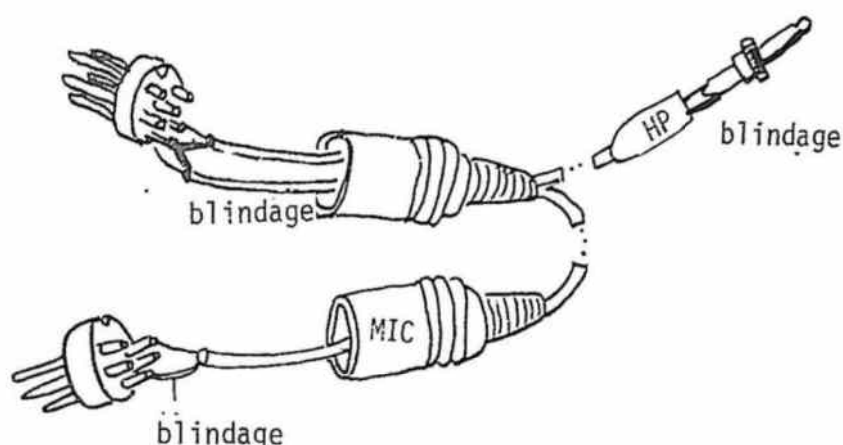


Fig. 4. Organigramme général de la lecture de l'information.

## MATERIEL NECESSAIRE

- 1 DAUPHIN avec interface série ou parallèle
- un câble rallonge (dessin ci-dessous)
- 1 ROM 74S471 (MOZ81CU) ou l'extension moniteur sur EPROM 2708.
- 1 magnétophone à cassette avec une entrée (MICRO,...) et une sortie haut-parleur. Dans le cas d'un "tape-deck" ne possédant pas d'ampli, la sortie "casque" peut convenir si l'amplitude de la tension atteint 3V. Le contrôle d'enregistrement (ALC) n'est pas une aide, et s'il peut être débranché, il faut le faire.

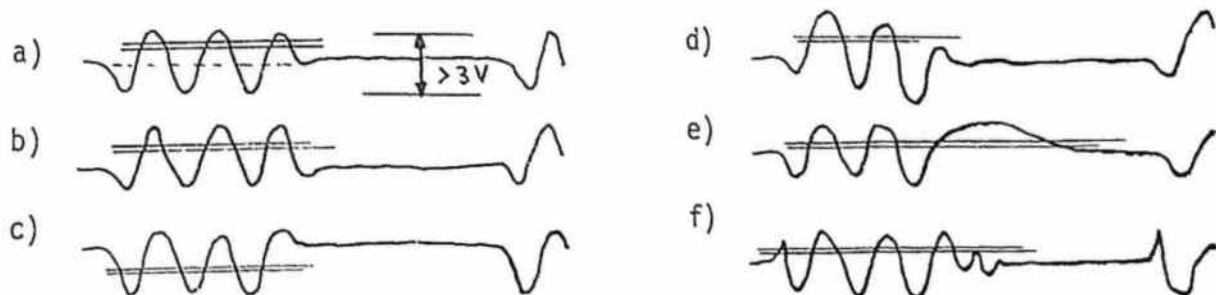


## REGLAGES

Un oscilloscope n'est pas nécessaire pour le réglage et le dépannage initial, mais il est toutefois recommandé. Il est facile de régler convenablement le système pour un magnétophone donné. Le réglage permettant un transfert de cassettes d'un magnétophone à un autre est plus délicat et doit commencer par un réglage de la tête.

Le premier réglage concerne l'amplitude du signal enregistré. Il faut environ 100 mV pour une entrée auxiliaire, et 10 mV pour une entrée micro. Si le magnétophone a un contrôle automatique de gain, cette valeur est peu critique. Il est préférable qu'il n'en ait pas, et le réglage peut se faire d'après l'aiguille d'enregistrement, qui doit indiquer une légère saturation. Le programme de test permet de générer une suite de 0 et de 1.

La lecture montre, selon l'amplitude de signal d'entrée et la structure de l'amplificateur, des signaux qui peuvent avoir différentes formes.



La forme idéale est évidemment celle de la figure a).

b) et c) conviennent bien, mais dans les cas d), e) et f), il faut chercher à améliorer les réglages, et s'il n'est pas possible de les améliorer, changer de magnétophone.

## MANIPULATION POUR REGLAGE

Préparer le DAUPHIN et le magnétophone avec les fils de raccordement.  
Connecter le haut-parleur du DAUPHIN au jack de la plaque interface.

Mettre les potentiomètres de l'interface cassettes en position médiane.  
Mettre en route le magnétophone (PLAY + RECORD) et la routine d'écriture du motif de test du DAUPHIN (G+5). On enregistre ainsi une suite de 1 et de 0.  
Régler le niveau du magnétophone (s'il possède un VU METER, l'aiguille doit se trouver juste au début de la saturation). Le haut-parleur de la carte USART 8251 fait écho de l'enregistrement. Pour l'arrêter, faire un RESET.

Revenir au début de la bande. Mettre le haut-parleur du DAUPHIN sur la plaque clavier. Débrancher le câble MICRO du magnétophone.  
Presser sur PLAY et sur les touches G+4 du DAUPHIN.  
Le réglage s'effectue maintenant avec le potentiomètre 22k linéaire.

En le tournant on devrait avoir successivement les états suivants:

- pas de son
- son intermittent, F clignotant sur l'affichage
- son normal, pas de F (1)
- son plus ou moins normal, F sur l'affichage (2)
- son normal, pas de F (3)
- son intermittent, F sur l'affichage
- pas de son

L'état (2) correspond à un seuil proche de la tension de repos de la cassette.  
Il n'est pas toujours bien marqué. Choisir entre l'état (1) et l'état (3) celui dont le réglage est le moins critique et se placer au milieu de la fourchette.

Si l'on n'arrive pas à avoir un son normal sans affichage de F, recommencer l'enregistrement du motif de test en mettant le potentiomètre réglant le niveau de sortie de l'enregistreur dans une autre position.

Si l'on n'arrive toujours pas à avoir un son normal sans affichage de F, recommencer l'enregistrement du motif de test en mettant le potentiomètre 47K de l'interface cassettes dans une autre position.

Faire un essai de longue durée (10 minutes). Aucun F ne doit apparaître.

## COMMENT SAUVER UN PROGRAMME

L'ordre d'enregistrement doit contenir les indications suivantes:

- l'adresse de début du programme à sauver
- sa longueur (400 au maximum pour une "tranche")
- une adresse à laquelle le processeur saute lorsque la lecture est finie.

Taper:- L'adresse de début si le programme doit s'exécuter immédiatement

- Ø s'il faut retourner au moniteur après lecture
- L'adresse du programme de lecture (c'est-à-dire 7400) si le programme continue à la page suivante

Brancher le haut-parleur sur la carte interface cassettes, presser sur RECORD+PLAY (magnétophone), puis donner l'ordre suivant au DAUPHIN:

déb WRITE 400 WRITE cont WRITE  
           G+1           G+1           G+1

L'affichage s'éteint pendant une fraction de minute. Quand l'enregistrement est terminé, le bruit cesse et l'affichage indique de nouveau 0000.

## COMMENT RELIRE UNE CASSETTE

Pour relire un enregistrement, mettre le haut-parleur sur le clavier, ôter la rallonge "micro", s'assurer que la cassette est au début de l'enregistrement.

Presser sur la touche PLAY du magnétophone et sur les touches G+0 (READ) du DAUPHIN. L'affichage s'éteint. Lorsque le chargement s'effectue, on entend un bruit dans le haut-parleur. Sitôt que le bruit cesse, le chargement est terminé. Selon l'adresse "cont" que l'on avait donnée lors de l'enregistrement, le programme s'exécute tout-de-suite, le système redonne le contrôle au moniteur ou le système lit la suite de la cassette.





## Dixième partie: INTERFACE SÉRIE

Le circuit 8251 est un interface programmable entre un bus de microprocesseur et une ligne série asynchrone ou synchrone.

La carte interface série du DAUPHIN comporte un circuit 8251 répondant aux adresses 10/11 avec les inverseurs nécessaires pour la liaison SIMSER. Des circuits additionnels sur les lignes de contrôle du 8251 permettent de relier un magnétophone à cassette avec enregistrement de type SIMCA.

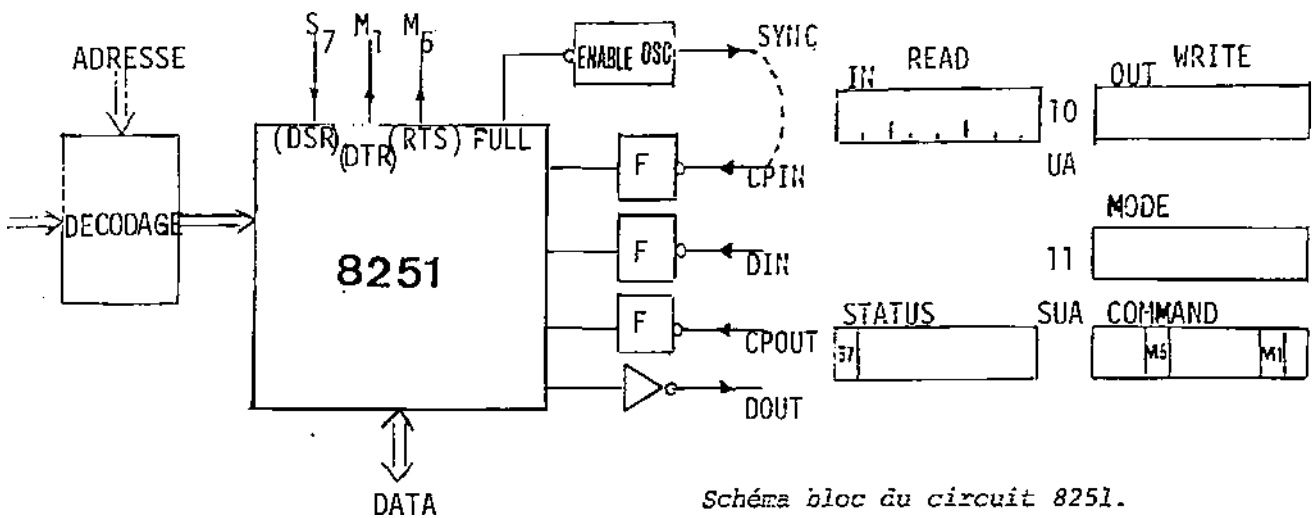


Schéma bloc du circuit 8251.

L'initialisation du circuit 8251 en mode asynchrone, après un RESET hardware consiste à envoyer successivement un mot de "MODE", puis un mot de "COMMAND" sur le périphérique d'adresse 11 (status).

Le mode définit:

a) Le facteur de division de l'horloge

DIV16 = 2 ;mode usuel asynchrone

b) La longueur des caractères transmis

HUITBITS = 14 ;transmission 8 bits

c) La présence ou non d'un bit de parité et sa parité

PAREV = 60 ;parité paire (even)

NOPAR = 0

d) Le nombre de bits d'arrêt

ONESTOP = 100 ;un bit d'arrêt

TWOSTOP = 300 ;deux bits d'arrêt

Le mode SIMSER normal (compatible MICROLERU) est

MODES = DIV16 + HUITBITS + NOPAR + TWOSTOP = 316

Pour une transmission entre 2 systèmes, il est recommandé d'utiliser la parité:

MODEP = DIV16 + HUITBITS + PAREV + ONESTOP = 176

Le mot de commande définit:

a) Si la transmission et la réception sont autorisées

ENABLE = 5 ;autorise les deux sens

b) La remise à zéro des sémaphores d'erreur

ERRESET = 20

c) La remise à zéro du circuit 8251 pour retourner dans le mode MODE

RESET = 100

d) Les lignes de contrôle directement accessibles

M1 = 2 ;contrôlent la cassette

M5 = 40

En règle générale, la commande d'initialisation est

COMMAND = ENABLE

Pour remettre à zéro une erreur recondue, il faut sortir temporairement la commande ENABLE + ERRESET.

Les indicateurs d'état */status/* permettent de savoir:

a) Si le registre d'entrée est plein

FULL = 2

Cette bascule est remise à zéro par le RESET et lorsque le registre d'entrée est lu par le processeur.

b) si le registre de sortie est vide (la transmission d'un caractère s'est terminée), c'est-à-dire que le circuit 8251 est prêt à transmettre un caractère

READY = 1

Cette bascule est mise à 1 par le RESET et mise à zéro par l'écriture dans le registre de sortie du circuit 8251.

c) Les flags d'erreur

ERPA = 10 ;erreur de parité

EROV = 20 ;erreur d'"overflow" (3 caractères reçus avant la lecture du  
;premier)

ERFRA = 40 ;erreur de format (pas de stop bit)

Ces indicateurs sont remis à zéro par le RESET et par le bit ERRESET du mot de commande.

d) L'état de la ligne d'entrée directe

S7 = 200 ;utilisé par la cassette.

Les routines de dialogue en mode SIMSER sont les suivantes:

```

;UA=      10
;SUA=     11

;MODE=    316
;COMMAND= 5

;FULL=    2
;READY=   1

INIT:      LOAD    A,# MODE      ;initialisation après un RESET
           LOAD    $SUA,A
           LOAD    A,# COMMAND
           LOAD    $SUA,A
           RET

GETCAR:    LOAD    A,$SUA        ;attend un caractère et revient avec
           AND     A,# FULL      ;le mot lu dans A et B
           JUMP,EQ GETCAR
           LOAD    A,$UA
           LOAD    B,A
           RET

WRCAR:     LOAD    A,$SUA        ;transmet le caractère dans B
           AND     A,# READY     ;dès que le caractère précédent
           JUMP,EQ WRCAR        ;a été transmis
           LOAD    A,B
           LOAD    $UA,A
           RET

```

Un programme simple qui renvoie tous les caractères reçus s'écrit:

```

ECHO:      LOAD    SP,# STACK    ;initialisation
           CALL    INIT
ECH2:      CALL    GETCAR
           CALL    WRCAR
           JUMP    ECH2

```

Si l'on veut indiquer les erreurs de parité et d'overrun dans le Carry, avec code d'erreur dans A, la routine GETCAR devient:

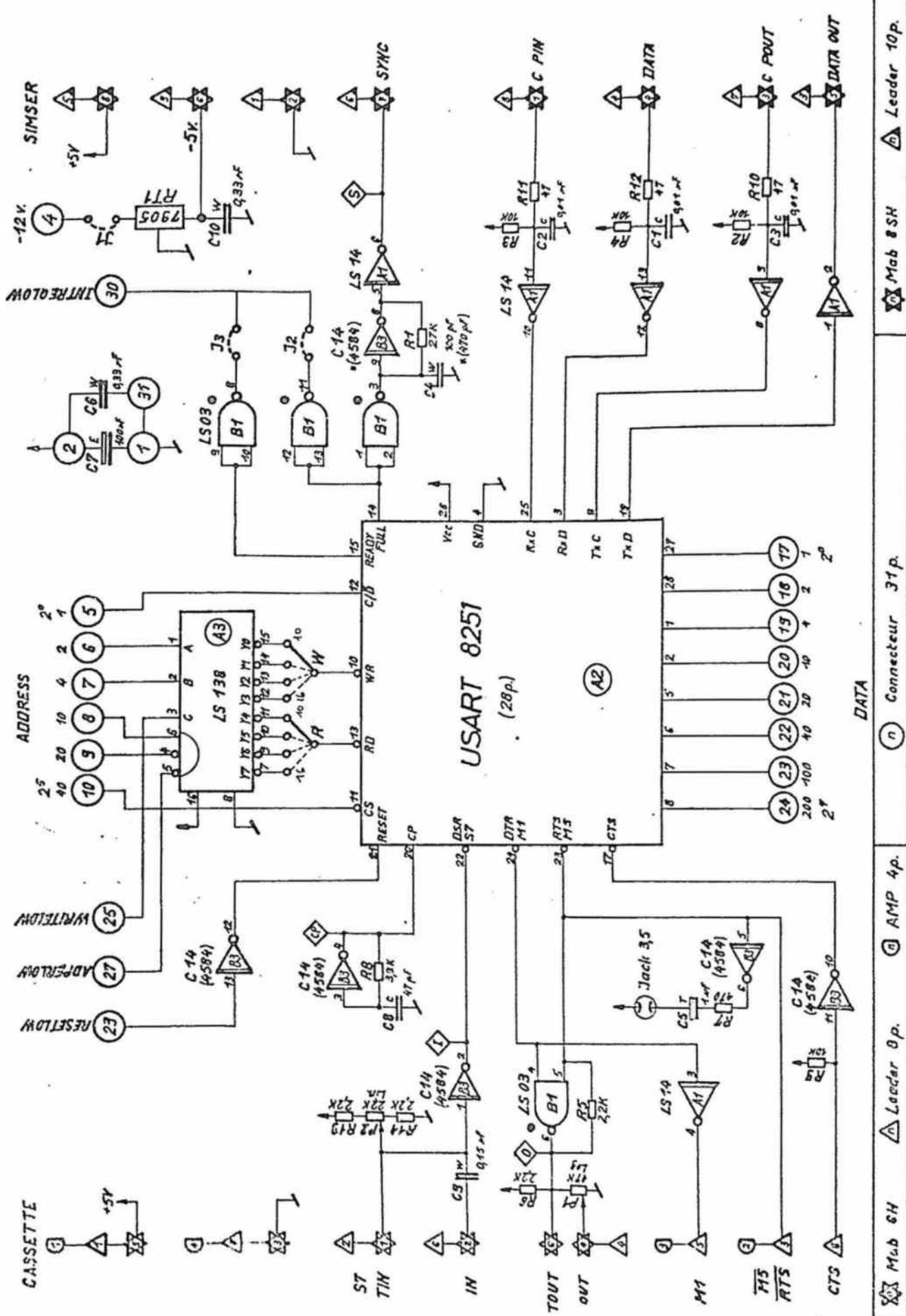
```

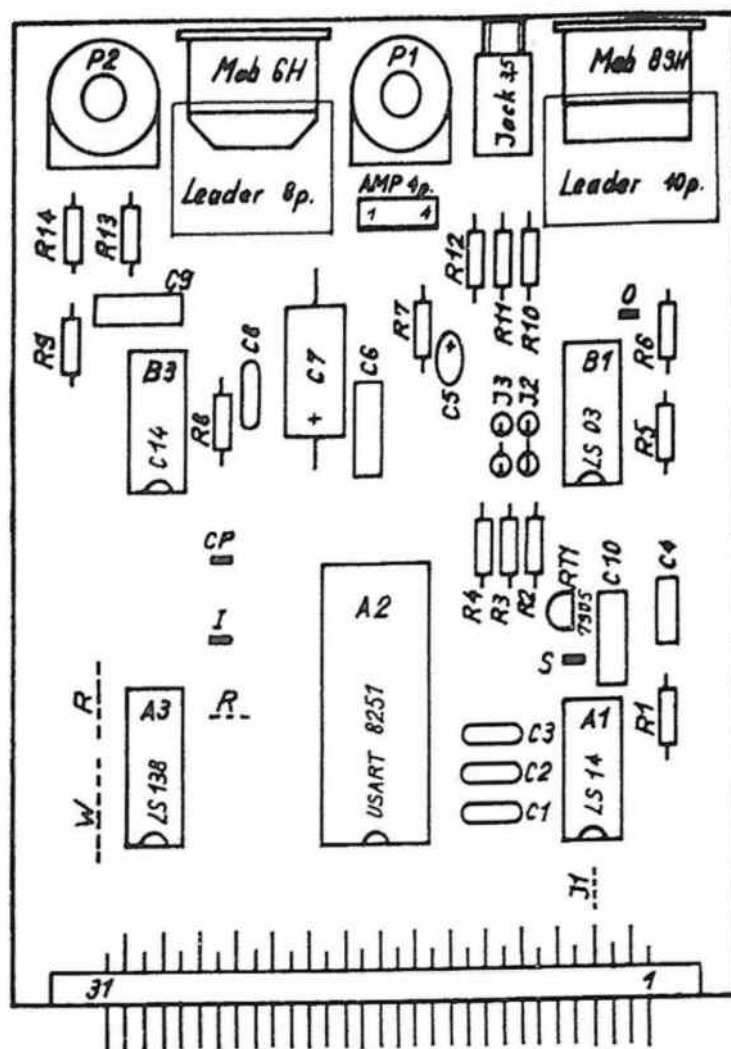
GETCAR:    LOAD    A,$SUA
           TEST    A:BFULL        ;BFULL=1 car FULL=2=21
           JUMP,EQ GETCAR
           TEST    A:BERPA        ;BERPA = 3 (23 = 10)
           JUMP,NE ERRORPA
           TEST    A:BEROV        ;BEROV = 4 (24 = 20)
           JUMP,NE ERROROV
           LOAD    A,$UA
           LOAD    B,A
           OR      A,A            ;sortie avec CC
           RET

ERRORPA:   LOAD    A,# CERPA      ;code d'erreur de parité
           SETC
           RET

ERROROV:   LOAD    A,# CEROV      ;code d'erreur d'overrun
           SETC
           RET

```





R1 — 27K  
 R2 — 10K  
 R3 — 10K  
 R4 — 10K  
 R5 — 22K  
 R6 — 22K  
 R7 — 470  
 R8 — 3,9K  
 R9 — 10K  
 R10 — 47  
 R11 — 47  
 R12 — 47  
 R13 — 22K  
 R14 — 22K

C1 — 0,01  $\mu$ F/c  
 C2 — 0,01  $\mu$ F/c  
 C3 — 0,01  $\mu$ F/c  
 C4 — 100 pF/w  
 C5 — 1  $\mu$ F/T  
 C6 — 0,33  $\mu$ F/w  
 C7 — 100  $\mu$ F/E  
 C8 — 47 pF/c  
 C9 — 0,15  $\mu$ F/w  
 C10 — 0,33  $\mu$ F/w

P1 — 47K Log  
 P2 — 22K Lin

Mob 6H ou Leader 8p.  
 Mob 8SH ou Leader 10p.

## INDICATIONS POUR LE TEST ET LE DEPANNAGE

Pour le test de la transmission, relier sur la prise DIN 5 pôles les pins 7, 1, 3 et les pins 4, 5. Ceci a pour effet de lier la sortie de l'USART sur son entrée. Le moniteur peut vérifier que le dialogue se fait correctement.

## RESET

```
316 OUT 11 OUT } initialisation
  5 OUT 11 OUT }
```

```
123 OUT 10 OUT
```

```
10 INP —————> 123
```

```
321 OUT 10 OUT
```

```
10 INP —————> 321
```

```
11 OUT 10 OUT }
22 OUT 10 OUT } double buffering
10 INP —————> 11 }
10 INP —————> 22 }
```

```
1 OUT 10 OUT
```

```
2 OUT 10 OUT
```

```
3 OUT 10 OUT
```

```
11 INP —————> 25 ou 125 erreur d'overrun
```

On peut aussi vérifier que le bit de lecture de la cassette charge en fonction du réglage du potentiomètre de réglage d'entrée.

```
11 INP —————> 5 ou 105 selon la position
```

En cas de mauvais fonctionnement, laisser ou mettre le jumper ci-dessus et vérifier au crayon lumineux ou mieux à l'oscilloscope les impulsions sur la pin 20 (environ 1,5 MHz) et sur les pins 25 et 9 (environ 1,60 kHz). Vérifier que lors d'une sortie d'information (125 OUT 10 après initialisation), le crayon lumineux indique un transfert d'information sur les pins 3 et 19.

## LECTURE DE BANDES AVEC MICROLERU

Brancher un MICROLERU-S sur l'interface série, ou un MICROLERU-P sur l'interface parallèle.

L'ordre LOAD (F+G+Ø) doit indiquer à quelle adresse le programme de la bande perforée doit être mis en mémoire (en général en 1000 ou 2000).

- a **LOAD** charge une bande papier selon le format PDP11 à travers l'interface série ou parallèle. L'adresse de l'interface est 10 (data) et 11 (status et mode).

Comme contrôle de bon fonctionnement, la lampe du clavier clignote à chaque lecture du trou de synchronisation de la bande papier (si le haut-parleur est branché, un crépitemment se fait entendre).

Les caractères significatifs lus sur la bande et transférés en mémoire sont affichés sur le premier affichage 7 segments du clavier. En cas d'erreur, un F apparaît sur le premier digit (erreur de format), ou un caractère quelconque apparaît sur le deuxième digit (erreur de checksum). Il faut presser RESET et recommencer la manipulation.

N.B. Avec l'interface parallèle, l'ordre 10 INPUT permet de vérifier le caractère lu depuis la bande papier.

Avec l'interface série, qui est programmable, il faut commencer par l'initialiser, ce qui nécessite après un RESET la séquence:

316 OUTPUT 11 OUTPUT	initialisation
5 OUTPUT 11 OUTPUT	
10 INPUT	lit le dernier caractère reçu par
10 INPUT	l'interface



## PUNCH

Pour puncher un programme chargé dans le DAUPHIN au moyen d'un puncher, il faut donner l'ordre suivant:

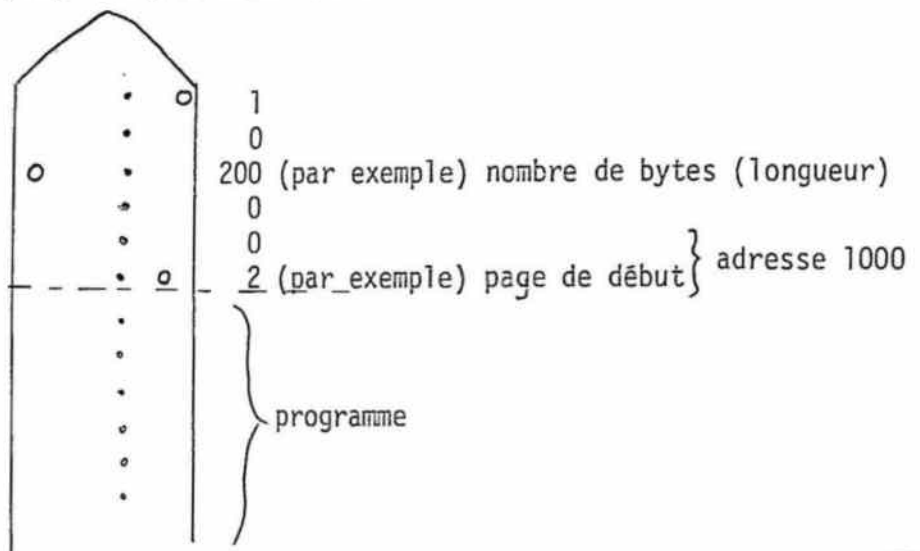
ADDRESS (PUNCH) LONG (PUNCH) START (PUNCH)

les trois nombres étant successivement l'adresse du début du programme  
la longueur du programme, et l'adresse de restart (0 si le contrôle est donné  
au moniteur).

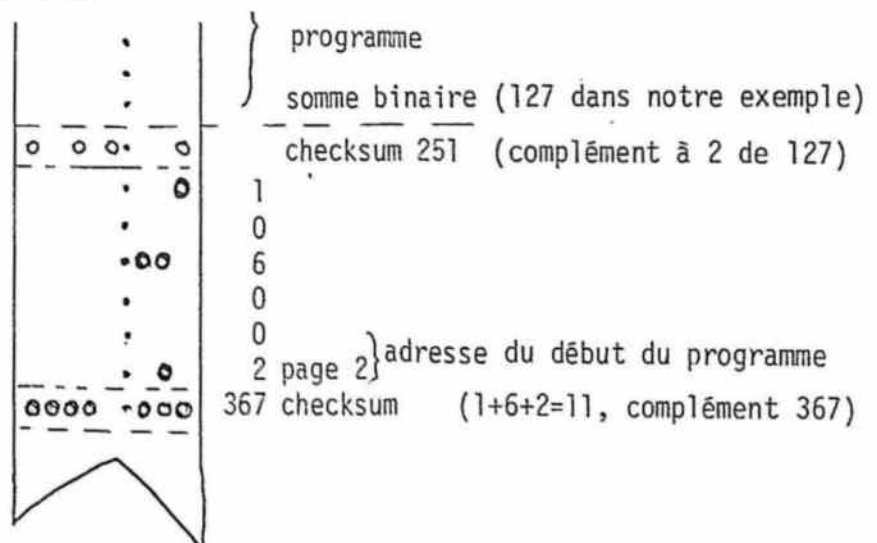
## FORMAT PUNCH SIMPLIFIE

Il est possible de perforer des bandes papier au moyen de perforateur mécaniques très simples, en tenant compte des instructions qui suivent.

Avant de perforer le programme, il faut donner les codes suivants:



Au chargement, il y a une erreur de checksum. Noter le caractère affiché. et coder en octal sa valeur (127). Reprendre la bande pour puncher la checksum et le bloc de fin.



Le programme "PUNCH" fait des blocs plus petits (50 octal).  
La longueur maximum d'un bloc est de 377.



## EXTENSION MONITEUR MOZ86E

Cette EPROM 2708 utilisée avec les deux PROM MOZ80M et MOZ81R complète le moniteur du système DAUPHIN INDUSTRIE.

Les fonctions suivantes sont contenues dans cette extension moniteur:

- adressage RELATIF-ABSOLU
- programmeur de 74S470/471; 74S472/473; 74S188/288
- lecteur/perforateur de bandes papier, format PDP11
- lecture d'une bande Telex
- enregistrement sur cassette et lecture
- routines décimales

## LISTE DES ORDRES ET TOUCHES CORRESPONDANTES

	a GO 4	DELETE 5	a INPUT 6	d OUTPUT 7
F	a OPEN Ø	d NEXT 1	d PREVIOUS 2	d CLOSE 3
G	TPLAY 4	TWRITE 5	6	7
	READ Ø	a WRITE 1	a RELATIVE 2	LABS 3
F+G	PROGRAM 4	GET 5	MOVE 6	CHECK 7
	a LOAD Ø	a PUNCH 1	LOTEL 2	(PUTEL) 3

Pour les ordres du moniteur de base, voir "Comprendre les microprocesseurs"  
Vol. I, page 4-6.

## ORDRES DU MONITEUR MOZ86E

a INPUT

lit le périphérique d'adresse a et affiche son contenu (précédé du signe égal) jusqu'à ce que l'on presse une nouvelle touche.

EXEMPLE: 7 INPUT lit le clavier à l'instant de l'exécution de l'ordre et affiche toujours 156. car l'utilisateur n'a pas eu le temps de relâcher la touche INPUT (code 10+6, plus les deux bits 100 et 40 qui sont laissés en "l'air" dans l'interface clavier).

d OUTPUT

a OUTPUT

écrit dans le périphérique d'adresse a la valeur d. Après avoir tapé la valeur à transférer et la première fois sur OUTPUT, on lit A000 sur l'affichage, qui attend l'adresse du périphérique.

Lorsqu'on a tapé l'adresse du périphérique et le deuxième OUTPUT (ou n'importe quelle combinaison de touches non numériques, l'ordre de sortie s'effectue et l'affichage montre 0000.

EXEMPLE: 0 OUTPUT 6 OUTPUT change l'état de la lampe. 6 INPUT aussi, d'ailleurs, car le périphérique 6 ne tient pas compte de la ligne WRITE (lecture/écriture).

a REL

Calcule la différence entre l'adresse qui suit l'adresse pointée après un OPEN, NEXT ou PREVIOUS et l'adresse tapée.

EXEMPLE: 1020 OPEN montre le contenu de la position mémoire 1020. Après avoir tapé 1035 REL, on voit sur l'affichage 0014 (qui est la différence entre 1035 et 1020 + 1).

Si l'on veut introduire directement cette valeur dans la position 1020, il suffit de taper ensuite NEXT, PREVIOUS ou CLOSE.

Si la différence est supérieure à 177 en valeur absolue (ce qui correspond aux nombres 0 - 377 en complément à 2), le programme signale l'erreur en affichant  $\overline{7}$  sur le display de gauche.

Les différences négatives apparaissent sous forme de complément, comme on doit les calculer pour l'adressage relatif.

l ABS

Convertit une adresse relative en adresse absolue, en additionnant la valeur l à l'adresse qui suit l'adresse pointée.

Après un ordre OPEN, NEXT, PREVIOUS, fait le même calcul sur le contenu de l'adresse pointée.

## PROGRAMMATION DES CIRCUITS 2708 (ou S471/472 288/188 sur une carte spéciale)

PROGRAM	pour les 2708	}	programme la ROM placée sur le socle de la carte programmeur correspondante selon les valeurs mémorisées en RAM (2000)
Ø PROGRAM	pour les 471/2		
40 PROGRAM	pour les 288		
GET	pour les 2708	}	recopie en RAM (à partir de 2000) le contenu de la ROM située sur le socle de programmeur
Ø GET	pour les 471/288		
dest MOVE long MOVE déb MOVE			permet de déplacer des parties de programmes d'une partie de la RAM dans une autre partie. Plus précisément, cet ordre recopie un programme de longueur "long", commençant en "déb" dans les positions mémoire "dest" et suivantes.
déb CHECK long CHECK Ø CHECK (F+G+7)			calcule la "checksum" (somme des nombres binaires) des contenus des positions mémoire à partir de "déb". "long" indique le nombre de positions à additionner.  Utile par exemple, pour vérifier qu'une mémoire est programmée correctement.

## LECTURE DE BANDES (par l'interface série ou parallèle) ET PERFORATION

- a LOAD charge une bande papier selon le format PDP11 à travers l'interface à partir de l'adresse a.  
(Pour plus de détails, voir "Comprendre les microprocesseurs" Volume II, Extensions et interfaces).
- déb PUNCH long PUNCH start PUNCH perfore une bande papier (format PDP11).  
Les trois nombres qu'il faut indiquer sont successivement:  
l'adresse du début du programme, la longueur, et l'adresse de restart (0 si le contrôle est donnée au moniteur, l'adresse correspondant à G0 si on veut un start automatique du programme).
- LOTEL lit une bande papier dans le format Telex.

## LECTURE DE CASSETTES ET ENREGISTREMENT (UTILISE UN INTERFACE SERIE OU //)

**TWRITE** enregistre une suite de "0" et de "1" (motif de test)

**TPLAY** relit le motif de test en comptant le nombre d'erreurs.

déb **WRITE** 400 **WRITE** cont **WRITE** sauve une page mémoire sur cassettes

déb: adresse du début de la zone sauvée

400: longueur de la zone sauvée (peut en fait être quelconque)

cont: adresse indiquant au système ce qu'il doit faire sitôt la lecture achevée.

- Taper - l'adresse de début si le programme doit s'exécuter  
- Ø s'il faut retourner au moniteur après chargement  
- l'adresse du programme de lecture (c'est à dire 7400 avec MOZ86E) si le programme continue à la page suivante

EXEMPLE: le programme à sauver occupe les positions 2250 à 2600.  
Son adresse de GO est en 2300, et l'on désire que le programme s'exécute sitôt chargé.

2000 WRITE 400 WRITE 7400 WRITE sauve la première page

(2250 WRITE 400 WRITE 7400 WRITE est aussi correct)

2400 WRITE 400 WRITE 2300 WRITE sauve la deuxième page

**READ** lit une cassette

## CALCULATRICE DECIMALE POUR L'ADDITION ET LA SOUSTRACTION

Une calculatrice octale pour l'addition et la soustraction utilisant la routine d'affichage du moniteur s'écrit en quelques instructions.

Il est beaucoup plus long d'effectuer et d'afficher les résultats des opérations dans le système décimal.

Le moniteur MOZ86E contient quelques routines qui permettent de faire une calculatrice décimale pour l'addition et la soustraction avec visualisation sur les affichages à 7 segments, ainsi que des compteurs/décompteurs décimaux.

Pour utiliser le programme calculatrice, faire 7034 G0.  
Taper le premier nombre d'une suite d'additions et de soustractions, puis G+4 (+) s'il faut ajouter ou G+5 (-) s'il faut soustraire, et ainsi de suite. Le premier nombre doit être positif, il faut donc commencer par zéro, si l'on désire soustraire le premier nombre.

Ce programme comprend plusieurs routines qui peuvent être réutilisées dans d'autres programmes avec des opérations décimales. Ces routines sont:

- AFB (7110) affiche les deux digits dans B aux adresses (C) et (C+1).  
Initialiser C à la valeur 0, 1 ou 2 pour avoir quelque chose de visible.  
Cette routine modifie les registres A,B,C,DE
- AFHL (7125) affiche les 4 digits contenus dans HL (nombres BCD)  
Modifie A et DE.
- INDCØ (7145) attend un nombre BCD du clavier (pour 8 et 9 taper respectivement 10+Ø et 1Ø+1) et l'affiche jusqu'à ce qu'une touche FONCTION soit pressée. Le retour de la routine s'effectue alors avec dans HL, le nombre tapé, dans B et A, le résultat et dans C, le nombre + 200.  
Modifie: A,B,C,DE,HL
- DINCX (7215) incrémente le contenu de la position mémoire dont l'adresse est contenue dans HL (en décimal).  
Modifie A.
- DADDHLDE (7233) additionne les contenus de HL et DE (en décimal).  
Modifie: A,HL.
- DADDHH (7244) double le contenu de HL (en décimal)  
Modifie: A,HL.
- DSUBHL (7255) ôte au contenu de HL le contenu de DE.  
Modifie A,HL.
- COMPHL (7266) compare les contenus de HL et de DE.  
Modifie F,A.
- DINCHL (7274) incrémente le contenu de HL (en décimal).  
Modifie A,HL.

## LISTING DU MONITEUR MOZ86E

```

.TITLE MOZ86E.SR      ,JEN,021102
;770127...JEN 770430
;EXTENSION FOR MONITOR FOR Z80 ON DAUPHIN

;280
;LOC 6000
;Peripheral and parameter definitions
0 DIG0= 0
1 DIG1= 1
2 DIG2= 2
3 DIG3= 3
4 SELA= 4
5 SELS= 5
6 HP= 6
7 CLAR= 7

200 FULL= 200
37 MCLA= 37
7 MORG= 7
10 FKEY= 10
20 GKEY= 20

77 ZERO= 77
6 UN= 6
133 DELA= 133
117 TROIS= 117
146 QUATRE= 146
155 CINQ= 155
175 SIX= 175
7 SEPT= 7
110 EGAL= 110
100 MOINS= 100
167 LETA= 167
174 LETB= 174
130 LETC= 130
136 LETD= 136
171 LETE= 171
161 LETF= 161
70 LETL= 70
134 LETO= 134
163 LETP= 163
200 DOT= 200
323 QUIN= 323

0 ROM= 0
400 ROM1= 400
1000 ROM2= 1000
2000 ROMEX= 2000
6000 ROM6= 6000

1361 SIMU= ROM+361
1364 SALL= ROM+364
1376 SAUOPEN=ROM+376
1374 ADGO= ROM+374

45 INOC00= 45
50 INOC0= 50
55 INOC= 55
12 FONG= 12

; F-6 INPUT
; F-7 OUTPUT
; Orders: G-0 READ cassette
; G-1 WRITE according to PARR....
; G-2 REL relative address
; G-3 ABS absolute address
; G-4 TPLA test play on cassette
; G-5 THRITE write pattern
; G-6 RLORD
; FG-1 PUNCH addr=PUNCHlengthPUNCHstartAddress
; FG-2 LOTE
; FG-4 P471 Program 471
; FG-5 GET Move 471 content to RM
; FG-7 CHECKTUT addr=CHECKlengthCHECKanyCHECK

;*** DEFINITION:
1400 FROM= 1400
2000 LROM= 2000
400 L471= 400

25 SYN= 25
40 SPRB= 40
4 ERBO= 4
17 PRBO= 17
11 ZER0= 11
100 SYN= 100
10 BYL= 8
20 ENJ= 20
25 CDO= ENJ+5
33 CDZ= ENJ+11
10 CDF= ENJ+8
36 PUDR= 36
1 PRBO= 1

10 PR= 10 ;DATA INPUT
11 SPR= PR+1 ;STATUS INPUT
10 PP= PR
11 SPP= SPR
310 NOCE= 310 ;(B*4,no parity,x10)
5 ENBLE= 5 ;in end out
40 RTS= 40
2 DIR= 2
5 COTIND=ENBLE
100 ROTOC= 100

2 FLUP= 2 ;FLUP IS BIT 27
1 RNDY= 1
200 DSR= 200

```

## RELATIF - ABSOLU

RELATIVE and ABSOLUTE address calculation

117000 IMPOSSIBLE = 117000

```

006107 353 133 375 002 REL. LOAD DE,SAUOPEN
006113 067 SETC
006114 353 122 SDC HL,DE
006116 332 136 014 JUMP,LO REL1
006121 174 LOAD A,A
006122 267 OR A,A
006123 302 147 014 JUMP,NE LERROR
006126 175 LOAD A,L
006127 267 OR A,A
006130 372 147 014 JUMP,M1 LERROR
006133 303 152 014 JUMP MON1
006136 044 INC H
006137 302 147 014 JUMP,NE LERROR
006142 175 LOAD A,L
006143 267 OR A,A
006144 372 152 014 JUMP,M1 MON1
006147 041 000 236 LERROR: LOAD HL,IMPOSSIBLE
006150 267 MON1: CALL INOC0
006153 016 200 LOAD C,ROM
006155 303 012 000 JUMP FONG

006160 052 375 002 ASS. LOAD HL,SAUOPEN
006163 175 LOAD A,(HL)
006164 267 OR A,A
006165 000 000 LOAD D,R0
006167 362 174 014 JUMP,PL ASS1
006172 026 377 LOAD D,R377
006174 137 ASS1: LOAD E,A
006175 067 SETC
006176 353 132 RSDC HL,DE
006200 030 353 JUMP MON1

```

## PERFORATION

;PUNCH A TAPE IN PERFORATION ON A DISK

```

;--- CALL PERA ;PUNCH BYTE IN A
;--- CALL PERIC ;PUNCH WORD IN DE
; ; COMPUTE CHECKSUM IN C
; ; DO NOT CHANGE THE FLAGS

```

```

006202 173 PERDE: LOAD A,E
006203 315 207 014 CALL PERA
006206 172 LOAD A,D

```

```

006207 365 PERA: PUSH AF
006210 201 ADD A,C
006211 117 LOAD C,A
006212 333 011 OUTP: LOAD A,$P
006214 346 001 AND A,$READY
006216 050 372 JUMP,EQ OUTP
006220 361 POP AF
006221 323 010 LOAD $P,A
006223 323 006 LOAD $P,A
006225 311 RET

```

```

;--- CALL FORCE ;PUNCH A LEADER OF MAX 250 BYTES
200 LONGM: 200
0 CARACT: 0 ;LEADER CHARACTER

```

```

006226 076 000 FORCE: LOAD A,$CARACT
006229 006 200 LOAD B,$LONGM
006232 315 207 014 AND: CALL PERA
006236 040 372 DEC B
006240 311 JUMP,NE FORCE
RET

```

```

;--- CALL CHECKSUM; COMPUTE AND PUNCH LAST CHECKSUM

```

```

006241 171 CHECKSUM: LOAD A,C ;2'S COMPLEMENT OF C
006242 057 CPL A
006243 074 INC A
006244 315 207 014 CALL PERA
006247 311 RET

```

```

;--- CALL GETARG Get transfer arguments

```

```

006250 345 GETARG: PUSH HL
006251 041 000 030 LOAD HL,$14000 ;L
006254 357 CALL INOC
006256 345 PUSH HL
006258 041 000 025 LOAD HL,$13000 ;A
006261 357 CALL INOC
006262 301 POP BC
006263 321 POP DE
006264 311 RET

```

```

50 LONGLO: 50 ;STANDARD BLOCK LENGTH

```

```

;--- Punch program

```

```

006266 315 250 014 PUNCH: CALL GETARG
006270 042 374 002 LOAD RDGO,HL
006273 306 PUSH BC
006274 341 POP HL
006276 325 PUSH DE
006278 315 225 014 CALL FORCE

```

```

006301 016 000 BLOCK: LOAD C,$0 ;INIT CHECKSUM
006303 021 001 000 LOAD DE,$1
006306 315 202 014 CALL PERDE ;PUNCH TRAILER
006311 021 050 000 LOAD DE,$LONGLO
006314 175 RSUB: LOAD A,L
006316 223 SUB A,E
006318 157 LOAD L,A
006319 174 AND A,H
006320 232 SUBC A,D
006321 147 LOAD H,A
006322 332 332 014 JUMP,CC BLOC
006325 031 RED HL,DE ;NO GET OLD LENGTH AGAIN
006326 021 000 000 EX DE,$0 ;NO REPAIRING LENGTH
006328 353 DE,HL ;DE IS NOW THE BLOCK LENGTH

```

```

006332 345 BLOC: PUSH HL ;SAME REPAIRING LENGTH
006333 103 LOAD B,E ;SAME DATA BLOCK LENGTH
006334 353 EX DE,HL ;CORRECT BLOCK LENGTH IN DE
006336 021 006 000 LOAD DE,$B
006340 031 ADD HL,DE
006341 353 EX DE,HL
006342 315 202 014 CALL PERDE
006345 006 DEC B
006346 004 INC B
006347 050 025 JUMP,EQ LASTP
006351 341 POP HL
006352 321 POP DE
006353 315 202 014 CALL PERDE ;GET BLOCK ADDRESS

```

```

006356 032 BLOC: LOAD A,(DE)
006357 323 000 LOAD $D100,A
006361 023 INC DE
006362 315 207 014 CALL PERA
006365 005 DEC B
006366 040 366 JUMP,NE BLOC
006370 325 PUSH DE
006371 315 241 014 CALL CHECKSUM
006374 030 303 JUMP BLOC

```

```

006376 052 374 002 LASTP: LOAD HL,$RDGO
006401 353 EX HL,DE
006402 315 202 014 CALL FORCE
006405 315 241 014 CALL CHECKSUM
006410 315 220 014 CALL FORCE
006413 307 RET

```

## PROGRAMMATION

;Programmer

;--- Routines

```

INIT: LOAD A,$ALL
LOAD B,A
LOAD DE,$FROM
LOAD HL,$TEXT
RET

```

```

ERROR: LOAD A,$LEFT
LOAD $D100,A
JUMP ERROR

```

;--- Program

```

P471: LOAD A,L
LOAD $ALL,A
CALL INIT

```

```

P472: LOAD A,(DE)
OR A,A
JUMP,NE P474
INC DE
INC HL
DECJ,NE B,P472

```

```

P474: LOAD $D100,A ;if any wrong char, display it (*)
LOAD B,A
LOAD A,$CLA
AND A,$FULL
LOAD A,B
JUMP,E2 P474

```

```

CEZ: CALL INIT
CEZ: LOAD A,(DE) ;if not compatible, display address
LOAD C,A
LOAD A,(HL)
CPL A
AND A,C
JUMP,NE RETON
LOAD A,(DE) ;Try to program if not equal
CPL A,(HL)
JUMP,NE PROG

```

```

CEA: INC DE
INC HL
DECJ,NE B,CEZ

```

```

CEZ: CALL INIT
LOAD A,(DE)
CPL A,(HL)
JUMP,NE ERROR
INC DE
INC HL
DECJ,NE B,CEZ
RET

```

```

PROG: LOAD C,$1 ;Program 1 bit at a time
PROG: LOAD A,(HL)
AND A,C
JUMP,NE PROG
CPL A
LOAD C,$1
JUMP,CC PROG
JUMP CEA

```

```

RETON: CALL INOC
JUMP FORC

```

```

;--- Move ROM to RAM

```

```

SET: LOAD HL,$FROM
LOAD DE,$TEXT
LDR HL,$END
RST

```

```

;--- Check total of ROM : Type length

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

;--- Check total of ROM : Type length

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

CHECK: CALL GETARG
LOAD HL,$0
DEC: LOAD A,(DE)
AND A,L
LOAD L,A
JUMP,C CHECK
INC H
INC DE
DEC BC
LOAD A,B
OR A,C
JUMP,NE CHECK
JUMP RETON

```

```

;Already in ROM, included for compatibility with ROM01 with interrupt

```

```

FOUR: LOAD $D100,HL
F2: LOAD HL,$13000 ;LETR
CALL INOC
LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
LOAD A,$D100
CALL $100
LOAD HL,$0
CPL HL
POP DE
POP DE
POP DE
LOAD DE,$D100
PUSH DE
JUMP INOC

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```

```

FIN: LOAD D,$000
LOAD H,$011
PUSH HL
PUSH DE
CALL $100
LOAD L,A
LOAD H,$020 ;Signe
JUMP FINE

```



## LECTURE BANDE TELEX

;PAPER LOGGER IN TELEX MODE  
;Derived from MicroScope B listing

```

3D  MCK: 3D      ;5 low bytes are significant
17  MTEL: 17     ;4 bits for a digit
16  BEGIN: 16    ;Block beginning character

;--- Routines
;--- GETCHR      ;Read a character

006605 333 011  GETCHR: LOAD  A,SPR
006607 346 002      RD  A,IFULP
006671 050 372      JMP,EO GETCHR
006673 333 010      LOAD  A,SPR
006675 323 000      LOAD  SPR,A      ;Echo on Imp-loudspeaker
006677 311          RET

;--- CALL GETDIGIT
;      Read character and mask

006700 315 265 015 GETDIGIT: CALL  GETCHR
006703 017      RD  A
006704 346 017      RD  A,MTEL
006706 311      RET

;--- GETBYTE      ;Get a byte and add checksum in C
;                  ;Flags depends on checksum

006707 315 300 015 GETBYTE: CALL  GETDIGIT
006712 007      RL  A      ;Mask result or check if carry clear if
006713 007      RL  A      ;RLC instruction must be used
006714 007      RL  A
006715 007      RL  A
006716 127      LOAD  D,A      ;Save shifted digit in A
006717 315 300 015 OR  A,D      ;OR A,B is also good for moving high half of D int
006720 002      ;Save A during checksum calculation
006721 201      ADD  A,C
006723 117      LOAD  C,A
006725 172      LOAD  A,D
006727 311      RET

;---- Loader program

006730 315 265 015 LODEL: CALL  GETCHR ;Wait for begin character
006733 346 037      RD  A,SPR
006735 376 016      COMP A,HEGIN
006737 040 367      JMP,NE LODEL

006741 016 003      LOAD  C,00      ;Init checksum
006743 315 307 015 CALL  GETBYTE ;Get address
006746 323 000      LOAD  SDIG0,A
006750 147      LOAD  H,A
006751 315 307 015 CALL  GETBYTE
006754 157      LOAD  L,A
006755 315 307 015 CALL  GETBYTE ;Get byte count
006760 107      LOAD  B,A
006761 267      OR  A,A      ;Last block?
006762 312 007 016 JMP,EO L-1,007

006765 315 307 015 DATA: CALL  GETB...
006770 323 001      LOAD  SDIG1,A
006772 167      LOAD  CHJ,A
006773 043      INC  H
006774 020 367      DECJ,NE B,DATA

006776 315 307 015 CALL  GETBYTE ;Checksum good?
006781 323 002      LOAD  SDIG2,A
006783 312 301 014 JMP,EO BLOCK
006786 307      TERROR: CALL  0      ;Return to DAUPHIN monitor

007007 315 307 015 LABLOCK: CALL  GETBYTE ;Checksum good?
007012 323 003      LOAD  SDIG3,A
007014 040 370      JMP,NE TERROR
007016 351      JMP  (HL)      ;Jump to loaded program

```

## ROUTINES DECIMALES

177	HUIT=	177				007172 171																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																												
-----	-------	-----	--	--	--	------------	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

