



Septième partie: INTERFACE DISPLAY

INTRODUCTION

La télévision est un périphérique très puissant et bon marché. Toute information digitale peut être visualisée sur son écran, avec une résolution maximale de 300 fois 300 points. Dans la pratique, on se restreint à un nombre plus limité de points ou de combinaisons de points représentant des caractères, à cause de la nécessité de rafraîchir l'information 50 fois par seconde et de la grande capacité mémoire qui serait nécessaire pour mémoriser tant de bits.

SIGNALS DU TELEVISEUR

Dans une télévision, deux générateurs de rampe dévient un spot dont l'intensité est modulée. La première rampe déplace le spot horizontalement et revient rapidement. La période est de $64 \mu s$ (15,625 kHz), le quart de cette durée étant utilisé par le retour de trace.

La deuxième rampe déplace le spot verticalement avec une période de 20 ms (50 Hz). Ainsi, 312 lignes horizontales sont définies sur l'écran, et si l'impulsion de retour vertical est donnée au milieu de la 313ème ligne, le prochain balayage est décalé d'une demi ligne vers le haut, ce qui définit le standard usuel de 625 lignes.

L'interface alphanumérique d'un système microordinateur ne nécessite pas une résolution de 625 lignes; 312 lignes suffisent, simplifiant l'interface. Il y a 3 signaux de contrôle. Le flanc positif de l'impulsion horizontale H déclenche le retour du spot. La durée minimale de H dépend du moniteur. Nous supposons ici que H est actif durant le retour du spot (rien à visualiser sur l'écran). La fréquence de H a une tolérance qui dépend du moniteur et peut s'élèver à 10%.

Le flanc positif de l'impulsion de synchronisation verticale V déclenche le retour vertical du spot. Les impulsions H et V sont indépendantes l'une de l'autre. Comme dans le cas de H, le spot doit aussi être inhibé aussi longtemps que V est à l'état "1".

Le signal de modulation d'intensité Z est un signal binaire dans le cas d'un display digital. La figure 1 illustre l'exemple d'un balayage de 10 lignes.

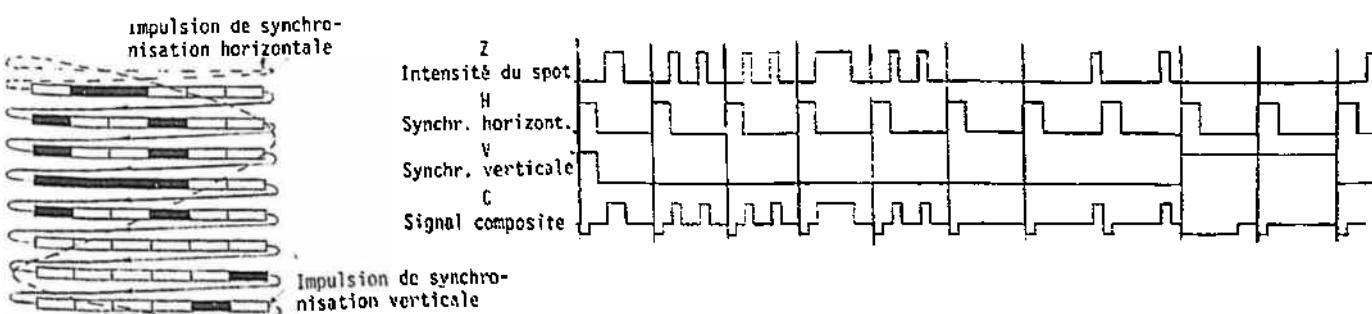


Fig. 1. Signaux de contrôle pour un display simplifié avec un balayage de 10 lignes, montrant 6x8 points.

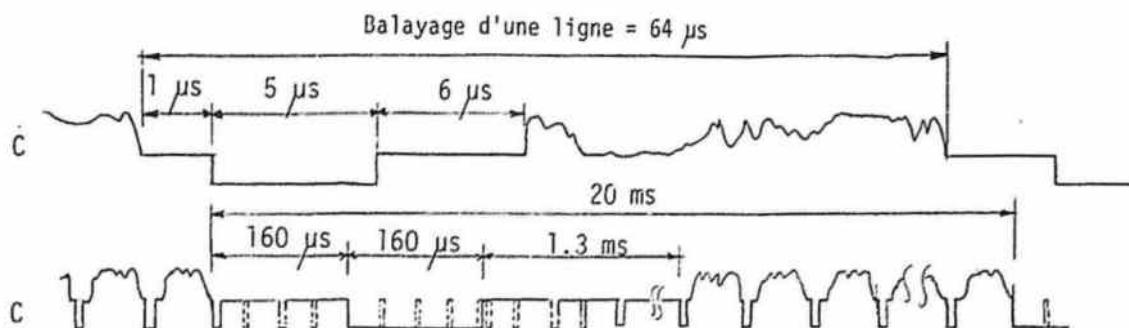


Fig. 2. Impulsions de synchronisation sur un signal vidéo composite. Les impulsions de pré- et post-égalisation n'ont pas à être générées dans le cas d'un display digital.

Les trois signaux H, V et Z sont directement accessibles sur les moniteurs vidéo fabriqués pour des applications digitales. La plupart des moniteurs TV nécessitent un signal composite C avec des contraintes plus strictes concernant les durées et les moments où les impulsions de synchronisation doivent intervenir (Fig. 2). Le signal à entrer sur l'antenne d'une télévision standard est équivalent à la modulation haute-fréquence du signal composite.

La résolution horizontale de l'écran (nombre maximum de points par ligne) est limitée par la largeur de bande de l'amplificateur et du tube TV. La fréquence maximale est d'environ 5 MHz pour une TV standard et 10 MHz pour un moniteur digital.

GENERATEUR DE CARACTERES

Comme nous l'avons vu sur la Fig. 1, un caractère alphanumérique peut être généré par une modulation adéquate du signal Z. Dans la pratique, on utilise des circuits intégrés génératrices de caractères. Ce sont des mémoires pré-programmées qui font correspondre à chaque code ASCII un ensemble de points représentant la lettre, générés sur la ligne Z.

Le paramètre important est le temps d'accès, c'est à dire le temps nécessaire pour générer la lettre à partir du dernier changement d'adresse.

Il faut trouver le meilleur compromis entre la densité de caractères, la lisibilité de chaque caractère et la simplicité des circuits de contrôle. Pour une bonne lisibilité, chaque caractère doit être entouré de suffisamment d'espace.

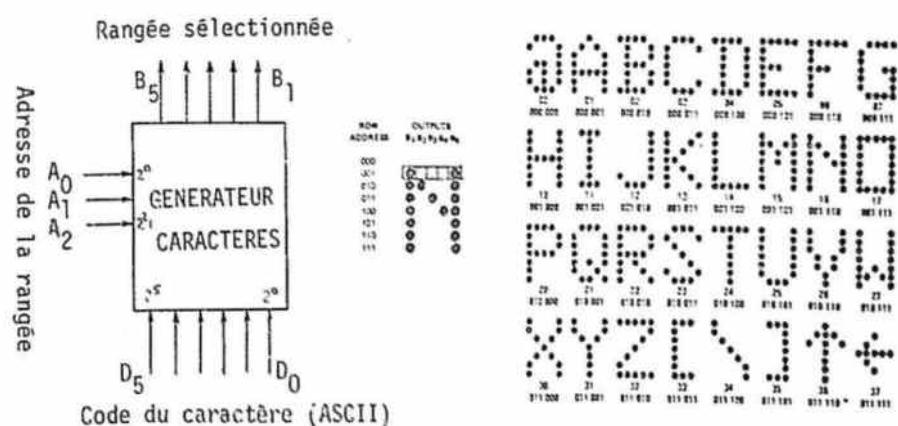


Fig. 3. Exemple de générateur de caractères 5x7.

Une chaîne de division génère les signaux nécessaires. Le premier diviseur dépend du nombre de points par ligne de chaque caractère. Le deuxième diviseur compte le nombre de caractères par balayage, y compris les caractères fictifs qui ne sont pas visualisés pendant le retour de spot. La synchronisation horizontale et l'impulsion d'effacement H sont générées par ce compteur.

Le compteur suivant de la chaîne compte le nombre de balayages pour une ligne complète de caractères, y compris les lignes de séparation. Le dernier compteur détermine le nombre de lignes de texte sur l'écran, y compris les lignes non visualisées durant le retour du spot vertical, lorsque le signal V est actif.

Le nombre total de balayages devrait être 312 avec une télévision européenne. La plupart des moniteurs sont tolérants concernant cette valeur, et les moniteurs numériques acceptent de 280 à 330 lignes, avec des fréquences de 45 à 60 Hz.

Pour afficher les caractères successifs, on pourrait utiliser un multiplexeur contrôlé par le premier compteur. Il est plus simple de charger un registre à décalage au moment où tous les bits correspondant à une ligne sont disponibles à la sortie du générateur de caractères, et de transmettre ensuite ces bits sur la ligne Z à la fréquence des points (Fig. 4). L'inhibition du signal Z durant les retours horizontaux et verticaux peut se faire au moyen d'une logique adéquate sur la sortie du registre à décalage ou sur la ligne de contrôle LOAD. Les sorties Q et R du compteur correspondent aux adresses du caractère sur l'écran. En reliant directement les signaux de sortie Q, R, S au registre à décalage, sans aucun générateur de caractères, on fait apparaître un motif régulier sur l'écran, très utile pour dépanner le système.

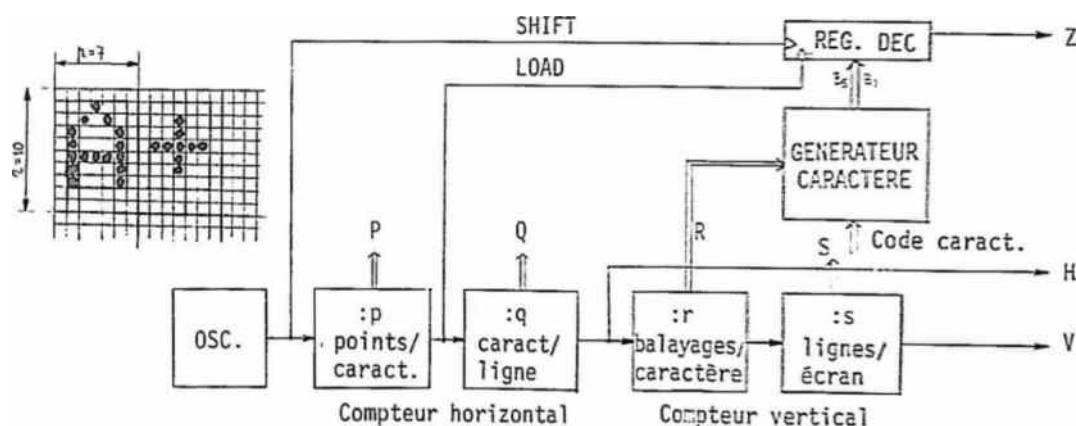


Fig. 4. Schéma-bloc de la chaîne de division et du générateur de caractères.

GENERATION D'UNE PAGE DE TEXTE

Une page de texte est mémorisée dans une mémoire locale spéciale. Les caractères sont transmis au display en parallèle, selon le code ASCII (Fig. 5).

En général les aiguillages de contrôle de la mémoire de texte sélectionnent le display et les contenus de la mémoire sont transférés au générateur de caractères en synchronisation avec les compteurs. Si le processeur doit lire ou modifier une position dans la mémoire de texte, il contrôle les interrupteurs de son côté et fait le transfert. Si le transfert se produit lorsque le spot est sur une partie visible de l'écran, il se produit une petite perturbation (pour l'éviter, il ne faut permettre l'accès à la mémoire de texte uniquement durant le retour de spot).

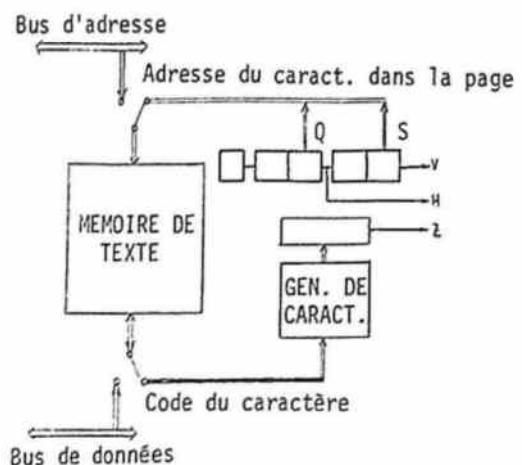


Fig. 5. Organisation de la mémoire du display.

INTERFACE GRAPHIQUE SIMPLE

Une mémoire de 256x8 points permet d'afficher 2048 points sur un écran, selon une grille de 64x32 points. Le générateur de caractères n'est pas nécessaire puisque chaque bit de la mémoire est directement affiché sans transformation. La figure 6 donne le schéma bloc de ce type d'affichage. Chaque point est formé de 8 balayages successifs, afin de lui donner une forme grossièrement carrée.

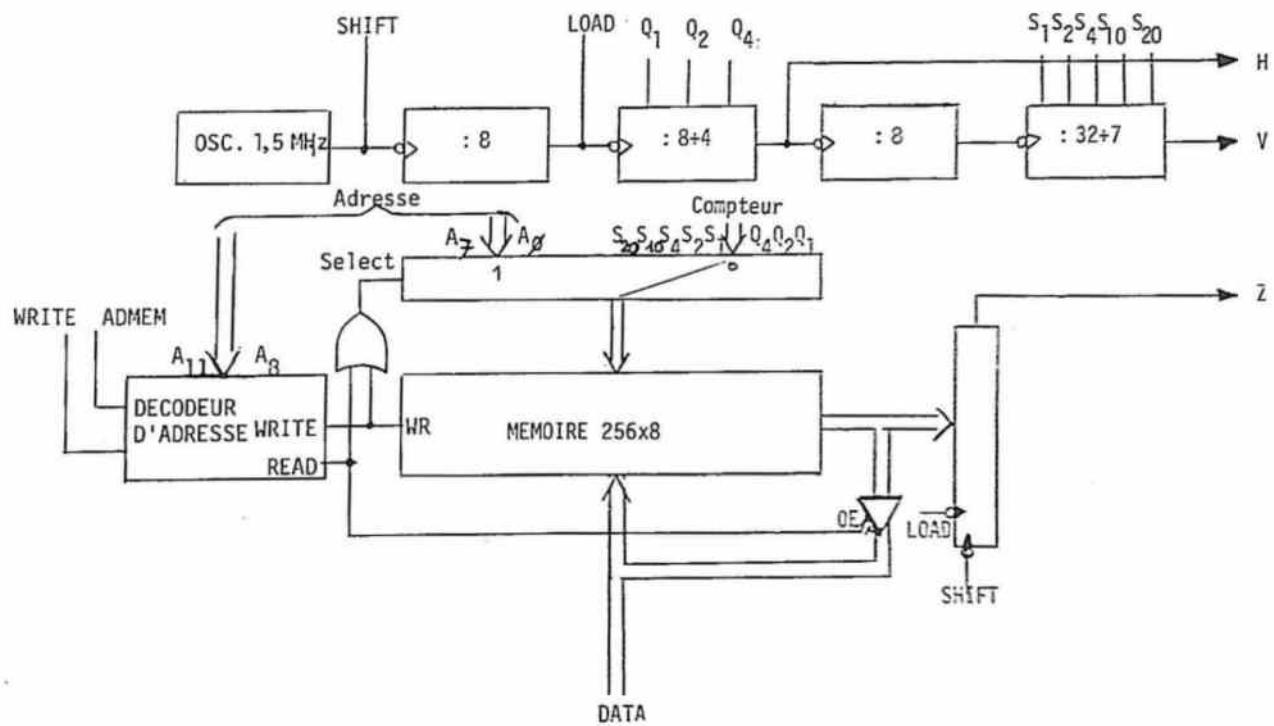


Fig. 6. Schéma bloc fonctionnel d'un affichage graphique simple.

Il y a avantage à utiliser des mémoires avec des entrées et sorties de données séparées. Une porte 3 états est nécessaire pour relire le contenu d'une position affichée. Lorsque le processeur sélectionne la mémoire, l'écran affiche le caractère sélectionné (lu ou écrit) quelle que soit la position du spot.

EXPLICATION DU SCHEMA DE L'INTERFACE GRAPHIQUE ET TEST

La disposition du schéma correspond très sensiblement à la disposition de la figure 6.

La chaîne de compteurs fournit les signaux de synchronisation pour la mémoire et la TV. Les sorties Z, H, \bar{V} peuvent contrôler directement un moniteur digital Ball Brother, MDS, INELCO, etc.

La sortie composite permet de contrôler un moniteur Sanyo, Sony, etc, ou une télévision modifiée. Un modulateur HF peut être branché entre cette prise et la prise antenne d'une TV ordinaire.

Deux potentiomètres permettent le réglage du centrage de l'image (vers la prise DIN) et deux autres (vers le quartz) règlent le niveau de synchronisation et l'amplitude du signal composite.

Le décodeur d'adresse sélectionne l'adresse 1400. Une adresse quelconque peut être choisie grâce aux jumpers, et il est possible de placer plusieurs de ces plaques et plusieurs écrans sur un seul DAUPHIN, avec les adresses différentes pour chaque plaque naturellement (attention à la charge du bus).

Les aiguillages, la mémoire et le sérialiseur se trouvent au centre du schéma. Une impulsion retardée d'écriture est fabriquée par une porte ET, et le chargement du registre série est inhibé lorsque la mémoire est sélectionnée (avec un retard supplémentaire grâce à une porte OU). Ceci évite que lorsque la mémoire est sélectionnée par le processeur, un trait apparaisse sur l'écran. En fait le trait existe, mais sous forme d'absence d'intensité, moins visible si l'écran comporte une image peu dense.

Pour le dépannage, vérifier dans l'ordre

- l'oscillation à 3,072 MHz et 1,5 MHz
- les signaux NOH et NOV, puis H, \bar{V}
- l'écriture et la lecture correcte en mémoire à l'adresse 1400
- le signal Z et le signal composite.

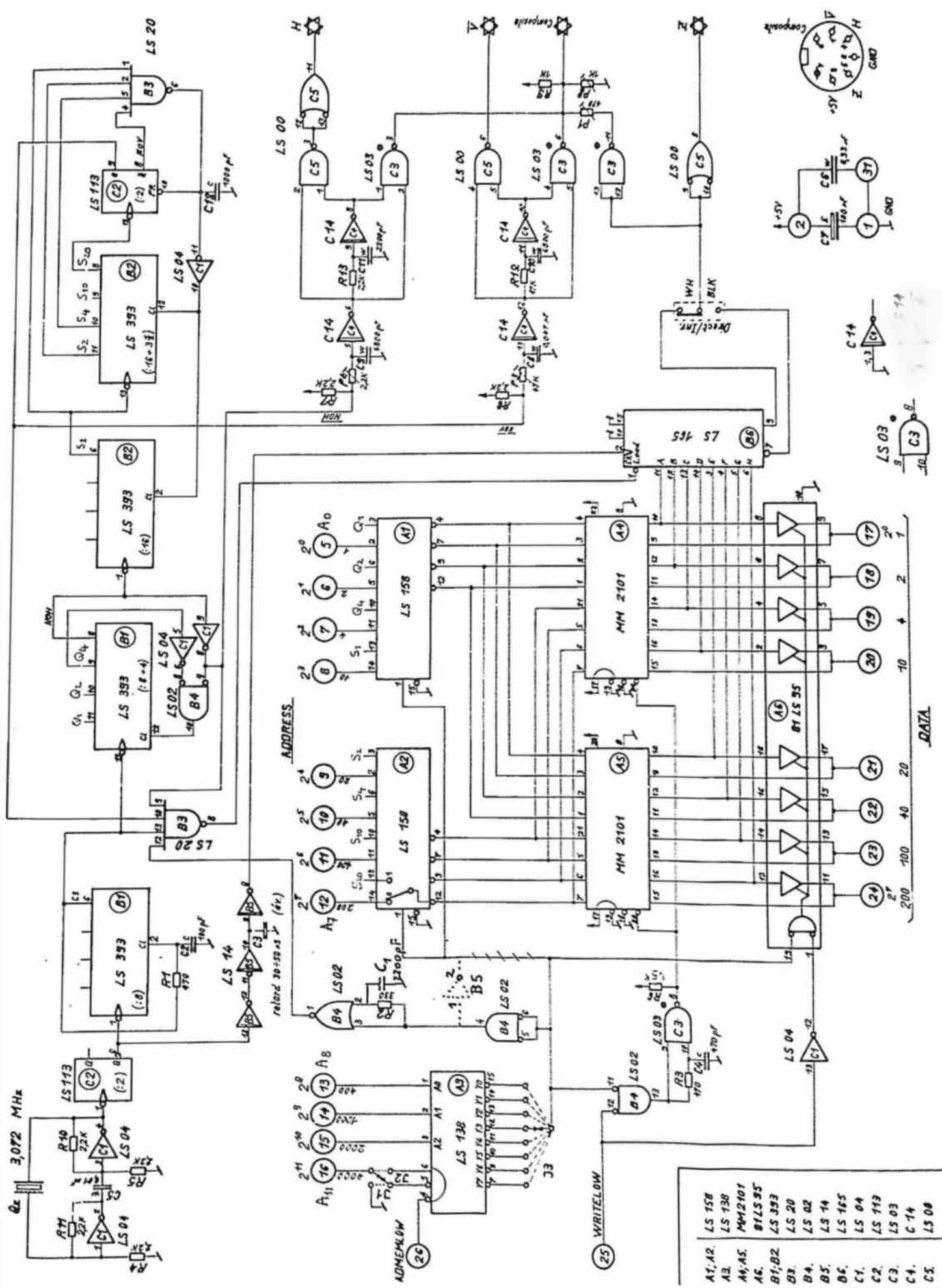
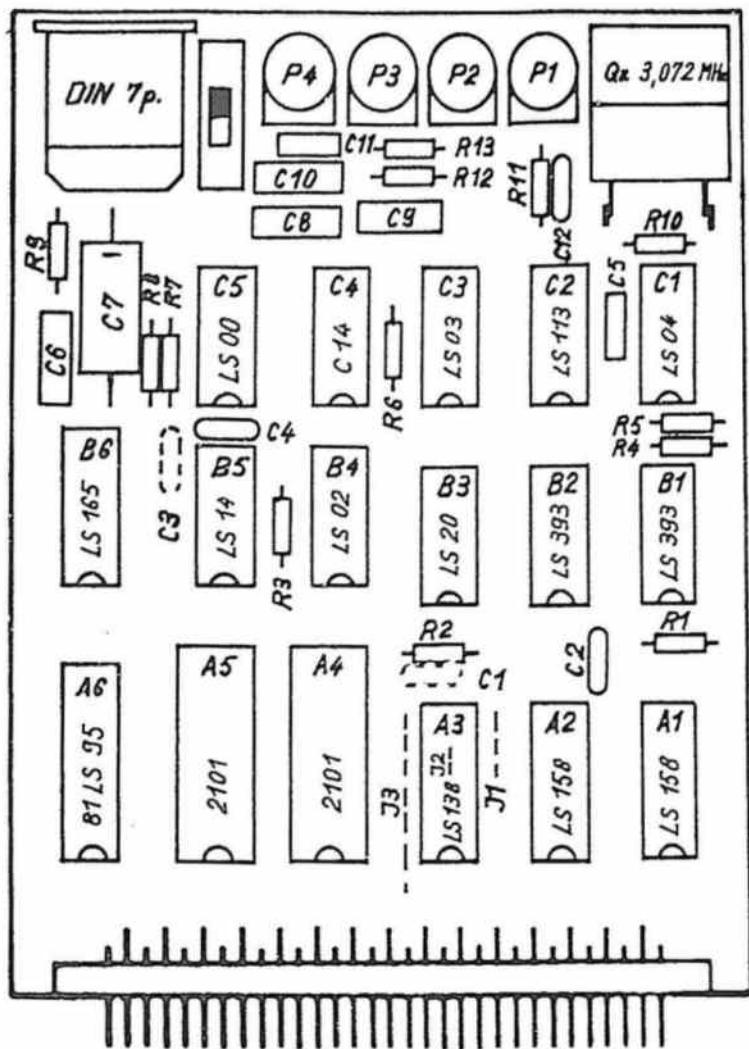


Schéma de l'interface display graphique



R1 - 470

R2 - 330

R3 - 470

R4 - 2,2K

R5 - 22K

RG - 7,5 K

R7-2,2K

R8 - 2,2K

RG - 1K

R 10-2,2h

R11-22N

R12-47K

R13-2,2H

C1 - 2200 pF/c

$$C2 = 100 \mu F/C$$

C3 év.

C4 - 470 pF/C

C5 - Q01 xF/W

CS = 0,33 x F/W

C7 - 100 x F/E

CB = 0,047 mF/m

CG - 6800 pF/w

C10 - 6800 pF/W

C11 = 2200 pF/

P1-470

P2 - 1K

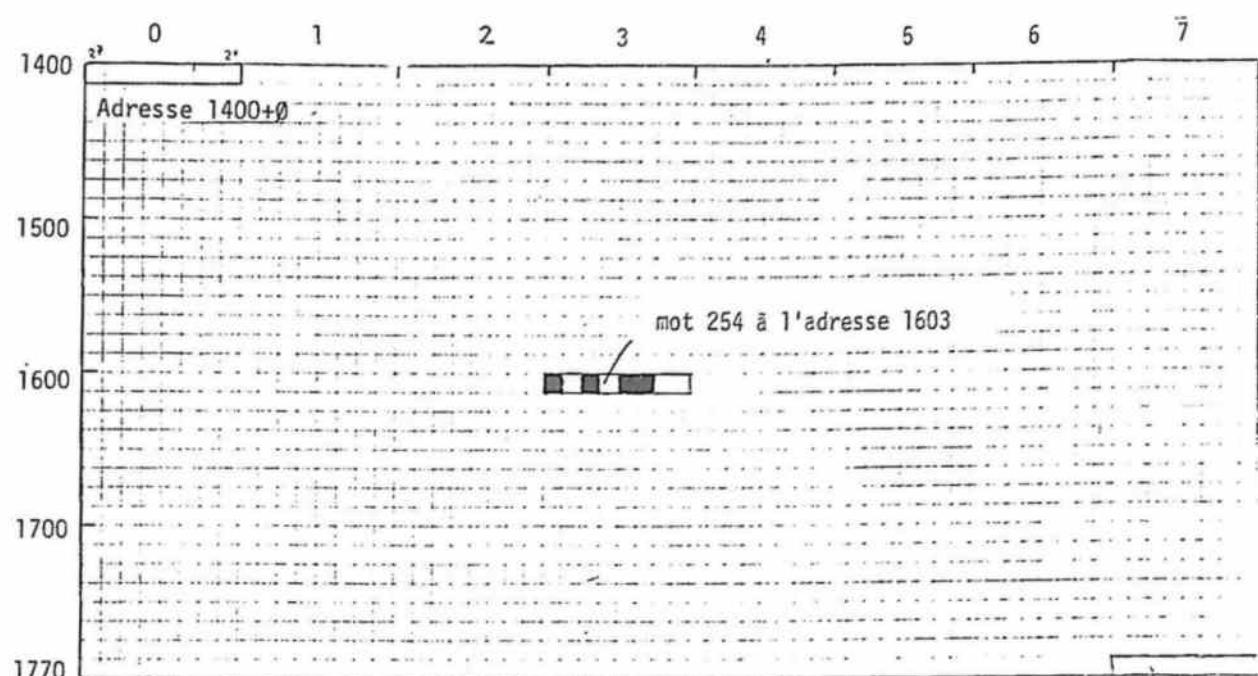
P3 - 47K

P4 - 2,24

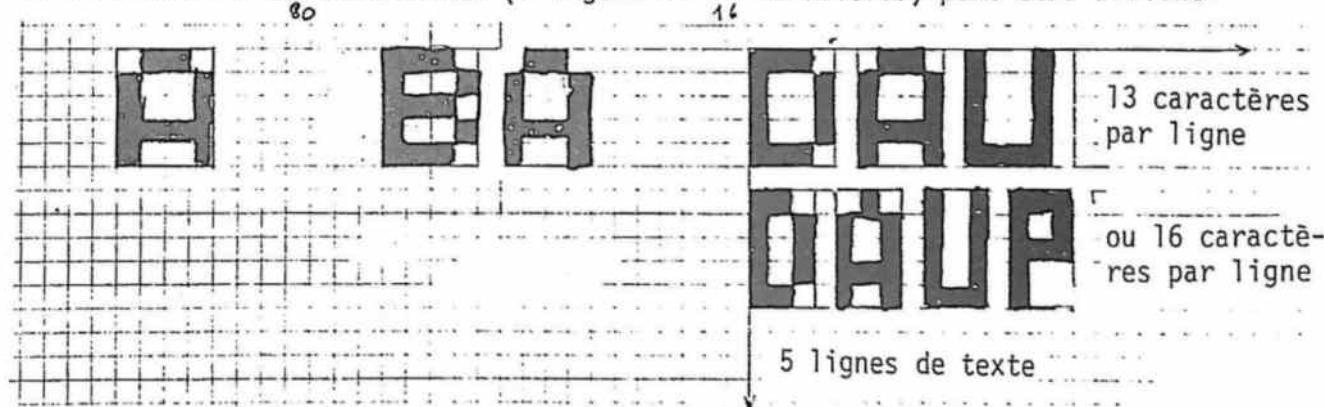
Implantation de la carte display graphique

UTILISATION DU DISPLAY GRAPHIQUE

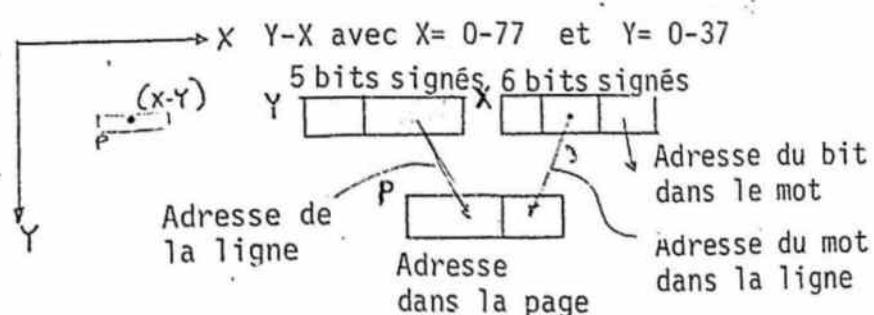
Le display se comporte comme une mémoire (adresse 1400) qui montre les groupes de 8 bits selon les segments horizontaux. Au total 64 points par ligne (8 mots) et 32 lignes de points.



Sur cet écran peuvent apparaître des figures simples, mobiles à une vitesse dépendant du temps de calcul des points suivants. Un générateur de caractères peut être mis dans la mémoire principale (utilise 160. mots pour 64. caractères 4x5) et un texte de 65 caractères (5 lignes de 13 caractères) peut être affiché.



En mode graphique, il y a avantage à faire correspondre à chaque point une adresse.



PROGRAMME

Le programme suivant permet de déplacer le spot (avec ou sans trace) selon les indications inscrites sur les touches.

```

.TITLE CRA80.SR
:DIMITRIJEVIC 770518
:JDN 770603/770614

.Z80

001000      .LOC    1000
30      MFRAP = 30
20      MWRITE = 20
20      DEL = 20
7       CLA = 7
7       MDEPL = 7

1400      DISP = 1400
1360      STACK= 1360
370      MLIGNE = 370
7       MMOT = 7

001000 041 000 003      CLEAR: LOAD  HL, #DISP
001003 066 000      CL2: LOAD  (HL), #0
001005 054      INC   L
001006 040 373      JUMP, NE CL2
001010 001 020 040      LOAD  BC, #40*400÷20
001013 061 360 002      DESSIN: LOAD  SP, #STACK
001016 315 127 002      CALL  XY
001021 333 007      DES2: LOAD  A, SCLA
001023 267      OR    A, A
001024 362 021 002      JUMP, SC DES2
001027 376 377      COMP  A, #377
001031 050 345      JUMP, EQ CLEAR
001033 137      LOAD  E, A
001034 346 030      AND   A, #MFRAP
001036 050 361      JUMP, EQ DES2
001040 137      LOAD  E, A
001041 346 020      AND   A, #MWRITE
001043 302 052 002      JUMP, NE WRITE
001046 067      SETC
001047 315 127 002      CALL  XY
001052 333 007      WRITE: LOAD  A, SCLA
001054 346 007      AND   A, #MDEPL
001056 137      LOAD  E, A
001057 315 070 002      CALL  DEPLACE
001062 267      OR    A, A
001063 315 127 002      CALL  XY
001066 030 331      JUMP  DES2

001070 041 107 002      DEPLACE: LOAD  HL, #TABX
001073 031      ADD   HL, DE
001074 176      LOAD  A, (HL)
001075 200      ADD   A, B
001076 107      LOAD  B, A
001077 041 117 002      LOAD  HL, #TABY
001102 031      ADD   HL, DE
001103 176      LOAD  A, (HL)
001104 201      ADD   A, C
001105 117      LOAD  C, A
001106 311      RET

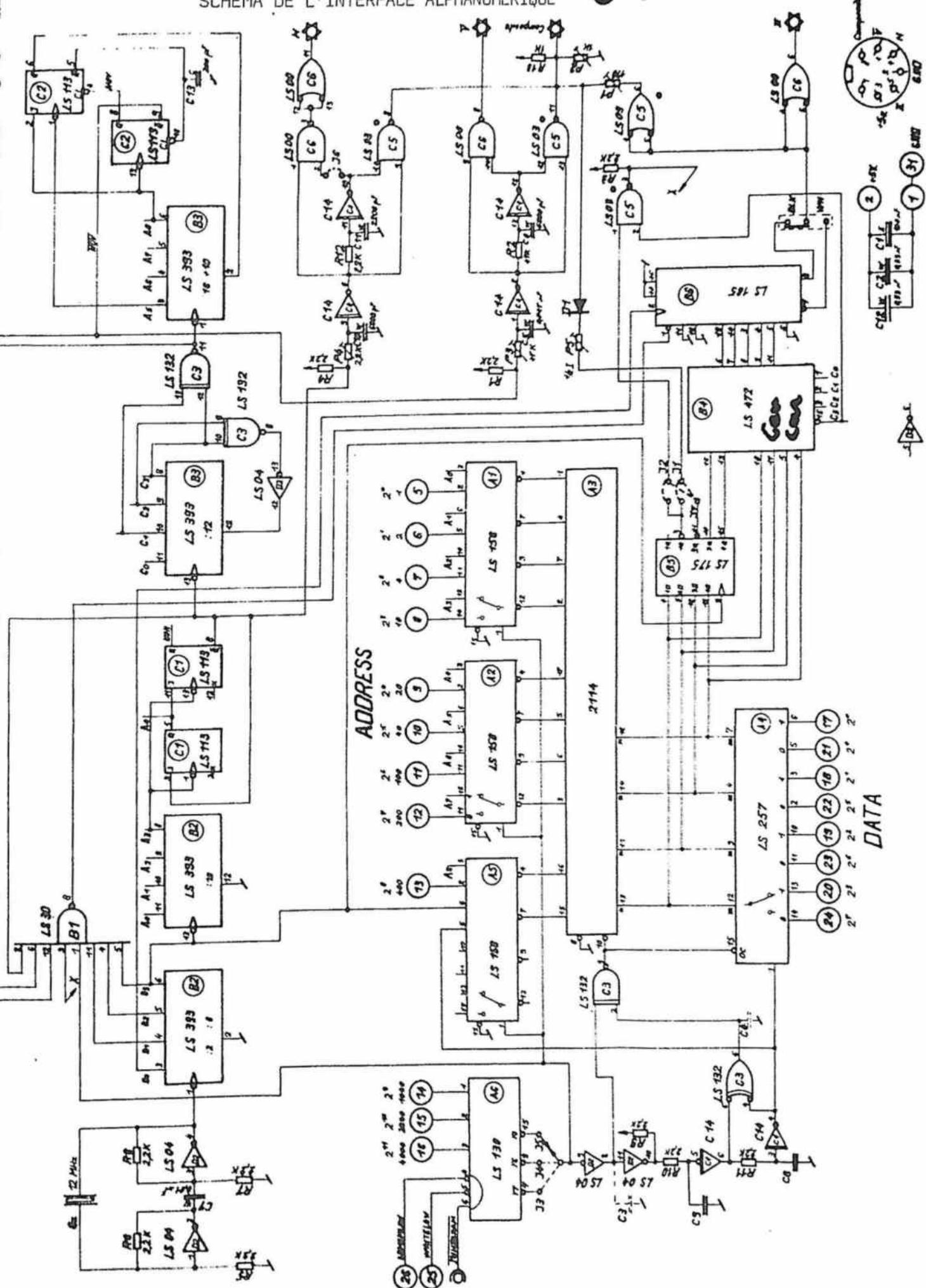
```

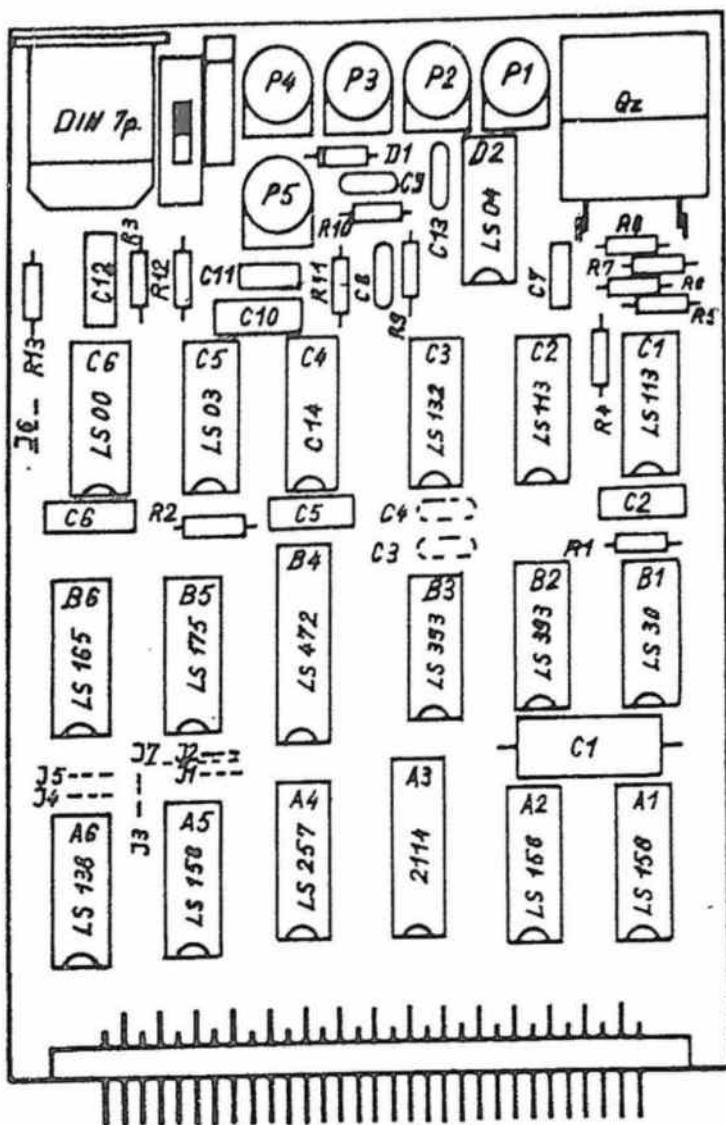
001107 001 377 000 001	TABX:	.BYTE	1,377,0,1,377,377,0,1
001113 377 377 000 001			
001117 000 001 001 001	TABY:	.BYTE	0,1,1,1,0,377,377,377
001123 000 377 377 377			
001127 332 145 002	XY:	JUMP, CS	EFFACE
001132 315 164 002		CALL	COORDON
001135 041 000 003		LOAD	HL, #DISP
001140 031		ADD	HL, DE
001141 266		OR	A, (HL)
001142 303 156 002		JUMP	CHARGE
001145 315 164 002	EFFACE:	CALL	COORDON
001150 057		CPL	A
001151 041 000 003		LOAD	HL, #DISP
001154 031		ADD	HL, DE
001155 246		AND	A, (HL)
001156 041 000 003	CHARGE:	LOAD	HL, #DISP
001161 031		ADD	HL, DE
001162 167		LOAD	(HL), A
001163 311		RET	
001164 171	COORDON:	LOAD	A, C
001165 007		RL	A
001166 007		RL	A
001167 007		RL	A
001170 346 370		AND	A, #MLIGNE
001172 137		LOAD	E, A
001173 170		LOAD	A, B
001174 017		RR	A
001175 017		RR	A
001176 017		RR	A
001177 346 007		AND	A, #NMOT
001201 203		ADD	A, E
001202 137		LOAD	E, A
001203 170		LOAD	A, B
001204 346 007		AND	A, #NMOT
001206 325		PUSH	DE
001207 137		LOAD	E, A
001210 041 217 002		LOAD	HL, #TABLE
001213 031		ADD	HL, DE
001214 176		LOAD	A, (HL)
001215 321		POP	DE
001216 311		RET	
001217 200 100 040 020	TABLE:	.BYTE	200,100,40,20,10,4,2,1
001223 010 004 002 001			

1000 .END CLEAR
 09/12/77 19.45.48 ASSEMBLAGE CORRECT.

6 bit ASCII

SCHEMA DE L'INTERFACE ALPHANUMERIQUE





$R1 - 2,2K$	$C1 - 100 \mu F/E$	$P1 - 470$
$R2 - 47K$	$C2 - 0,33 \mu F/W$	$P2 - 1K$
$R3 - 2,2K$	$C3 -$	$P3 - 47K$
$R4 - 2,2K$	$C4 -$	$P4 - 2,2K$
$R5 - 2,2K$	$C5 - 0,007 \mu F/W$	$P5 -$
$R6 - 2,2K$	$C6 - 6800 PF/W$	
$R7 - 2,2K$	$C7 - 0,01 \mu F/W$	
$R8 - 2,2K$	$C8 -$	
$R9 - 2,2K$	$C9 -$	
$R10 - 2,2K$	$C10 - 6800 PF/W$	
$R11 - 2,2K$	$C11 - 8200 PF/W$	
$R12 - 2,2K$	$C12 - 0,33 \mu F/W$	
$R13 - 1K$	$C13 - 200 \mu F/c$	

D1 -

IMPLANTATION DE L'INTERFACE ALPHANUMÉRIQUE

UTILISATION DU DISPLAY ALPHANUMERIQUE

La carte Display alphanumérique permet de visualiser sur un écran tous les caractères de la liste ASCII ci-après (p. 7-14).

Cette plaque possède sa propre mémoire de type 2114 (1024 x 4 bits), ce qui implique un multiplexage pour obtenir les 7 bits nécessaires au code ASCII.

Les adresses correspondantes se trouvent de 0 à 777. Il est ainsi possible d'écrire 512 caractères sur l'écran soit 16 lignes de 32 caractères chacune. Remarquons que ces adresses sont déjà utilisées par le programme Moniteur. Cette double présence de mémoire sur chaque adresse est possible du fait que le programme Moniteur est utilisé en lecture par le processeur, alors que la mémoire du display n'est employée qu'en écriture. Le signal WRITELOW permet de différencier ces deux blocs de mémoire. Notons encore que cet artifice ne permet pas de tester un caractère déjà présent sur l'écran.

D'autre part, il est possible de déplacer le display sur d'autres adresses à l'aide des jumpers J3 ou J4 soit dès l'adresse 6000 respectivement 7000.

Les jumpers J1, 2 et 7 permettent de créer une demi-intensité sur l'écran ainsi que de souligner les caractères.

La demi-intensité est réglable par le potentiomètre P5.

Un DAUPHIN Z80, complété par un interface display alphanumérique et un clavier ASCII permet de travailler en BASIC (voir notice BASIC).

CODES ASCII

Parity	Octal	Character	Key (Teletype)		Parity	Octal	Character	Parity	Octal	Character	Parity	Octal	Character
0	000	NUL	CTRL I P	Null, tape feed	200	040	SP	200	100	Ø	0	140	'
200	001	SOH	CTRL A	Start of heading, (SOM, start of message)	0	041	!	0	101	A	200	141	a
200	002	STX	CTRL B	Start of text, (EGA, end of address)	0	042	"	0	102	B	200	142	b
0	003	ETX	CTRL C	End of text, (EOM, end of message)	200	043	#	200	103	C	0	143	c
200	004	EOT	CTRL D	End of transmission (end)	0	044	\$	0	104	D	200	144	d
0	005	ENQ	CTRL E	Enquiry (ENQRY), (WRU, "who are you?")	200	045	%	200	105	E	0	145	e
0	006	ACK	CTRL F	Acknowledge, (RU, "Are you?")	200	046	&	200	106	F	0	146	f
200	007	BEL	CTRL G	Ring the bell	0	047	'	0	107	G	200	147	g
200	010	BS	CTRL H	Backspace, (FED, format effector)	0	050	(0	110	H	200	150	h
0	011	HT	CTRL I	Horizontal tab (TAB)	200	051)	200	111	I	0	151	i
0	012	LF	CTRL J	Line feed or line space (LINE FEED)	200	052	*	200	112	J	0	152	j
200	013	VT	CTRL K	Vertical tab (VTAB)	0	053	+	0	113	K	200	153	k
0	014	FF	CTRL L	Form feed to top of next page (PAGE)	200	054	,	200	114	L	0	154	l
200	015	CR	CTRL M	Carriage return to beginning of line (CR)	0	055	-	0	115	M	200	155	m
200	016	SO	CTRL N	Shift out, changes ribbon color to red	0	056	.	0	116	N	200	156	n
0	017	SI	CTRL O	Shift in, changes ribbon color to black	200	057	/	200	117	O	0	157	o
200	020	DLE	CTRL P	Data link escape	0	060	Ø	0	120	P	200	160	p
0	021	DC1	CTRL Q	Device control 1 (X ON, reader on)	200	061	1	200	121	Q	0	161	q
0	022	DC2	CTRL R	Device control 2 (AUX ON, auxiliary on)	200	062	2	200	122	R	0	162	r
200	023	DC3	CTRL S	Device control 3 (X OFF, reader off)	0	063	3	0	123	S	200	163	s
0	024	DC4	CTRL T	Device control 4 (AUX OFF, auxiliary off)	200	064	4	200	124	T	0	164	t
200	025	NAK	CTRL U	Negative acknowledge, (ERR, error)	0	065	5	0	125	U	200	165	u
200	026	SYN	CTRL V	Synchronous idle (SYNC)	0	066	6	0	126	V	200	166	v
0	027	ETB	CTRL W	End of transmission block	200	067	7	200	127	W	0	167	w
0	030	CAN	CTRL X	Cancel (CANCIL)	200	070	8	200	130	X	0	170	x
200	031	EM	CTRL Y	End of medium	0	071	9	0	131	Y	200	171	y
200	032	SUB	CTRL Z	Substitute	0	072	:	0	132	Z	200	172	z
0	033	ESC	CTRL + K	Escape, prefix	200	073	:	200	133	~	0	173	~
200	034	FS	CTRL + L	File separator	0	074	<	0	134	\	200	174	\
0	035	GS	CTRL + M	Group separator	200	075	=	200	135]	0	175	}
0	036	RS	CTRL + N	Record separator	200	076	>	200	136	!	0	176	~
200	037	US	CTRL + O	Unit separator	0	077	?	0	137	↔	200	177	DEL

.TITLE LETR.CH

; ECRIT L'ALPHABET SUR DAUPHIN

NBLETR = 26. ;NOMBRE DE LETTRES (EN DECIMAL)

ADECRAN = 0

FINECRAN= ADECRAN+512.

POS = ADECRAN+100 ;ADRESSE DU DEBUT DE LA 4EME LIGNE

CODE = 'A ;CODE ASCII DE LA LETTRE A

SPACE = 40

PROG = 51000 ;DEBUT DU PROGRAMME

.LOC PROG

INIT: LOAD HL, #ADECRAN

IN1: LOAD (HL), #SPACE

INC HL

LOAD A, H

COMP A, #FINECRAN/400

JUMP, NE IN1

PREP: LOAD B, #NBLETR

LOAD HL, #POS

LOAD A, #CODE

TRACE: LOAD (HL), A

INC HL

INC A

DECJ, NE B, TRACE

JUMP B

;TRAP



Huitième partie: INTERFACE PARALLÈLE

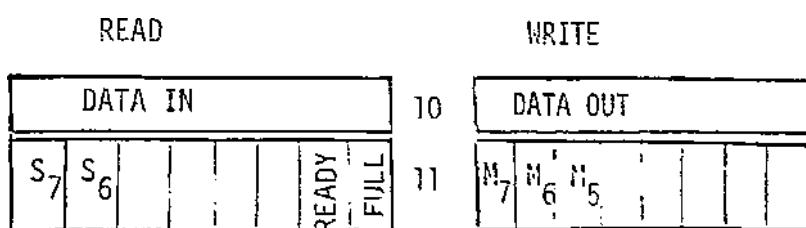
INTRODUCTION

L'interface parallèle est un interface très complet comportant les parties suivantes:

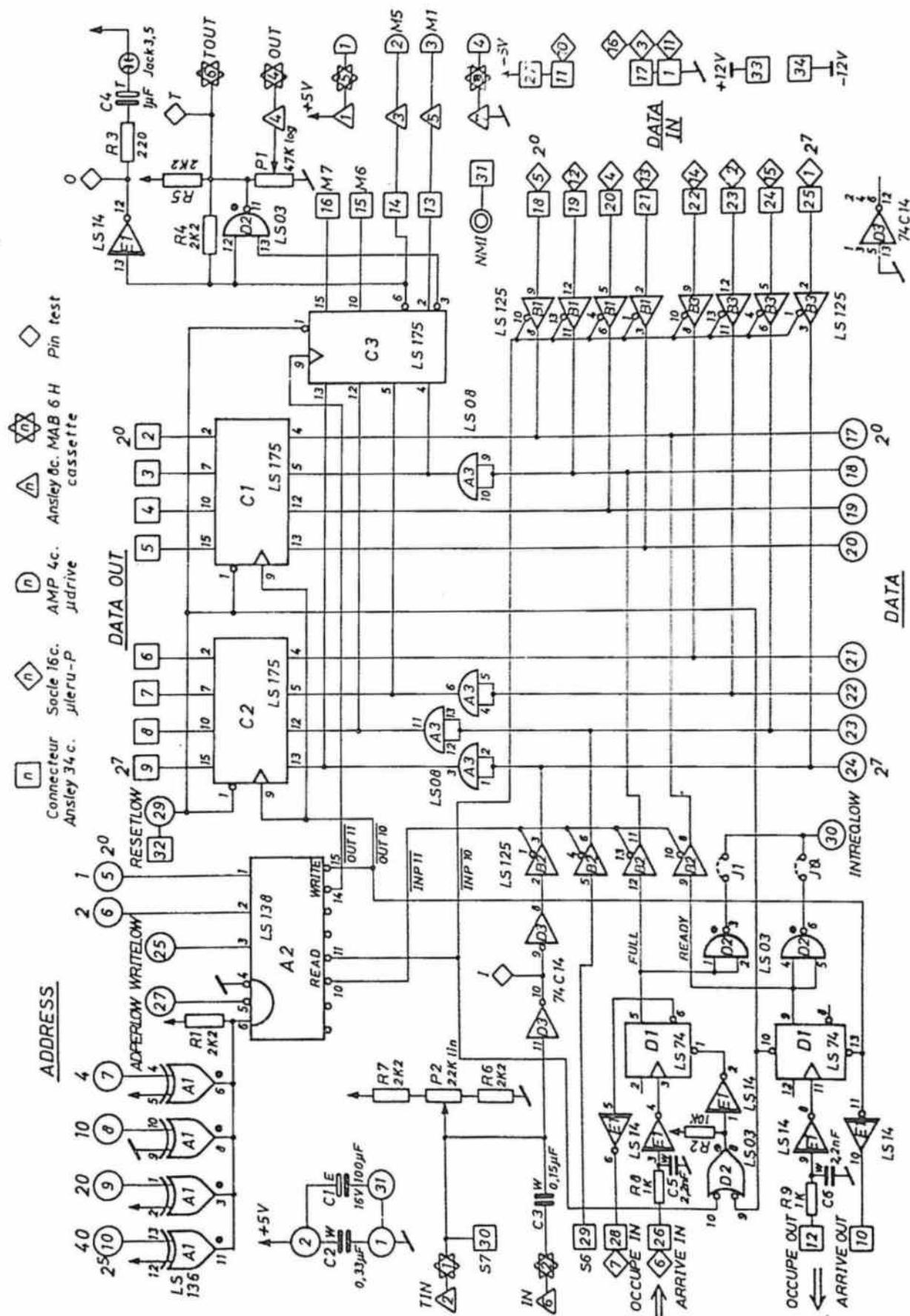
- 8 lignes d'entrée parallèles (TTL LS)
- 8 lignes de sortie parallèles
- 2 lignes ARRIVE/OCCUPE liées à un indicateur FULL et servant usuellement à synchroniser les transferts sur l'interface parallèle d'entrée.
- 2 lignes ARRIVE/OCCUPE liées à un indicateur READY et servant usuellement à synchroniser les transferts sur l'interface parallèle de sortie.
- 4 lignes de sortie supplémentaires, utilisées pour contrôler un interface cassettes SIMCA ou l'unité MICRODRIVE du MICROLERU.
- 2 lignes supplémentaires d'entrée, dont l'une est utilisée par l'interface cassettes SIMCA.

L'interface parallèle est compatible avec l'interface série DAUPHIN utilisant le circuit 8251. Tous les programmes de lecture/perforation de bandes (interface SIMSER) et de lecture/écriture cassettes (SIMCA) tournent sur l'interface parallèle à condition de remplacer le MICROLERU série par un MICROLERU parallèle, et le perforateur SIMSER par un perforateur SIMPA.

L'adresse de l'interface est 10/11, comme pour l'interface série. Cette adresse peut être facilement changée contre une adresse quelconque. Il faut naturellement la changer si l'interface parallèle est rajouté en plus de l'interface série.



SCHEMA DE L'INTERFACE PARALLELE



EXPLICATION DU SCHEMA

Le schéma est très simple puisqu'il ne comporte que des registres et portes à trois états pour transférer l'information avec le processeur. La charge sur le bus est une charge TTL LS, sauf pour la ligne RESETLOW (5 charges).

Le RESET met à zéro tous les registres, et initialise FULL = 0 et READY = 1.

FULL passe à 1 suite à un flanc descendant de ARRIVE 1, et est remis à zéro toutes les fois toutes les fois que le mot de 8 bits sur l'interface parallèle est lu.

READY passe à zéro toutes les fois qu'un mot est transféré sur le registre parallèle, et READY repasse à 1 au flanc descendant de OCCUPE0.

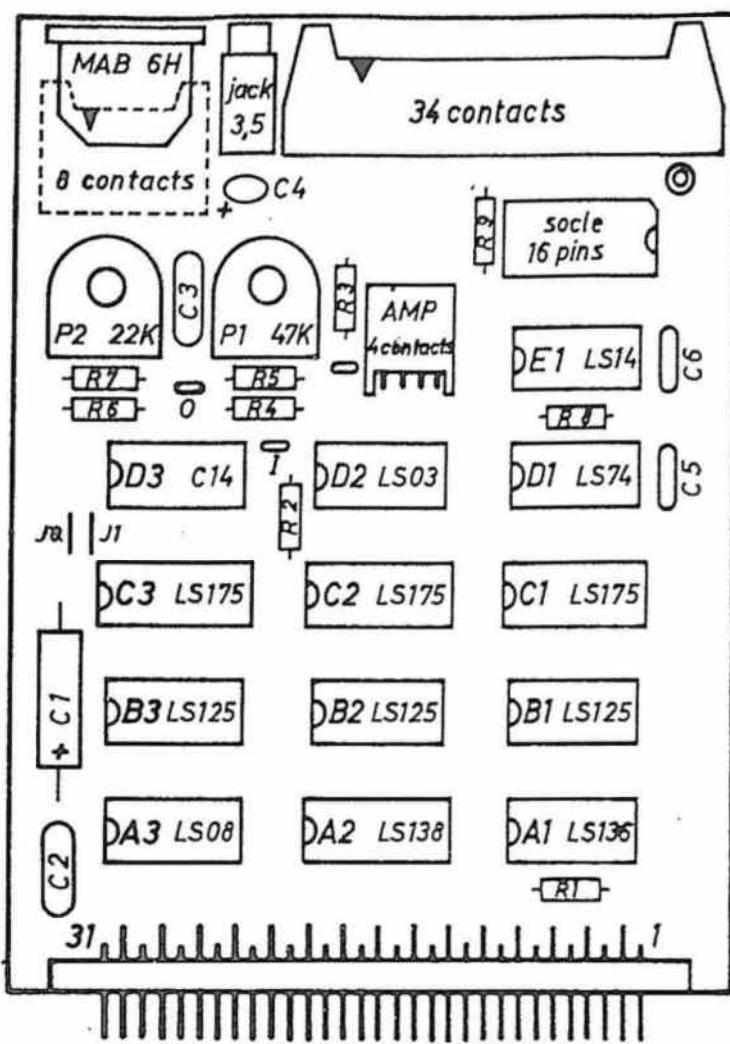
L'interface cassette est identique à ce que l'on trouve sur l'interface série. Voir la documentation correspondante.

TEST

Pour le test, vérifier que les 4 impulsions de sélection des 4 périphériques constituant l'interface parallèle arrivent sur les circuits correspondants lorsqu'on fait avec le panneau de test ou le moniteur des INP 10 (lecture périphérique 10), INP 11, OUT 10, OUT 11.

Réaliser un câble de test reliant l'entrée parallèle sur la sortie parallèle et liant ARRIVE0 à ARRIVE 1 et OCCUPE 0 à OCCUPE 1, M6 à S6 et M7 à S7.

Vérifier que l'information sortie en 10 ou 11 se relit à la même adresse.



$R1 = 2K2$

$R2 = 10K$

$R3 = 220$

$R4 = 2K2$

$R5 = 2K2$

$R6 = 2K2$

$R7 = 2K2$

$R8 - R9 = 1K$

$C1 = 100 \mu F$

$C2 = 0,33 \mu F$

$C3 = 0,15 \mu F$

$C4 = 1 \mu F$

$C5 - C6 = 2,2 nF$

Implantation de l'interface parallèle



Neuvième partie: 1. INTERFACE CASSETTES

Sauver des programmes sur un simple magnétophone à cassettes est non seulement efficace, mais indispensable pour pouvoir écrire des programmes toujours plus longs. Un mode d'enregistrement très redondant est nécessaire à cause de la faible qualité "digitale" des magnétophones et bandes audio.

Le système utilisé dans le DAUPHIN est appelé SIMCA; il est simple et a fait ses preuves. Le signal enregistré est représenté sur la figure 1: trois impulsions à 2 kHz sont enregistrées pour un "un", six pour un "zéro", et un espace équivalent à 4 impulsions sépare les groupes d'impulsions. Le temps d'enregistrement d'un "un" et d'un "zéro" n'est donc pas le même et l'on peut compter sur une vitesse moyenne de l'ordre de 300 bits par seconde.

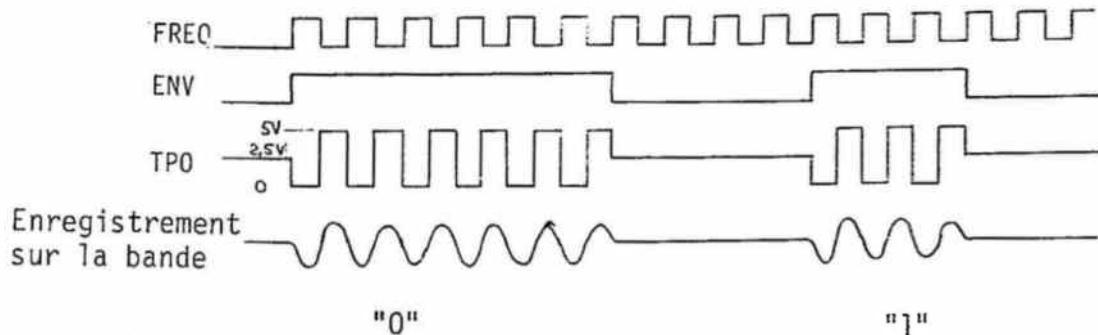


Fig. 1. Forme d'onde pour l'enregistrement d'un "0" et d'un "un" avec le système SIMCA.

A la lecture, le processeur compte les impulsions et considère que le groupe d'impulsions est terminé lorsqu'il n'y a pas eu d'impulsion pendant 1 ms. Ce principe admet de grandes variations de vitesse ($\pm 40\%$) et tolère, dans une certaine mesure, des défauts d'enregistrement (impulsions manquantes, parasites) par simple vérification du nombre d'impulsions dans chaque groupe: une impulsion isolée est ignorée, 2 à 4 impulsions sont considérées comme un "un", 5 à 8 impulsions comme un "zéro".

INTERFACE DE SORTIE

Deux lignes de sortie sont nécessaires pour générer le signal TPO en crêteau symétrique de la figure 1. La ligne FREQ génère un signal de fréquence 2 kHz et la ligne ENV définit l'enveloppe des groupes d'impulsions. Ces deux lignes sont prises sur un interface parallèle (PIA, 8255), série (8251) ou sur un interface spécialement construit avec un décodeur d'adresses et deux bascules. La figure 2 donne un schéma possible et les signaux correspondants. On remarque l'utilisation astucieuse d'une porte NAND en collecteur ouvert pour générer un signal à trois niveaux, qui est ensuite atténué avant d'être envoyé sur l'entrée auxiliaire (ou éventuellement l'entrée micro) du magnétophone. Un haut-parleur branché sur la ligne ENV est très utile pour vérifier que l'enregistrement se déroule correctement.

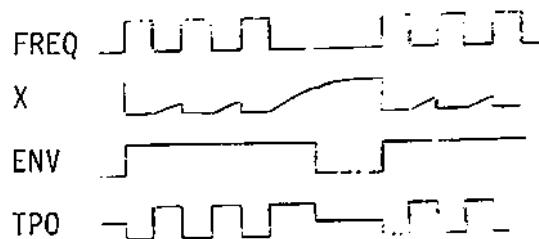
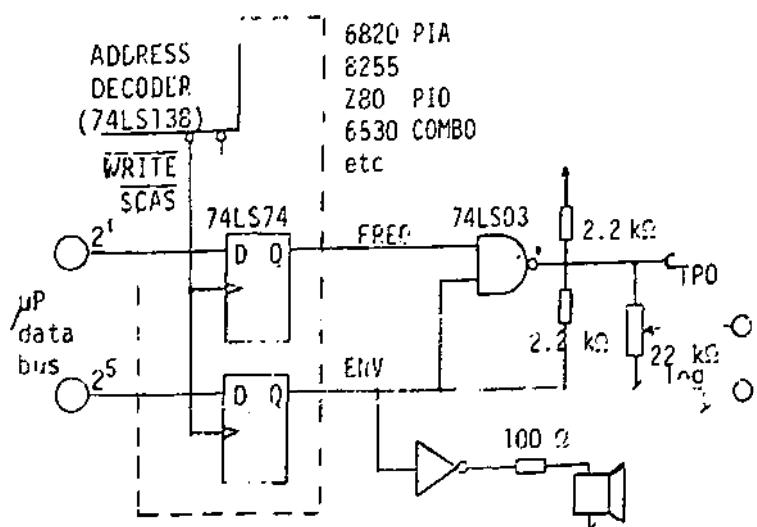


Fig. 2. Schéma pour la génération des signaux de la Fig. 1 à partir de deux lignes de sortie d'un interface.

PROGRAMME D'ECRITURE

Le programme qui génère le train d'impulsions est constitué d'une routine PULSE (write bit) qui écrit le groupe d'impulsions pour un bit ("0" ou "1"). Cette routine est appelée par la routine WRBYTE qui génère les impulsions correspondant à un mot de 8 bits et le programme principal envoie successivement sur la cassette les bytes d'une zone mémoire, selon un certain format. Tout enregistrement doit commencer par des mots de synchronisation, suivis de l'adresse et de la longueur de la zone mémoire. L'enregistrement se termine par une somme de contrôle ("checksum") et plusieurs enregistrements peuvent se suivre, le dernier contenant une adresse optionnelle d'exécution du programme.

Sur le DAUPHIN, le format a dû être simplifié pour raccourcir le programme. Un seul groupe de 256. bytes est sauvé d'un coup et les paramètres liés à ce transfert (adresse du bloc, adresse du programme à exécuter après lecture) doivent être préparés en mémoire avec le moniteur préalablement à l'exécution du programme d'écriture.

Pour une compréhension plus complète, on pourra se référer au listing donné en annexe.

INTERFACE D'ENTREE

Le signal amplifié de la bande est disponible sur la sortie "écouteur" de l'amplificateur. En général elle a une amplitude de plus de 3V et est directement utilisable avec le schéma de la figure 3.

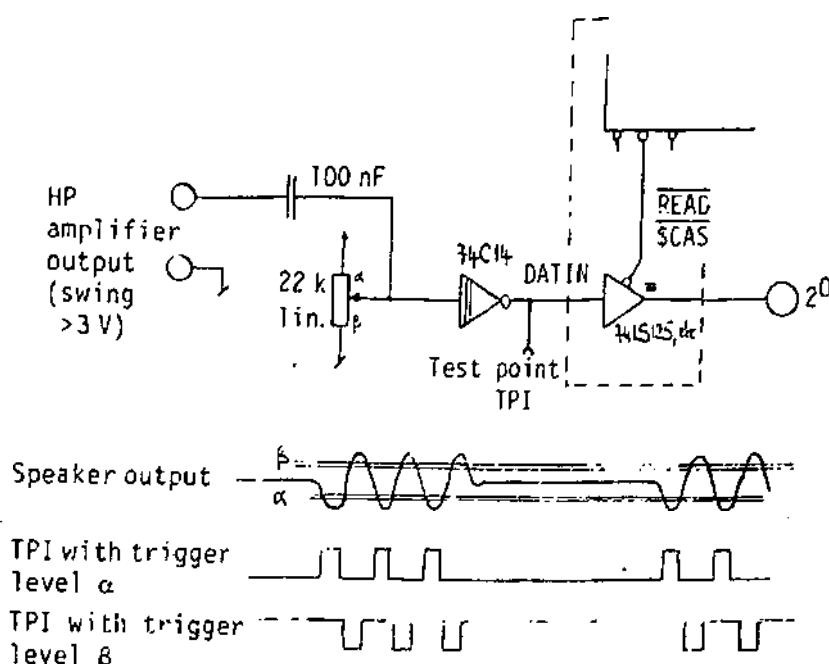


Fig. 3. Schéma pour la lecture des signaux amplifiés et leur transfert dans le microprocesseur.

Le potentiomètre permet de déplacer le niveau de basculement du Schmitt-trigger par rapport au signal de sortie. Selon le magnétophone, les impulsions positives ou négatives peuvent s'avérer plus favorables. Le 74C14 a deux seuils de basculement séparés par 1,5 à 2 V, et nécessite donc une amplitude importante du signal de sortie. Les circuits 4093, 14584, et éventuellement 74LS14 peuvent parfois mieux convenir (potentiomètre de 2,2 kΩ avec le 74LS14).

Le signal rectangulaire de sortie du Schmitt-trigger est envoyé directement à un interface ou sur une ligne d'entrée du microprocesseur (charge de 0,2 TTL maximum).

PROGRAMME DE LECTURE

La routine GETBIT de plus bas niveau attend une première transition de la sortie du Schmitt-trigger. Lorsqu'elle arrive, elle est comptée, et une boucle d'attente de 1 ms est initialisée. Chaque nouvelle transition est comptée et réinitialise la boucle d'attente (implémentation software d'un monostable retriggerable). S'il n'y a pas de transition pendant 1 ms, la routine vérifie le nombre d'impulsions reçues, signale une erreur (clignotement de l'affichage) si le nombre d'impulsions est faux, et place le carry à "1" ou "0" selon que le nombre d'impulsions correspond à un "1" ou à un "0". Le programme génère sur la sortie ENV qui contrôle le haut-parleur un signal qui permet un contrôle auditif simple.

Au début de la lecture d'un enregistrement, le programme commence par lire chaque bit et vérifie si les 8 derniers bits lus sont identiques au mot de synchronisation 00010110. Si oui, la routine GETBYTE est appelée et prend chaque fois 8 bits. Tous les caractères de synchronisation suivants sont ignorés, jusqu'à la lecture d'un caractère nul qui indique le début de l'enregistrement.

Le message proprement dit commence alors, et à partir de l'avant-dernier caractère de synchronisation, une resynchronisation en cas d'erreur n'est plus possible. La somme de contrôle en fin de bloc permet alors de détecter la plupart des erreurs. L'organigramme de ce programme est représenté à la figure 4. Après avoir vérifié que la somme de contrôle est correcte, le programme saute à l'adresse spécifiée lors de l'enregistrement.

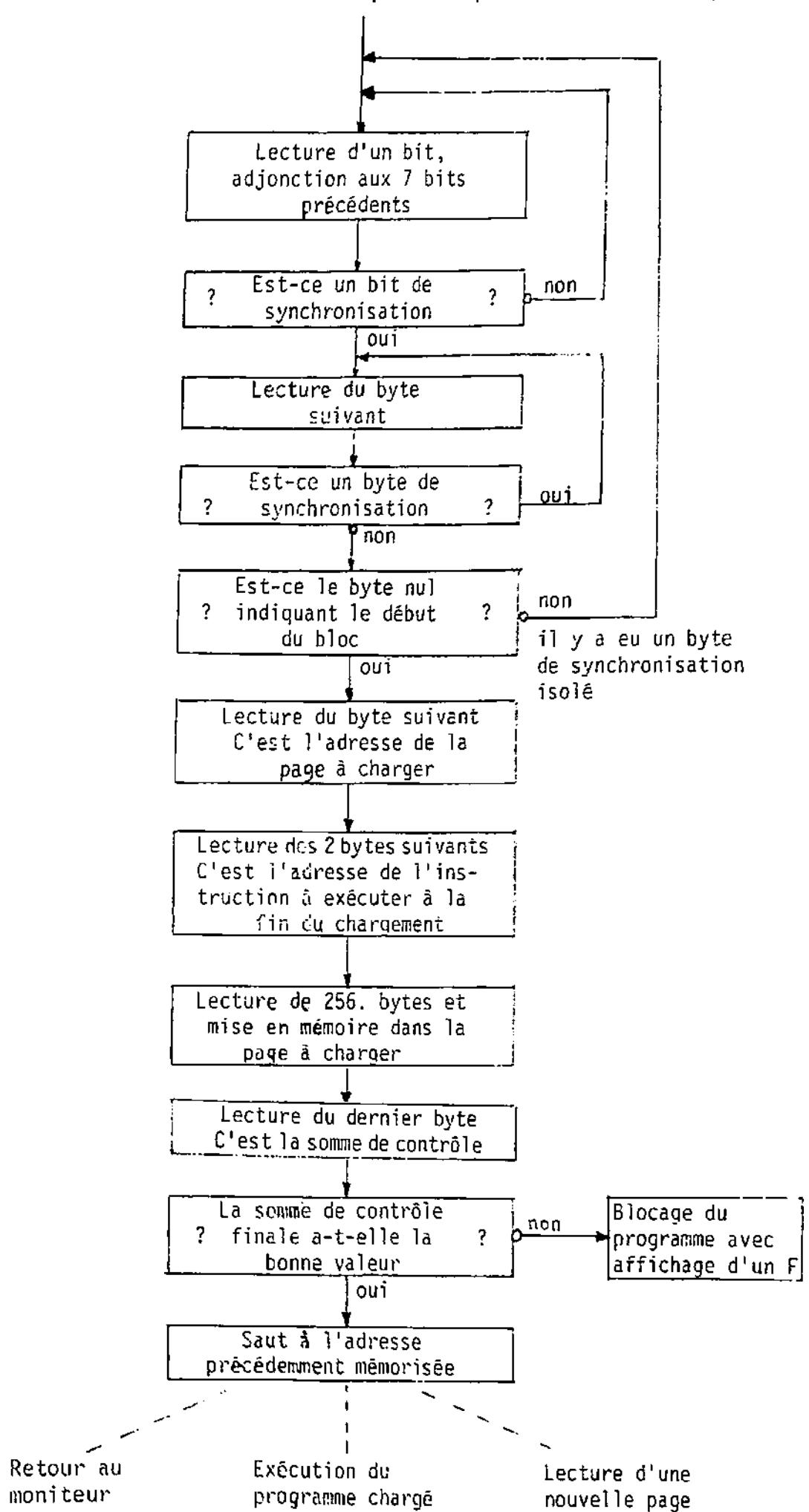
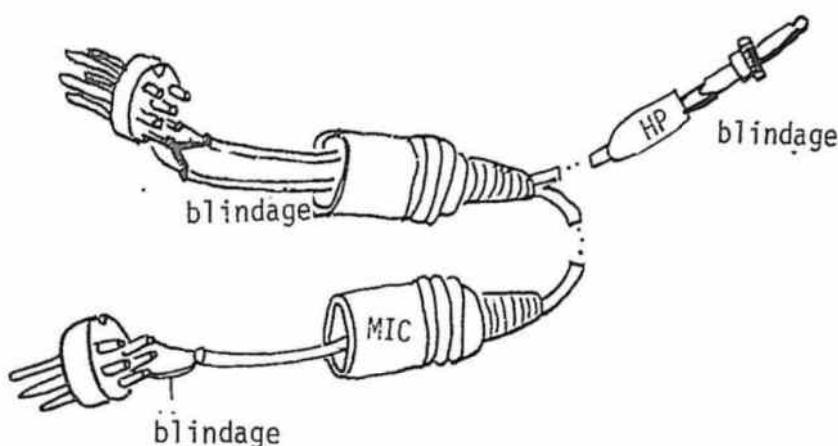


Fig. 4. Organigramme général de la lecture de l'information.

MATERIEL NECESSAIRE

- 1 DAUPHIN avec interface série ou parallèle
- un câble rallonge (dessin ci-dessous)
- 1 ROM 74S471 (MOZ81CU) ou 1'extension moniteur sur EPROM 2708.
- 1 magnétophone à cassette avec une entrée (MICRO,...) et une sortie haut-parleur. Dans le cas d'un "tape-deck" ne possédant pas d'ampli, la sortie "casque" peut convenir si l'amplitude de la tension atteint 3V. Le contrôle d'enregistrement (ALC) n'est pas une aide, et s'il peut être débranché, il faut le faire.

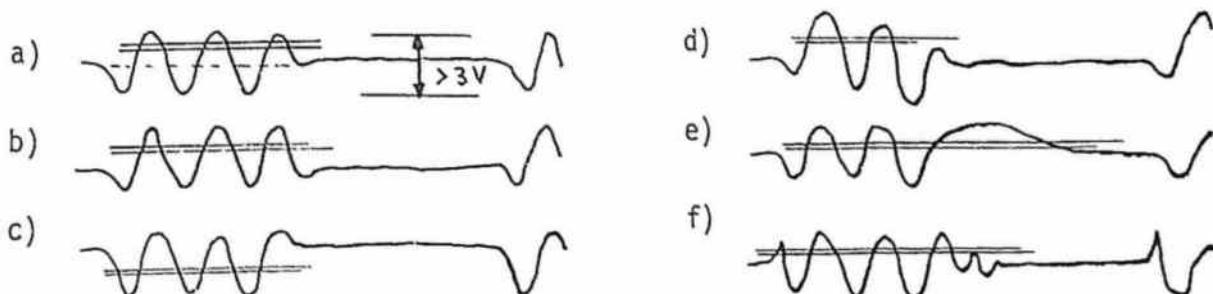


REGLAGES

Un oscilloscope n'est pas nécessaire pour le réglage et le dépannage initial, mais il est toutefois recommandé. Il est facile de régler convenablement le système pour un magnétophone donné. Le réglage permettant un transfert de cassettes d'un magnétophone à un autre est plus délicat et doit commencer par un réglage de la tête.

Le premier réglage concerne l'amplitude du signal enregistré. Il faut environ 100 mV pour une entrée auxiliaire, et 10 mV pour une entrée micro. Si le magnétophone a un contrôle automatique de gain, cette valeur est peu critique. Il est préférable qu'il n'en ait pas, et le réglage peut se faire d'après l'aiguille d'enregistrement, qui doit indiquer une légère saturation. Le programme de test permet de générer une suite de 0 et de 1.

La lecture montre, selon l'amplitude de signal d'entrée et la structure de l'amplificateur, des signaux qui peuvent avoir différentes formes.



La forme idéale est évidemment celle de la figure a).

b) et c) conviennent bien, mais dans les cas d), e) et f), il faut chercher à améliorer les réglages, et s'il n'est pas possible de les améliorer, changer de magnétophone.

MANIPULATION POUR REGLAGE

Préparer le DAUPHIN et le magnétophone avec les fils de raccordement. Connecter le haut-parleur du DAUPHIN au jack de la plaque interface.

Mettre les potentiomètres de l'interface cassettes en position médiane. Mettre en route le magnétophone (PLAY + RECORD) et la routine d'écriture du motif de test du DAUPHIN (G+5). On enregistre ainsi une suite de 1 et de 0. Régler le niveau du magnétophone (s'il possède un VU METER, l'aiguille doit se trouver juste au début de la saturation). Le haut-parleur de la carte USART 8251 fait écho de l'enregistrement. Pour l'arrêter, faire un RESET.

Revenir au début de la bande. Mettre le haut-parleur du DAUPHIN sur la plaque clavier. Débrancher le câble MICRO du magnétophone.

Presser sur PLAY et sur les touches G+4 du DAUPHIN.

Le réglage s'effectue maintenant avec le potentiomètre 22k linéaire.

En le tournant on devrait avoir successivement les états suivants:

- pas de son
- son intermittent, F clignotant sur l'affichage
- son normal, pas de F (1)
- son plus ou moins normal, F sur l'affichage (2)
- son normal, pas de F (3)
- son intermittent, F sur l'affichage
- pas de son

L'état (2) correspond à un seuil proche de la tension de repos de la cassette. Il n'est pas toujours bien marqué. Choisir entre l'état (1) et l'état (3) celui dont le réglage est le moins critique et se placer au milieu de la fourchette.

Si l'on n'arrive pas à avoir un son normal sans affichage de F, recommencer l'enregistrement du motif de test en mettant le potentiomètre réglant le niveau de sortie de l'enregistreur dans une autre position.

Si l'on n'arrive toujours pas à avoir un son normal sans affichage de F, recommencer l'enregistrement du motif de test en mettant le potentiomètre 47K de l'interface cassettes dans une autre position.

Faire un essai de longue durée (10 minutes). Aucun F ne doit apparaître.

COMMENT SAUVER UN PROGRAMME

L'ordre d'enregistrement doit contenir les indications suivantes:

- l'adresse de début du programme à sauver
- sa longueur (400 au maximum pour une "tranche")
- une adresse à laquelle le processeur saute lorsque la lecture est finie.

Taper:- L'adresse de début si le programme doit s'exécuter immédiatement

- Ø s'il faut retourner au moniteur après lecture
- L'adresse du programme de lecture (c'est-à-dire 7400) si le programme continue à la page suivante

Brancher le haut-parleur sur la carte interface cassettes, presser sur RECORD+PLAY (magnétophone), puis donner l'ordre suivant au DAUPHIN:

déb **WRITE** 400 **WRITE** cont **WRITE**
G+1 G+1 G+1

L'affichage s'éteint pendant une fraction de minute. Quand l'enregistrement est terminé, le bruit cesse et l'affichage indique de nouveau 0000.

COMMENT RELIRE UNE CASSSETTE

Pour relire un enregistrement, mettre le haut-parleur sur le clavier, ôter la rallonge "micro", s'assurer que la cassette est au début de l'enregistrement.

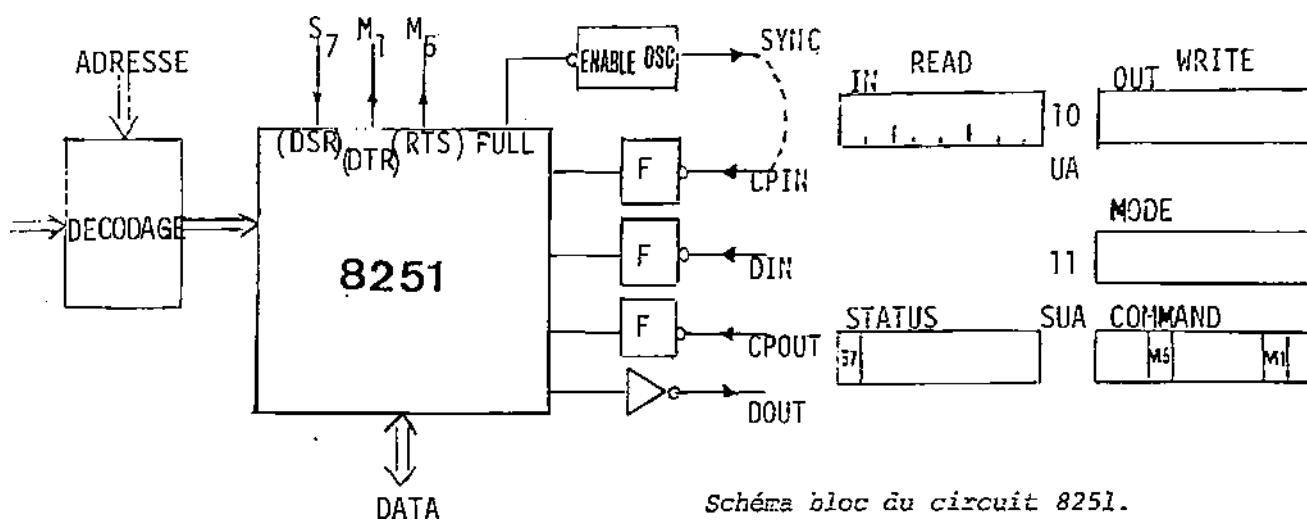
Presser sur la touche PLAY du magnétophone et sur les touches G+0 (READ) du DAUPHIN. L'affichage s'éteint. Lorsque le chargement s'effectue, on entend un bruit dans le haut-parleur. Sitôt que le bruit cesse, le chargement est terminé. Selon l'adresse "cont" que l'on avait donnée lors de l'enregistrement, le programme s'exécute tout-de-suite, le système redonne le contrôle au moniteur ou le système lit la suite de la cassette.



Dixième partie: INTERFACE SÉRIE

Le circuit 8251 est un interface programmable entre un bus de microprocesseur et une ligne série asynchrone ou synchrone.

La carte interface série du DAUPHIN comporte un circuit 8251 répondant aux adresses 10/11 avec les inverseurs nécessaires pour la liaison SIMSER. Des circuits additionnels sur les lignes de contrôle du 8251 permettent de relier un magnétophone à cassette avec enregistrement de type SIMCA.



L'initialisation du circuit 8251 en mode asynchrone, après un RESET hardware consiste à envoyer successivement un mot de "MODE", puis un mot de "COMMAND" sur le périphérique d'adresse 11 (status).

Le mode définit:

a) Le facteur de division de l'horloge

DIV16 = 2 ;mode usuel asynchrone

b) La longueur des caractères transmis

HUITBITS = 14 ;transmission 8 bits

c) La présence ou non d'un bit de parité et sa parité

PAREV = 60 ;parité paire (even)

NOPAR = 0

d) Le nombre de bits d'arrêt

ONESTOP = 100 ;un bit d'arrêt

TWOSTOP = 300 ;deux bits d'arrêt

Le mode SIMSER normal (compatible MICROLERU) est

MODES = DIV16 + HUITBITS + NOPAR + TWOSTOP = 316

Pour une transmission entre 2 systèmes, il est recommandé d'utiliser la parité:

MODEP = DIV16 + HUIBITS + PAREV + ONESTOP = 176

Le mot de commande définit:

a) Si la transmission et la réception sont autorisées

ENABLE = 5 ;autorise les deux sens

b) La remise à zéro des sémaphores d'erreur

ERRESET = 20

c) La remise à zéro du circuit 8251 pour retourner dans le mode MODE

RESET = 100

d) Les lignes de contrôle directement accessibles

M1 = 2 ;contrôlent la cassette
M5 = 40

En règle générale, la commande d'initialisation est

COMMAND = ENABLE

Pour remettre à zéro une erreur reconduite, il faut sortir temporairement la commande ENABLE + ERRESET.

Les indicateurs d'état *status* permettent de savoir:

a) Si le registre d'entrée est plein

FULL = 2

Cette bascule est remise à zéro par le RESET et lorsque le registre d'entrée est lu par le processeur.

b) si le registre de sortie est vide (la transmission d'un caractère s'est terminée), c'est-à-dire que le circuit 8251 est prêt à transmettre un caractère

READY = 1

Cette bascule est mise à 1 par le RESET et mise à zéro par l'écriture dans le registre de sortie du circuit 8251.

c) Les flags d'erreur

ERPA = 10 ;erreur de parité

EROV = 20 ;erreur d'"overflow" (3 caractères reçus avant la lecture du ;premier)

ERFRA = 40 ;erreur de format (pas de stop bit)

Ces indicateurs sont remis à zéro par le RESET et par le bit ERRESET du mot de commande.

d) L'état de la ligne d'entrée directe

S7 = 200 ;utilisé par la cassette.

Les routines de dialogue en mode SIMSER sont les suivantes:

```

;UA= 10
;SUA= 11
;MODE= 316
;COMMAND=5
;FULL= 2
;READY= 1

INIT: LOAD A,# MODE      ;initialisation après un RESET
      LOAD $SUA,A
      LOAD A,# COMMAND
      LOAD $SUA,A
      RET

GETCAR: LOAD A,$SUA      ;attend un caractère et revient avec
        AND A,# FULL      ;le mot lu dans A et B
        JUMP,EQ GETCAR
        LOAD A,$UA
        LOAD B,A
        RET

WRCAR: LOAD A,$SUA      ;transmet le caractère dans B
        AND A,# READY      ;dès que le caractère précédent
        JUMP,EQ WRCAR      ;a été transmis
        LOAD A,B
        LOAD $UA,A
        RET

```

Un programme simple qui renvoie tous les caractères reçus s'écrit:

```

ECHO: LOAD SP,# STACK      ;initialisation
      CALL INIT
ECH2: CALL GETCAR
      CALL WRCAR
      JUMP ECH2

```

Si l'on veut indiquer les erreurs de parité et d'overflow dans le Carry, avec code d'erreur dans A, la routine GETCAR devient:

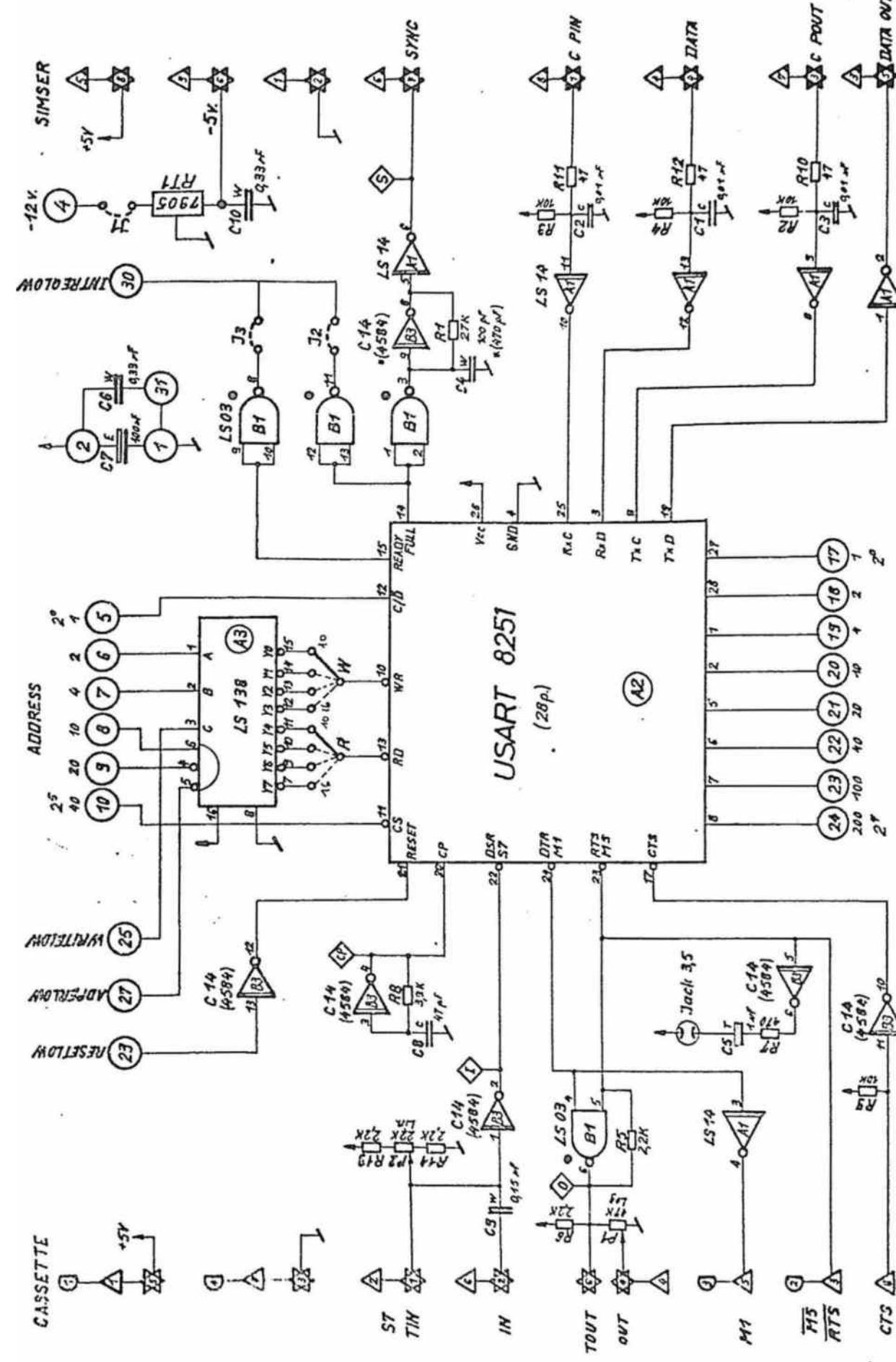
```

GETCAR: LOAD A,$SUA
        TEST A:BFULL      ;BFULL=1 car FULL=2=21
        JUMP,EQ GETCAR
        TEST A:BERPA      ;BERPA = 3 (23 = 10)
        JUMP,,NE ERRORPA
        TEST A:BEROV      ;BEROV = 4 (24 = 20)
        JUMP,,NE ERROROV
        LOAD A,$UA
        LOAD B,A
        OR A,A            ;sortie avec CC
        RET

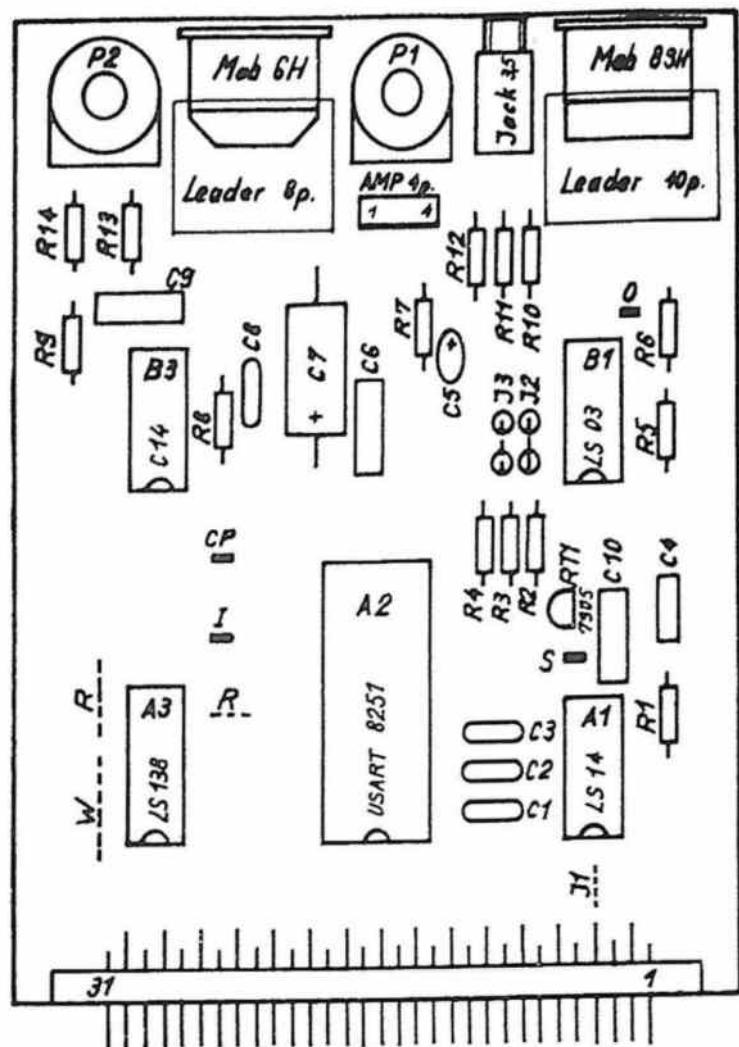
ERRORPA: LOAD A,# CERPA    ;code d'erreur de parité
        SETC
        RET

ERROROV: LOAD A,# CEROV    ;code d'erreur d'overflow
        SETC
        RET

```



DATA	Mod 6H	Mod 8H	Mod 8SH	Mod 10P.
△ Leader 0P.	△ Leader 0P.	△ Leader 0P.	△ Leader 0P.	△ Leader 10P.
① AMP 4P.	① AMP 4P.	① Connecteur 31P.	① Connecteur 31P.	① Connecteur 31P.
DATA	DATA	DATA	DATA	DATA



R1 — 27K

R2 — 10K

R3 — 10K

R4 — 10K

R5 — 2,2K

R6 — 2,2K

R7 — 470

R8 — 3,9K

R9 — 10K

R10 — 47

R11 — 47

R12 — 47

R13 — 2,2K

R14 — 22K

C1 — 0,01 μ F/c

C2 — 0,01 μ F/c

C3 — 0,01 μ F/c

C4 — 100 pF/w

C5 — 1 μ F/T

C6 — 0,33 μ F/w

C7 — 100 μ F/z

C8 — 47 pF/c

C9 — 0,15 μ F/w

C10 — 0,33 μ F/w

P1 — 47K Log

P2 — 22K Lin

Mab 6H ou Leader 8p.

Mab 8SH ou Leader 10p.

INDICATIONS POUR LE TEST ET LE DEPANNAGE

Pour le test de la transmission, relier sur la prise DIN 5 pôles les pins 7, 1, 3 et les pins 4, 5. Ceci a pour effet de lier la sortie de l'USART sur son entrée. Le moniteur peut vérifier que le dialogue se fait correctement.

RESET

```

316 OUT 11 OUT
  5 OUT 11 OUT } initialisation
123 OUT 10 OUT
10 INP —————→ 123
321 OUT 10 OUT
10 INP —————→ 321
11 OUT 10 OUT
22 OUT 10 OUT
10 INP —————→ 11 } double buffering
10 INP —————→ 22
1 OUT 10 OUT
2 OUT 10 OUT
3 OUT 10 OUT
11 INP —————→ 25 ou 125   erreur d'overflow

```

On peut aussi vérifier que le bit de lecture de la cassette charge en fonction du réglage du potentiomètre de réglage d'entrée.

11 INP —————→ 5 ou 105 selon la position

En cas de mauvais fonctionnement, laisser ou mettre le jumper ci-dessus et vérifier au crayon lumineux ou mieux à l'oscilloscope les impulsions sur la pin 20 (environ 1,5 MHz) et sur les pins 25 et 9 (environ 160 kHz). Vérifier que lors d'une sortie d'information (125 OUT 10 après initialisation), le crayon lumineux indique un transfert d'information sur les pins 3 et 19.

LECTURE DE BANDES AVEC MICROLERU

Brancher un MICROLERU-S sur l'interface série, ou un MICROLERU-P sur l'interface parallèle.

L'ordre LOAD (F+G+Ø) doit indiquer à quelle adresse le programme de la bande perforée doit être mis en mémoire (en général en 1000 ou 2000).

a **LOAD** charge une bande papier selon le format PDP11 à travers l'interface série ou parallèle. L'adresse de l'interface est 10 (data) et 11 (status et mode).

Comme contrôle de bon fonctionnement, la lampe du clavier clignote à chaque lecture du trou de synchronisation de la bande papier (si le haut-parleur est branché, un crépitement se fait entendre).

Les caractères significatifs lus sur la bande et transférés en mémoire sont affichés sur le premier affichage 7 segments du clavier. En cas d'erreur, un F apparaît sur le premier digit (erreur de format), ou un caractère quelconque apparaît sur le deuxième digit (erreur de checksum). Il faut presser RESET et recommencer la manipulation.

N.B. Avec l'interface parallèle, l'ordre 10 INPUT permet de vérifier le caractère lu depuis la bande papier.

Avec l'interface série, qui est programmable, il faut commencer par l'initialiser, ce qui nécessite après un RESET la séquence:

316 OUTPUT 11 OUTPUT	initialisation
5 OUTPUT 11 OUTPUT	
10 INPUT	lit le dernier caractère reçu par
10 INPUT	l'interface

PUNCH

Pour puncher un programme chargé dans le DAUPHIN au moyen d'un puncher, il faut donner l'ordre suivant:

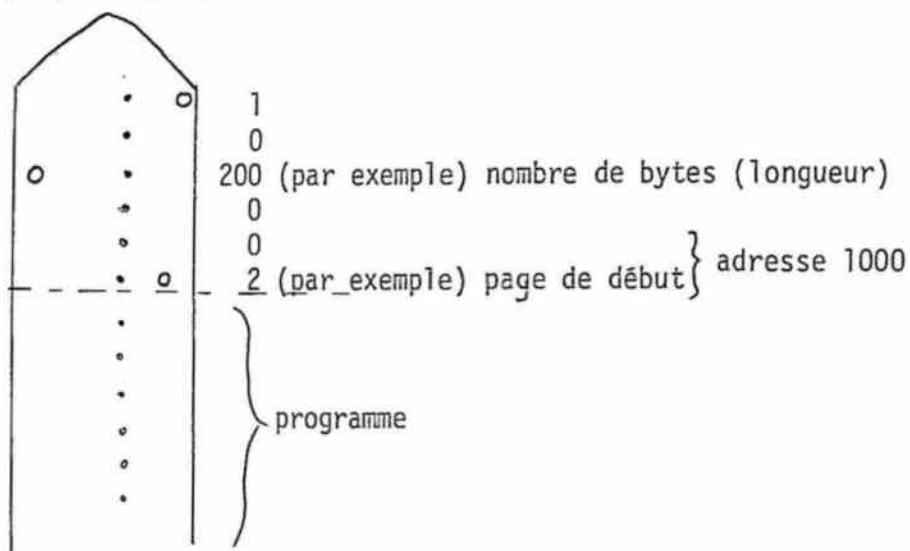
ADDRESS (PUNCH) LONG (PUNCH) START (PUNCH)

les trois nombres étant successivement l'adresse du début du programme, la longueur du programme, et l'adresse de restart (0 si le contrôle est donné au moniteur).

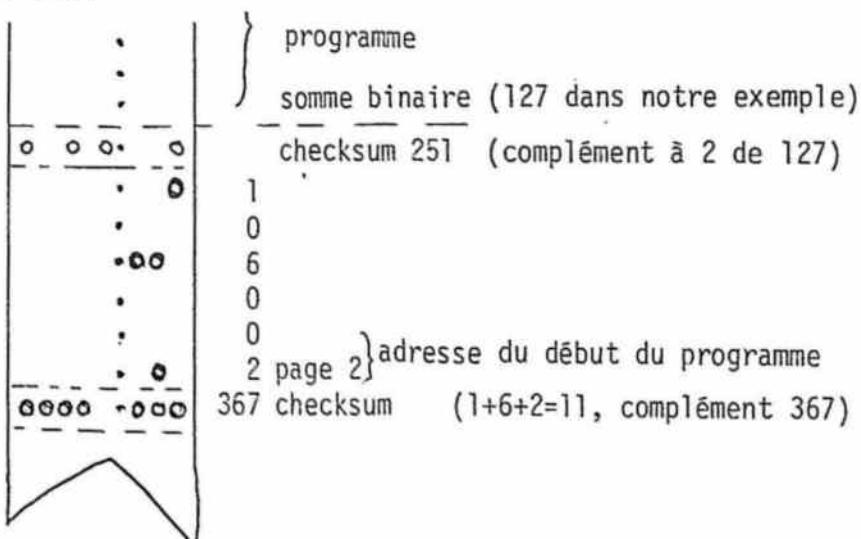
FORMAT PUNCH SIMPLIFIE

Il est possible de perforer des bandes papier au moyen de perforateur mécaniques très simples, en tenant compte des instructions qui suivent.

Avant de perforer le programme, il faut donner les codes suivants:



Au chargement, il y a une erreur de checksum. Noter le caractère affiché. et coder en octal sa valeur (127). Reprendre la bande pour puncher la checksum et le bloc de fin.



Le programme "PUNCH" fait des blocs plus petits (50 octal). La longueur maximum d'un bloc est de 377.



EXTENSION MONITEUR MOZ86E

Cette EPROM 2708 utilisée avec les deux PROM MOZ80M et MOZ81R complète le moniteur du système DAUPHIN INDUSTRIE.

Les fonctions suivantes sont contenues dans cette extension moniteur:

- adressage RELATIF-ABSOLU
- programmeur de 74S470/471; 74S472/473; 74S108/288
- lecteur/perforateur de bandes papier, format PDP11
- lecture d'une bande Telex
- enregistrement sur cassette et lecture
- routines décimales

LISTE DES ORDRES ET TOUCHES CORRESPONDANTES

	a GO 4	DELETE 5	a INPUT 6	d OUTPUT 7
F	a OPEN Ø	d NEXT 1	d PREVIOUS 2	d CLOSE 3
G	TPLAY 4	TWRITE 5	6	7
	READ Ø	a WRITE 1	a RELATIVE 2	LABS 3
F+G	PROGRAM 4	GET 5	MOVE 6	CHECK 7
	a LOAD Ø	a PUNCH 1	LOTEL 2	(PUTEL) 3

Pour les ordres du moniteur de base, voir "Comprendre les microprocesseurs" Vol. I, page 4-6.

ORDRES DU MONITEUR MOZ86E

a INPUT lit le périphérique d'adresse a et affiche son contenu (précédé du signe égal) jusqu'à ce que l'on presse une nouvelle touche.

EXEMPLE: 7 INPUT lit le clavier à l'instant de l'exécution de l'ordre et affiche toujours 156. car l'utilisateur n'a pas eu le temps de relâcher la touche INPUT (code 10+6, plus les deux bits 100 et 40 qui sont laissés en "l'air" dans l'interface clavier).

d OUTPUT a OUTPUT écrit dans le périphérique d'adresse a la valeur d. Après avoir tapé la valeur à transférer et la première fois sur OUTPUT, on lit A000 sur l'affichage, qui attend l'adresse du périphérique.

Lorsqu'on a tapé l'adresse du périphérique et le deuxième OUTPUT (ou n'importe quelle combinaison de touches non numériques, l'ordre de sortie s'effectue et l'affichage montre 0000.

EXEMPLE: 0 OUTPUT 6 OUTPUT change l'état de la lampe. 6 INPUT aussi, d'ailleurs, car le périphérique 6 ne tient pas compte de la ligne WRITE (lecture/écriture).

a REL Calcule la différence entre l'adresse qui suit l'adresse pointée après un OPEN, NEXT ou PREVIOUS et l'adresse tapée.

EXEMPLE: 1020 OPEN montre le contenu de la position mémoire 1020. Après avoir tapé 1035 REL, on voit sur l'affichage 0014 (qui est la différence entre 1035 et 1020 + 1).

Si l'on veut introduire directement cette valeur dans la position 1020, il suffit de taper ensuite NEXT, PREVIOUS ou CLOSE.

Si la différence est supérieure à 177 en valeur absolue (ce qui correspond aux nombres 0 - 377 en complément à 2), le programme signale l'erreur en affichant \overline{Z} sur le display de gauche.

Les différences négatives apparaissent sous forme de complément, comme on doit les calculer pour l'adressage relatif.

l ABS Convertit une adresse relative en adresse absolue, en additionnant la valeur l à l'adresse qui suit l'adresse pointée.

Après un ordre OPEN, NEXT, PREVIOUS, fait le même calcul sur le contenu de l'adresse pointée.

PROGRAMMATION DES CIRCUITS 2708 (ou S471/472 288/188 sur une carte spéciale)

PROGRAM	pour les 2708	programme la ROM placée sur le socle de la carte programmateur correspondante selon les valeurs mémorisées en RAM (2000)
Ø PROGRAM	pour les 471/2	
40 PROGRAM	pour les 288	
GET	pour les 2708	recopie en RAM (à partir de 2000) le contenu de la ROM située sur le socle de programmateur
Ø GET	pour les 471/288	
dest MOVE long MOVE déb MOVE		permet de déplacer des parties de programmes d'une partie de la RAM dans une autre partie. Plus précisément, cet ordre recopie un programme de longueur "long", commençant en "déb" dans les positions mémoire "dest" et suivantes.
déb CHECK long CHECK Ø CHECK (F+G+7)		calcule la "checksum" (somme des nombres binaires) des contenus des positions mémoire à partir de "déb". "long" indique le nombre de positions à additionner. Utile par exemple, pour vérifier qu'une mémoire est programmée correctement.

LECTURE DE BANDES (par l'interface série ou parallèle) ET PERFORATION

a LOAD charge une bande papier selon le format PDP11 à travers l'interface à partir de l'adresse a.
(Pour plus de détails, voir "Comprendre les microprocesseurs" Volume II, Extensions et interfaces).

déb PUNCH long PUNCH start PUNCH perfore une bande papier (format PDP11). Les trois nombres qu'il faut indiquer sont successivement: l'adresse du début du programme, la longueur, et l'adresse de restart (0 si le contrôle est donnée au moniteur, l'adresse correspondant à GO si on veut un start automatique du programme).

LOTEL lit une bande papier dans le format Telex.

LECTURE DE CASSETTES ET ENREGISTREMENT (UTILISE UN INTERFACE SERIE OU //)

(TWRITE) enregistre une suite de "0" et de "1" (motif de test)

(TPLAY) relit le motif de test en comptant le nombre d'erreurs.

déb **(WRITE)** 400 **(WRITE)** cont **(WRITE)** sauve une page mémoire sur cassettes

déb: adresse du début de la zone sauvée

400: longueur de la zone sauvée (peut en fait être quelconque)

cont: adresse indiquant au système ce qu'il doit faire sitôt la lecture achevée.

Taper - l'adresse de début si le programme doit s'exécuter
- Ø s'il faut retourner au moniteur après chargement
- l'adresse du programme de lecture (c'est à dire 7400 avec MOZ86E) si le programme continue à la page suivante

EXEMPLE: le programme à sauver occupe les positions 2250 à 2600. Son adresse de GO est en 2300, et l'on désire que le programme s'exécute sitôt chargé.

2000 WRITE 400 WRITE 7400 WRITE sauve la première page

(2250 WRITE 400 WRITE 7400 WRITE est aussi correct)

2400 WRITE 400 WRITE 2300 WRITE sauve la deuxième page

(READ) lit une cassette

CALCULATRICE DECIMALE POUR L'ADDITION ET LA SOUSTRACTION

Une calculatrice octale pour l'addition et la soustraction utilisant la routine d'affichage du moniteur s'écrit en quelques instructions.

Il est beaucoup plus long d'effectuer et d'afficher les résultats des opérations dans le système décimal.

Le moniteur MOZ86E contient quelques routines qui permettent de faire une calculatrice décimale pour l'addition et la soustraction avec visualisation sur les affichages à 7 segments, ainsi que des compteurs/décompteurs décimaux.

Pour utiliser le programme calculatrice, faire 7034 GO.

Taper le premier nombre d'une suite d'additions et de soustractions, puis G+4 (+) s'il faut ajouter ou G+5 (-) s'il faut soustraire, et ainsi de suite. Le premier nombre doit être positif, il faut donc commencer par zéro, si l'on désire soustraire le premier nombre.

Ce programme comprend plusieurs routines qui peuvent être réutilisées dans d'autres programmes avec des opérations décimales. Ces routines sont:

- AFB (7110) affiche les deux digits dans B aux adresses (C) et (C+1).
Initialiser C à la valeur 0, 1 ou 2 pour avoir quelque chose de visible.
Cette routine modifie les registres A,B,C,DE
- AFHL (7125) affiche les 4 digits contenus dans HL (nombres BCD)
Modifie A et DE.
- INDCØ (7145) attend un nombre BCD du clavier (pour 8 et 9 taper respectivement 10+Ø et 1Ø+1) et l'affiche jusqu'à ce qu'une touche FONCTION soit pressée. Le retour de la routine s'effectue alors avec dans HL, le nombre tapé, dans B et A, le résultat et dans C, le nombre + 200.
Modifie: A,B,C,DE,HL
- DINCX (7215) incrémente le contenu de la position mémoire dont l'adresse est contenue dans HL (en décimal).
Modifie A.
- DADDHLDE (7233) additionne les contenus de HL et DE (en décimal).
Modifie: A,HL.
- DADDHH (7244) double le contenu de HL (en décimal)
Modifie: A,HL.
- DSUBHL (7255) ôte au contenu de HL le contenu de DE.
Modifie A,HL.
- COMPHL (7266) compare les contenus de HL et de DE.
Modifie F,A.
- DINCHL (7274) incrémente le contenu de HL (en décimal).
Modifie A,HL.

LISTING DU MONITEUR MOZ86E

.TITLE M200E.SR		.JDN:121102		.LOC ROMS	
1770127...JDN 1770430		;EXTENSION FOR MONITOR FOR Z80 ON DRUPHIN		;*** DEBUT DU PROGRAMME	
.200		.DEBUT:			
.LOC 5000		00000000 00000000		L0RD	A,COMMAND
;Peripheral and parameter definitions		00000000 223 011		L0RD	SPR,A
0 DIG0= 0		00000000 000 100		L0RD	A,RESET
1 DIG1= 1		00000000 323 011		L0RD	SPR,A
2 DIG2= 2		00000000 000 000		L0RD	A,RESET
3 DIG3= 3		00000000 323 011		L0RD	SPR,A
4 SEL4= 4		00000000 000 000		L0RD	A,COMMAND
5 SEL5= 5		00000000 173		L0RD	A,B
6 HP= 6		00000000 345 017		R0D	A,INCL
7 CLR= 7		00000000 323 016		D0S	A,HS
200 FULL= 200		00000000 000 000		R0D	A
37 NCLR= 37		00000000 000 000		ACD	DE,STORE
7 RDIGC= 7		00000000 000 000		ACD	A,E
10 FKEY= 10		00000000 000 000		ACD	E,A
20 QKEY= 20		00000000 000 000		ACD	A,(DE)
77 ZEROS= 77		00000000 000 000		ACD	B,A
6 UN= 6		00000000 000 000		ACD	DE
133 DEVA= 133		00000000 000 000		ACD	A,(DE)
117 TROIS= 117		00000000 000 000		ACD	D,A
146 OUTRTE= 146		00000000 000 000		ACD	E,B
155 CING= 155		00000000 000 000		ACD	PUSH
175 SIX= 175		00000000 000 000		ACD	DE
7 SEPT= 7		00000000 000 000		ACD	A,(DE)
110 EGAL= 110		00000000 000 000		ACD	TPLA,TARY,B,0
100 MOINS= 100		00000000 187 014 168 014		ACD	0,PUNCH,LOTEL,0
167 LETA= 167		00000000 233 017 353 017		ACD	0,PUNCH,LOTEL,0
174 LETB= 174		00000000 000 000 000 000		ACD	0,PUNCH,LOTEL,0
130 LETC= 130		00000000 000 000 255 014		ACD	0,PUNCH,LOTEL,0
130 LETD= 135		00000000 233 015 000 000		ACD	0,PUNCH,LOTEL,0
171 LETE= 171		00000000 233 015 148 015		ACD	P471,GET,0,CHECKTOT
161 LETF= 161		00000000 000 000 162 015		ACD	P471,GET,0,CHECKTOT
78 LETL= 78					
134 LETO= 134					
163 LETP= 163					
200 DOT= 200					
323 QUES= 323					
0 R0M1= 0		00000000 247 015 286 015		ACD	FIN,OUT
400 R0M11= 400		00000000 000 000 000 000		ACD	READ,WRITE,REL,RS
1000 R0M1= 1000		00000000 187 014 168 014		ACD	0,PUNCH,LOTEL,0
2000 R0M11= 2000		00000000 233 017 353 017		ACD	0,PUNCH,LOTEL,0
5000 R0M15= 5000		00000000 000 000 000 000		ACD	0,PUNCH,LOTEL,0
1361 SIMU= RAMH301					
1364 SAU1= RAMH304					
1376 SAU0DN= RAMH376					
1374 R0G0= RAMH324					
45 IN000= 45					
50 IN005= 50					
55 IH0C4= 55					
12 F0NC4= 12					
	F-6	INPUT			
	F-7	OUTPUT			
;Orders:	G-0	READ cassette			
	G-1	WRITE according to P0RA,...			
	G-2	REL relative address			
	G-3	RBS absolute address			
	G-4	TPLA test play on cassette			
	G-5	TR-WRITE write pattern			
	G-6	R,ORD			
	FG-1	PUNCH addrPUNCHlengthPUNCHstartaddress			
	FG-2	LOTEL			
	FG-4	P471 Program 471			
	FG-5	GET Move 471 content to RAM			
	FG-7	CHECKTOT addrCHECKlengthCHECKstartCHECK			
;RELATIF - ABSOLU					
;*** DEFINITION:		.RELATIVE and ABSOLUTE address calculation			
1400 PRO1= 1400		117000	IMPOSSIBLE	=	117000
2000 LRO1= 2000		000107 355 133 378 002	REL:	L0RD	DE,SAOPEN
400 L471= 400		000114 355 133		SET:	
		000114 355 133 014		S,2C	H,DE
26 SYN= 26		000121 174		JMP,LO	REL1
40 SP0G1= 40		000122 257		L0RD	A,H
4 ER00= 4		000123 302 147 014		OR	A,A
17 MR00= 17		000125 175		JMP,NE	LESSOR
11 ZER00= 11		000130 372 147 014		L0RD	A,L
100 SYN1= 100		000133 302 152 014		JMP,M	LESSOR
10 BYL= 8		000136 044		JMP	NONI
20 EN1= 20		000138 044		REL1:	INC
25 C0D= EN15		000137 302 147 014		JMP,NE	LESSOR
33 C0Z= EN111,		000142 175		L0RD	A,L
10 C0F= EN18,		000143 257		OR	A,A
36 PUDR0= 36		000144 272 152 014		JMP,M	NONI
1 FREQ0= 1		000147 041 000 206		LESSOR:	CALL
		000152 257		NONI:	IND0
		000153 016 200		L0RD	C,REG0
		000158 200 012 000		JMP	F0NC
10 PR= 10		000160 052 376 002	RBS:	L0RD	H,SAOPEN
11 SFR= PR1		000163 175		L0RD	A,(H)
10 PP= FR		000164 257		OR	A,A
11 SFR= SFR		000165 000 000		L0RD	D,25
310 MODE= 310		000167 352 174 014		JMP,FL	RSS1
5 ENABLE= G		000172 026 177		L0RD	D,327
40 RTS= 40		000174 177		RDS1:	L0RD
2 DIR= 2		000175 007		SETC	E,A
5 COMMAND=ENABLE		000176 255 133		R0D:	H,DE
100 REMOTE= 100		000200 030 250		JMP	NONI
2 FLPY= 2		000201 000 000			
1 READY= 1					
200 DSR= 200					

PERFORATION

PROGRAMMATION

;**** PUNCH A TAPE IN PDP11 FORMAT ON A DISK

```

;---- CALL PERDE ;PUNCH BYTE IN A
;---- CALL PERDE ;PUNCH WORD IN DE
;    ;COMPUTE CHECKSUM IN C
;    ;DO NOT CHANGE THE FLAGS

```

```

006202 173 PERDE: LOAD A,E
006203 315 207 014 CALL PERDE
006205 172 LOAD A,D
006207 365 PERDE: PUSH AF
006210 201 ADD A,C
006211 117 LOAD C,A
006212 303 011 OUTPP: LOAD A,$PSP
006214 346 001 ADD A,READY
006216 058 372 JUMP, EQ OUTPP
006220 361 POP AF
006221 323 010 LOAD SPH,A
006223 323 006 LOAD SHP,A
006225 311 RET

```

```

200 ;---- CALL PFORCE ;PUNCH A LENDER OF MAX 256 BYTES
0 006226 076 000 LONGBH: 200
006229 005 200 CARMH: 0
006232 315 207 014 ;LENDER CHARACTER

```

```

006226 076 000 PFORCE: LOAD A,HCARMH
006229 005 200 LOAD B,HLONGBH
006232 315 207 014 PND2: CALL PERDE
006235 005 DEC B
006236 040 372 JUMP, NE PND2
006240 311 RET

```

```

;---- CALL CHECKSUM;COMPUTE AND PUNCH LAST CHECKSUM

```

```

006241 171 CHECKSUM: LOAD A,C ;2'S COMPLEMENT OF C
006242 057 CPL A
006243 074 INC A
006244 315 207 014 CALL PERDE
006247 311 RET

```

```

;---- CALL GETARG Get transfer arguments

```

```

006250 345 GETARG: PUSH HL
006251 041 000 030 LOAD HL, #14000 ;L
006254 357 CALL INOC0
006255 345 PUSH HL
006256 041 000 025 LOAD HL, #13000 ;R
006259 357 CALL INOC0
006261 301 POP BC
006262 321 POP DE
006264 311 RET

```

```

50 LONGBH: 50 ;STANDARD BLOCK LENGTH

```

```

;**** Punch program

```

```

PUNCH: CALL GETARG
LOAD #OC0,HL
PUSH BC
POP HL
PUSH DE
CALL PFORCE

```

```

006301 016 000 BLOCK: LOAD C,#0 ;INIT CHECKSUM
006303 021 001 000 LOAD DE,#1
006306 315 202 014 CALL PERDE
006311 021 050 000 LOAD DE,HLONBL0
006314 175 RSUB: LOAD A,L
006315 223 SUB A,E
006316 157 LOAD L,A
006317 174 LOAD A,H
006320 232 SUBC A,D
006321 147 LOAD H,A
006322 322 322 014 JUMP, CC BL02
006323 091 ADD HL,DE ;NO GET OLD LENGTH AGAIN
006325 021 000 000 LOAD DE, #0 ;NO REPAIRING LENGTH
006326 021 000 000 EX DE,HL ;DE IS NOW THE BLOCK LENGTH

```

```

006332 345 BL02: PUSH HL ;SAVE REPAIRING LENGTH
006333 103 LOAD B,E ;SAVE DATA BLOCK LENGTH
006334 363 EX DE,HL ;CORRECT BLOCK LENGTH IN DE
006335 021 000 000 LOAD DE, #0
006340 031 ADD HL,DE
006341 363 EX DE,HL
006342 315 202 014 CALL PERDE
006345 005 DEC B
006346 004 INC B
006347 050 025 JUMP, EQ LRSTP
006351 341 POP HL
006352 321 POP DE ;GET BLOCK ADDRESS
006353 315 202 014 CALL PFORCE

```

```

BL04: LOAD A,(DE)
LOAD #1D00,A
INC DE
CALL PERDE
INC B ;? LAST BLOCK ?

```

```

006356 002 LRSTP: LOAD HL, #OC0
006401 353 EX DE,HL
006402 315 202 014 CALL PERDE
006405 315 241 014 CALL CHECKSUM
006410 315 226 014 CALL PFORCE
006413 307 LRD: RST 0

```

;Programmer

;**** Routines

```

006414 072 354 002 INIT4: LOAD A,SPAL
006417 107 LOAD B,A
006420 021 000 002 LOAD DE,SPR01
006423 041 000 004 LOAD HL,SPINDEX
006426 311 RET

```

```

006427 076 101 ERROR: LOAD A,ALERT
006431 323 000 LOAD B,ALG0,A
006433 638 372 JUMP ERROR

```

;**** Program

```

006435 175 P471: LOAD A,L
006436 062 354 002 LOAD B,SPAL
006441 315 014 015 CALL INIT4
006444 032 LOAD A,(DE)
006445 227 OR A,A
006446 040 004 JUMP, NE P474
006450 023 INC DE
006451 043 INC HL
006452 023 278 DECNE B,P472
006454 322 000 LOAD B,A ;If any wrong char, display it (+1)
006456 107 LOAD B,A
006457 223 007 LOAD A,SPAL
006461 345 200 LOAD A,SPAL
006464 050 000 JUMP, EQ P474

```

```

006465 315 014 015 G21: CALL INIT4
006471 032 LOAD A,(DE) ;If not compatible, display address
006472 117 LOAD C,A
006473 026 LOAD A,HLJ
006474 057 OR A
006475 241 INC A,C
006476 043 002 JUMP, NE P470N
006478 020 LOAD A,(HLJ) ;try to progress if not equal
006480 226 COMP A,HLJ
006482 043 000 JUMP, NE PROG3
006484 023 INC DE
006485 043 INC HL
006486 020 DECNE B,G22
006487 007 RET 0

```

```

006488 016 001 G23: CALL INIT4
006492 176 LOAD A,(DE)
006493 021 OR A,HLJ
006494 057 JUMP, NE ERROR
006495 216 INC DE
006496 023 INC HL
006497 020 DECNE B,G26
006498 007 RET 0

```

```

006499 016 001 G24: INC DE
006500 043 INC HL
006501 020 DECNE B,G22
006502 007 RET 0

```

```

006503 016 001 G25: CALL INIT4
006505 021 OR A,HLJ
006506 057 JUMP, NE ERROR
006507 216 INC DE
006508 023 INC HL
006509 020 DECNE B,G26
006510 007 RET 0

```

```

006511 016 001 G26: INC DE
006512 043 INC HL
006513 020 DECNE B,G24
006514 007 RET 0

```

```

006515 041 000 003 G27: LOAD H, #FF01
006516 021 000 004 LOAD DE, #FF00
006517 001 000 001 LOAD BC, #40
006518 355 250 JUMP, NE G28
006519 307 RET 0

```

```

006520 016 001 G28: Check total of ROM : Type length

```

```

006521 315 252 014 CHECKIT: CALL GETARG
006522 041 000 000 LOAD HL, #0
006523 021 000 000 DEZ: LOAD A,(DE)
006524 020 000 000 ADD A,L
006525 157 LOAD L,A
006526 015 000 000 JUMP, NE G29
006527 001 000 000 INC H
006528 044 INC DE
006529 013 000 000 INC BC
006530 175 INC DE
006531 221 INC BC
006532 020 000 000 LOAD A,B
006533 021 000 000 OR A,C
006534 004 000 000 JUMP, NE G29
006535 030 000 000 JUMP RETON

```

```

;Already in MC2301. Included for compatibility with MC2301 with interrupt

```

```

006536 042 376 002 F01T: LOAD SPOPEN,HL
006537 041 000 000 F01: LOAD HL, #13000 ;LETTR
006538 145 CALL INOC0
006539 025 LOAD D,HL03
006540 046 011 LOAD H, #311
006541 345 PUSH HL
006542 223 PUSH DE
006543 025 LOAD A,SPINDEX
006544 041 000 000 CALL SINU
006545 116 000 LOAD HL, #0
006546 021 012 000 F01N: LOAD DE, #FF0C
006547 035 000 000 POP DE
006548 030 000 000 F01P: LOAD DE, #FF0C
006549 020 000 000 PUSH DE
006550 005 000 000 JUMP INOC

```

```

006551 026 333 FIN: LOAD D, #333
006551 046 311 LOAD H, #311
006553 345 PUSH HL
006554 025 PUSH DE
006555 315 361 002 CALL SINU
006556 157 LOAD L,A
006557 046 020 LOAD H, #20
006558 030 000 000 FIN2: LOAD FIN

```

LECTURE BANDE TELEX

,PAPER LOADER IN TELTEL FORMAT
,Driven from MicroScope B listing

```

37  MICK#  17  ,5 low bytes are significant
17  HTL#  17  ,4 bits for a digit
16  BEGIN#  16  ,Block beginning character

;***  Routines
;***  GETCAR  ,Read a character
006605 333 011  GETCAR: LAD  A,12P
006607 346 002  ADD  R,12PUP
006611 050 372  JUMP,ED GETCAR
006673 333 010  LOAD  A,12P
006675 323 000  LOAD  $P,A  ;Echo on Imp-Loudspeaker
006677 311  RET

;***  CALL  GETDIGIT
;  Read character and mask
GETDIGIT:
006700 315 205 015  CALL  GETCAR
006703 012  RR   A
006704 346 017  ADD  A,12TEL
006706 311  RET

;***  GETBYTE  ,Get a byte and add checksum to C
;  Flags depends on checksum
GETBYTE:
006707 315 300 015  CALL  GETDIGIT
006712 007  RL   A  ;Check result or check if carry clear if
006713 007  RL   A  ;RLC instruction must be used
006714 007  RL   A
006715 007  RL   A
006716 127  LOAD  D,A  ;Save shifted digit in A
006717 315 300 015  CALL  GETDIGIT
006722 202  OR   D,D  ;ADD A,B is also good for moving high half of D int
006723 127  LOAD  D,A  ;Save A during checksum calculation
006724 201  ADD  A,C
006725 112  LOAD  C,A
006726 172  LOAD  A,D
006727 311  RET

;**** Loader program

LOTEL:
006730 315 288 015  CALL  GETCAR  ;Wait for begin character
006733 346 037  ADD  A,12PCK
006735 376 016  CMP  A,REGIN
006737 040 307  JUMP,NE LOTEL

006741 016 003  LOAD  C,B  ;Init checksum
006743 315 307 015  CALL  GETBYTE  ;Get address
006746 323 000  LOAD  SDIG0,A
006750 147  LOAD  H,A
006751 315 307 015  CALL  GETBYTE
006754 157  LOAD  L,A
006755 315 307 015  CALL  GETBYTE  ;Get byte count
006756 167  LOAD  B,A
006761 267  OR   A,A  ;Must block?
006762 312 007 016  JUMP,NE 0000
006765 315 307 015  DATA,  CALL  GETB...
006770 323 001  LOAD  SDIG1,A
006772 167  LOAD  H,D,A
006773 043  INC   H,
006774 020 367  DEC,NE B,DATA

006776 315 307 015  CALL  GETBYTE  ;Checksum good?
006781 323 002  LOAD  SDIG2,A
006783 312 301 014  JUMP,ED BLOCK
006786 307  TERROR: CALL  0  ;Return to DRPHIN monitor

007007 315 307 015  LABLOCK: CALL  GETBYTE  ;Checksum good?
007012 323 003  LOAD  SDIG3,A
007014 040 370  JUMP,NE TERROR
007016 351  JMP   (H,)  ;Jump to loaded program

```

ROUTINES DECIMALES

```

;--- CALL TKEY Test Keyboard and get key
;in H1: key number
;out C: first key flag
;out H1: with optional new digit added
;out CS or CC if order or not
;out SS or SC if number key or no key

ROUTINES DECIMALES

;--- I/O definitions
177 HUITe 177
157 NEUFe 1C
200 POINTe 200
106 PLUS+ 106
24 FOIS* 24
0 BLNC: 0

;Add or then subtract
007017 346 001
007021 050 005
007023 253
007024 315 255 016
007027 311
007030 315 233 016
007033 311

;CALCULATOR ON 7-SEGMENT DISPLAY
007034 315 142 016
007037 345
007040 315 145 016
007043 321
007044 315 017 016
007047 030 366

;--- CALL CHIF+ Mask, shift and convert digit
;in B: number
;out B: shifted number
;out A: converted segments
;modif A,B,DE
007051 178
007052 017
007053 017
007054 017
007055 017
007056 107
007057 346 017
007061 021 070 016
007064 203
007065 137
007066 032
007067 311

;next table must be fully in a same page
007070 072 006 133 112
007074 146 155 175 007
007100 177 157
007102 110 200 106 100
007106 024 000

;--- CALL AFB :display 2 digits in B at (C) and (C+1)
;in B: 2 digit number
;out C: address pointer of MSD
;out C: incremented by 2
;modif A,B,C,DE
;calls CHIFF+
007110 315 051 016
007113 265 171
007115 014
007116 315 051 016
007121 355 171
007123 014
007124 311

;--- CALL AFHL display 4 digits in HL
;in HL: 4 digit
;out C: address pointer of MSD
;modif A,DE
;calls AFB++
007125 305
007126 016 000
007130 104
007131 315 110 016
007134 105
007135 315 110 016
007140 301
007141 311

;--- CALL INDC, INDC0, INDC000 display HL and build
;new number in HL until order
;in HL: number to display while waiting (<0 with INDC000)
;out C: counter (<0 with INDC0) if <0, first key clear HL
;out HL: new number
;out C: number of digits introduced
;modif A,B,C,DE,HL
;calls AFHL++
007142 041 000 000
007145 016 000
007147 315 125 016
007152 315 100 016
007155 300
007156 030 367

INDC00: LOAD HL,HD
INDC0: LOAD C,HD
INDC: CALL AFHL
RET,CS
JMP INDC

;--- CALL TKEY Test Keyboard and get key
;in H1: key number
;out C: first key flag
;out H1: with optional new digit added
;out CS or CC if order or not
;out SS or SC if number key or no key

TKEY: LOAD A,SCLA
OR A,A
POT,SC ,CC
R0 A,IMLA
LOAD B,A
RED A,IE68
RET,CS
LOAD A,C
OR A,A
JMP,NE IN02
LOAD H,HL
LOAD C,IE20
RED H,HL ,add new digit
IN02: ADD H,HL
RED H,HL
RED H,HL
LOAD A,B
OR A,L ,CC
LOAD L,R
INC C :SS if less than 128. Keystroke
RET

;--- CALL DINOK decimal INC (HL) 16 bits+4 dig
;in HL: pointer to incremented locations (low/high)
;modif A
DINOK: LOAD A,(HL)
RED A,B1
DA A
LOAD (HL),A
RET,NE
INC H,L
LOAD R,(HL)
RED R,10
DA A
LOAD (HL),A
DEC H,L
RET :CC if overflow

;--- CALL DINOK decimal INC (HL) 16 bits+4 dig
;in HL: pointer to incremented locations (low/high)
;modif A
DINOK: LOAD A,(HL)
RED A,B1
DA A
LOAD (HL),A
RET,NE
INC H,L
LOAD R,(HL)
RED R,10
DA A
LOAD (HL),A
DEC H,L
RET :CC if overflow

;--- CALL DROHLE decimal ADD HL,DE
;in H,DE
;out HL
;out : Carry Set if overflow
;modif A,HL
DROHLE: LOAD A,L
RED A,E
DA A
LOAD L,A
LOAD R,H
RED R,B
DA A
LOAD H,A
RET

;--- CALL DROHMH decimal ADD HL,H (DRL,HL)
;in,out HL
;modif P,HL
DROHMH: LOAD R,L
RED R,L
DA R
LOAD L,A
LOAD R,H
RED R,D
DA R
LOAD H,A
RET

;--- CALL DSJML decimal S3 HL,DE
;see above
DSJML: LOAD S3,A
RED S3,B
DA R
LOAD L,A
LOAD R,D
RED R,E
DA R
LOAD H,A
RET

;--- CALL DSJMH decimal S3 HL,DE
;see above
DSJMH: LOAD S3,A
RED S3,B
DA R
LOAD L,A
LOAD R,D
RED R,E
DA R
LOAD H,A
RET

;--- CALL COMPH Compare HL and DE
;in DE,HL
;out E2 if equal, MS if HL >= DE, LD if HL < DE
;modif F,A
COMPH: LOAD A,H
CMP A,D
RET,NE
LOAD R,L
CMP R,E
RET

;--- CALL DINCHL decimal INC HL
;in HL
;out HL
;out : CS if overflow (HL=0)
;modif R,HL
DINCHL: LOAD R,L
RED R,B1
DA R
LOAD L,A
RET,CC
LOAD R,H
RED R,D
DA R
LOAD H,A
RET

;--- CALL DEDCHL decimal DEC HL
;see above
DEDCHL: LOAD A,L
SUB A,B1
DA R
LOAD L,A
RET,CC
LOAD R,H
SUB R,B3
DA R
LOAD H,A
RET

007157 175
007159 306 001
007160 047
007160 157
007161 300
007162 174
007163 202
007164 500
007165 175
007166 273
007167 311
007168 175
007169 306 001
007170 047
007170 157
007171 300
007172 174
007173 202
007174 500
007175 175
007176 202
007177 300
007178 175
007179 202
007179 300
007180 175
007181 202
007182 300
007183 175
007184 202
007185 300
007186 175
007187 202
007188 300
007189 175
007190 202
007191 300
007192 175
007193 202
007194 300
007195 175
007196 202
007197 300
007198 175
007199 202
007200 300
007201 175
007202 202
007203 300
007204 175
007205 202
007206 300
007207 175
007208 202
007209 300
007210 175
007211 202
007212 300
007213 175
007214 202
007215 300
007216 175
007217 202
007218 300
007219 175
007220 202
007221 300
007222 175
007223 202
007224 300
007225 175
007226 202
007227 300
007228 175
007229 202
007230 300
007231 175
007232 202
007233 300
007234 175
007235 202
007236 300
007237 175
007238 202
007239 300
007240 175
007241 202
007242 300
007243 175
007244 202
007245 300
007246 175
007247 202
007248 300
007249 175
007250 202
007251 300
007252 175
007253 202
007254 300
007255 175
007256 202
007257 300
007258 175
007259 202
007260 300
007261 175
007262 202
007263 300
007264 175
007265 202
007266 300
007267 175
007268 202
007269 300
007270 175
007271 202
007272 300
007273 175
007274 202
007275 300
007276 175
007277 202
007278 300
007279 175
007280 202
007281 300
007282 175
007283 202
007284 300
007285 175
007286 202
007287 300
007288 175
007289 202
007290 300
007291 175
007292 202
007293 300
007294 175
007295 202
007296 300
007297 175
007298 202
007299 300
007300 175
007301 202
007302 300
007303 175
007304 202
007305 300
007306 175
007307 202
007308 300
007309 175
007310 202
007311 300
007312 175
007313 202
007314 300
007315 175
007316 202
007317 300
007318 175
007319 202
007320 300
007321 175
007322 202
007323 300
007324 175
007325 202
007326 300
007327 175
007328 202
007329 300
007330 175
007331 202
007332 300
007333 175
007334 202
007335 300
007336 175
007337 202
007338 300
007339 175
007340 202
007341 300
007342 175
007343 202
007344 300
007345 175
007346 202
007347 300
007348 175
007349 202
007350 300
007351 175
007352 202
007353 300
007354 175
007355 202
007356 300
007357 175
007358 202
007359 300
007360 175
007361 202
007362 300
007363 175
007364 202
007365 300
007366 175
007367 202
007368 300
007369 175
007370 202
007371 300
007372 175
007373 202
007374 300
007375 175
007376 202
007377 300
007378 175
007379 202
007380 300
007381 175
007382 202
007383 300
007384 175
007385 202
007386 300
007387 175
007388 202
007389 300
007390 175
007391 202
007392 300
007393 175
007394 202
007395 300
007396 175
007397 202
007398 300
007399 175
007400 202
007401 300
007402 175
007403 202
007404 300
007405 175
007406 202
007407 300
007408 175
007409 202
007410 300
007411 175
007412 202
007413 300
007414 175
007415 202
007416 300
007417 175
007418 202
007419 300
007420 175
007421 202
007422 300
007423 175
007424 202
007425 300
007426 175
007427 202
007428 300
007429 175
007430 202
007431 300
007432 175
007433 202
007434 300
007435 175
007436 202
007437 300
007438 175
007439 202
007440 300
007441 175
007442 202
007443 300
007444 175
007445 202
007446 300
007447 175
007448 202
007449 300
007450 175
007451 202
007452 300
007453 175
007454 202
007455 300
007456 175
007457 202
007458 300
007459 175
007460 202
007461 300
007462 175
007463 202
007464 300
007465 175
007466 202
007467 300
007468 175
007469 202
007470 300
007471 175
007472 202
007473 300
007474 175
007475 202
007476 300
007477 175
007478 202
007479 300
007480 175
007481 202
007482 300
007483 175
007484 202
007485 300
007486 175
007487 202
007488 300
007489 175
007490 202
007491 300
007492 175
007493 202
007494 300
007495 175
007496 202
007497 300
007498 175
007499 202
007500 300
007501 175
007502 202
007503 300
007504 175
007505 202
007506 300
007507 175
007508 202
007509 300
007510 175
007511 202
007512 300
007513 175
007514 202
007515 300
007516 175
007517 202
007518 300
007519 175
007520 202
007521 300
007522 175
007523 202
007524 300
007525 175
007526 202
007527 300
007528 175
007529 202
007530 300
007531 175
007532 202
007533 300
007534 175
007535 202
007536 300
007537 175
007538 202
007539 300
007540 175
007541 202
007542 300
007543 175
007544 202
007545 300
007546 175
007547 202
007548 300
007549 175
007550 202
007551 300
007552 175
007553 202
007554 300
007555 175
007556 202
007557 300
007558 175
007559 202
007560 300
007561 175
007562 202
007563 300
007564 175
007565 202
007566 300
007567 175
007568 202
007569 300
007570 175
007571 202
007572 300
007573 175
007574 202
007575 300
007576 175
007577 202
007578 300
007579 175
007580 202
007581 300
007582 175
007583 202
007584 300
007585 175
007586 202
007587 300
007588 175
007589 202
007590 300
007591 175
007592 202
007593 300
007594 175
007595 202
007596 300
007597 175
007598 202
007599 300
007600 175
007601 202
007602 300
007603 175
007604 202
007605 300
007606 175
007607 202
007608 300
007609 175
007610 202
007611 300
007612 175
007613 202
007614 300
007615 175
007616 202
007617 300
007618 175
007619 202
007620 300
007621 175
007622 202
007623 300
007624 175
007625 202
007626 300
007627 175
007628 202
007629 300
007630 175
007631 202
007632 300
007633 175
007634 202
007635 300
007636 175
007637 202
007638 300
007639 175
007640 202
007641 300
007642 175
007643 202
007644 300
007645 175
007646 202
007647 300
007648 175
007649 202
007650 300
007651 175
007652 202
007653 300
007654 175
007655 202
007656 300
007657 175
007658 202
007659 300
007660 175
007661 202
007662 300
007663 175
007664 202
007665 300
007666 175
007667 202
007668 300
007669 175
007670 202
007671 300
007672 175
007673 202
007674 300
007675 175
007676 202
007677 300
007678 175
007679 202
007680 300
007681 175
007682 202
007683 300
007684 175
007685 202
007686 300
007687 175
007688 202
007689 300
007690 175
007691 202
007692 300
007693 175
007694 202
007695 300
007696 175
007697 202
007698 300
007699 175
007700 202
007701 300
007702 175
007703 202
007704 300
007705 175
007706 202
007707 300
007708 175
007709 202
007710 300
007711 175
007712 202
007713 300
007714 175
007715 202
007716 300
007717 175
007718 202
007719 300
007720 175
007721 202
007722 300
007723 175
007724 202
007725 300
007726 175
007727 202
007728 300
007729 175
007730 202
007731 300
007732 175
007733 202
007734 300
007735 175
007736 202
007737 300
007738 175
007739 202
007740 300
007741 175
007742 202
007743 300
007744 175
007745 202
007746 300
007747 175
007748 202
007749 300
007750 175
007751 202
007752 300
007753 175
007754 202
007755 300
007756 175
007757 202
007758 300
007759 175
007760 202
007761 300
007762 175
007763 202
007764 300
007765 175
007766 202
007767 300
007768 175
007769 202
007770 300
007771 175
007772 202
007773 300
007774 175
007775 202
007776 300
007777 175
007778 202
007779 300
007780 175
007781 202
007782 300
007783 175
007784 202
007785 300
007786 175
007787 202
007788 300
007789 175
007790 202
007791 300
007792 175
007793 202
007794 300
007795 175
007796 202
007797 300
007798 175
007799 202
007800 300
007801 175
007802 202
007803 300
007804 175
007805 202
007806 300
007807 175
007808 202
007809 300
007810 175
007811 202
007812 300
007813 175
007814 202
007815 300
007816 175
007817 202
007818 300
007819 175
007820 202
007821 300
007822 175
007823 202
007824 300
007825 175
007826 202
007827 300
007828 175
007829 202
007830 300
007831 175
007832 202
007833 300
007834 175
007835 202
007836 300
007837 175
007838 202
007839 300
007840 175
007841 202
007842 300
007843 175
007844 202
007845 300
007846 175
007847 202
007848 300
007849 175
007850 202
007851 300
007852 175
007853 202
007854 300
007855 175
007856 202
007857 300
007858 175
007859 202
007860 300
007861 175
007862 202
007863 300
007864 175
007865 202
007866 300
007867 175
007868 202
007869 300
007870 175
007871 202
007872 300
007873 175
007874 202
007875 300
007876 175
007877 202
007878 300
007879 175
007880 202
007881 300
007882 175
007883 202
007884 300
007885 175
007886 202
007887 300
007888 175
007889 202
007890 300
007891 175
007892 202
007893 300
007894 175
007895 202
007896 300
007897 175
007898 202
007899 300
007900 175
007901 202
007902 300
007903 175
007904 202
007905 300
007906 175
007907 202
007908 300
007909 175
007910 202
007911 300
007912 175
007913 202
007914 300
007915 175
007916 202
007917 300
007918 175
007919 202
007920 300
007921 175
007922 202
007923 300
007924 175
007925 202
007926 300
007927 175
007928 202
007929 300
007930 175
007931 202
007932 300
007933 175
007934 202
007935 300
007936 175
007937 202
007938 300
007939 175
007940 202
007941 300
007942 175
007943 202
007944 300
007945 175
007946 202
007947 300
007948 175
007949 202
007950 300
007951 175
007952 202
007953 300
007954 175
007955 202
007956 300
007957 175
007958 202
007959 300
007960 175
007961 202
007962 300
007963 175
007964 202
007965 300
007966 175
007967 202
007968 300
007969 175
007970 202
007971 300
007972 175
007973 202
007974 300
007975 175
007976 202
007977 300
007978 175
007979 202
007980 300
007981 175
007982 202
007983 300
007984 175
007985 202
007986 300
007987 175
007988 202
007989 300
007990 175
007991 202
007992 300
007993 175
007994 202
007995 300
007996 175
007997 202
007998 300
007
```

CASSETTES

007511 333 011 GETB4: LOAD A,SPR.R
 007513 222 002 COMP A,C
 007514 040 005 JUMP,NE GETB2
 007515 020 017 DECJ,NE B,GETB4
 1: LOAD A,REGMIND
 1: LOAD A,SPR.R
 007520 223 006 POP BC
 007522 171 LOAD A,C
 007523 276 004 COMP A,REGD
 007523 334 261 017 CALL,LO FLASH
 007528 376 017 COMP A,REGD
 007528 326 261 017 CALL,HS FLASH
 007529 326 011 SUB A,REGD
 007529 301 POP BC
 007540 311 RET
 ;---GETBYTE
 ;Lecture d un byte
 ;Registres utilisés:
 ; A: byte lu
 ; B: formation du byte
 ; C: utilisée par GETB1
 ;Registres modifiés: A,D,E
 ; 1350 Always 0
 ; 1351 Page to be saved
 ; 1352 Start address
 ; 0 if no auto start
 ; 25 if second cassette file to load
 ; 1353 Page start address
 ; 0 if no auto start
 ; 2 if second cassette file to load
 1350 PARA: 1350
 ;+++ PROGRAMME DE LECTURE
 007400 257 READ1: XOR A,A
 007401 041 350 002 LOAD H,PARA
 007404 167 LOAD (H),A
 007405 315 165 017 READ1: CALL GETBIT
 007410 173 LOAD A,E
 007411 037 RR A
 007412 137 LOAD E,A
 007413 376 026 COMP A,HSYN
 007415 040 366 JMP,NE READ1
 007417 315 241 017 READ2: CALL GETBYTE
 007422 376 025 COMP A,HSYN
 007426 050 371 READ2: OR A,A
 007427 040 354 JMP,NE READ1
 007431 137 LOAD E,A
 007432 005 003 LOAD B,H3
 007434 043 INC H
 007435 315 241 017 READ3: CALL GETBYTE
 007440 167 LOAD (H),A
 007441 043 INC H
 007442 020 371 DECJ,NE B,READ3
 007444 052 350 002 LOAD H,PARA
 007447 315 241 017 READ4: CALL GETBYTE
 007452 167 LOAD (H),A
 007453 043 INC H
 007454 020 371 DECJ,NE B,READ4
 007456 052 352 002 LOAD H,PARA+2
 007461 315 241 017 READ5: CALL GETBYTE
 007464 034 INC E
 007465 040 001 JMP,NE CERROR
 007467 351 JMP (H)
 007470 315 261 017 CERROR: CALL FLASH
 007473 030 373 JMP CERROR
 ;+++ PROGRAMME D'ECRITURE
 007475 315 250 014 WRITE: CALL GETARG
 007500 042 352 002 LOAD PARA2,H
 007503 142 LOAD H,D
 007504 056 000 LOAD L,#0
 007506 042 350 002 LOAD PARA,H
 007511 036 100
 007513 016 026 WRIT1: LOAD B,HSYN
 007515 315 266 017 LOAD C,HSYN
 007520 020 371 CALL WRBYTE
 007522 016 000 DECJ,NE B,WRIT1
 007524 315 266 017 LOAD C,H3
 007527 036 000 CALL WRBYTE
 007531 006 003 LOAD E,H3
 007533 041 351 002 LOAD H,(PARA+1)
 007535 116 WRIT2: LOAD C,(H)
 007537 315 266 017 CALL WRBYTE
 007542 043 INC H
 007543 020 371 DECJ,NE B,WRIT2
 007545 052 350 002 LOAD H,PARA
 007550 116 WRIT3: LOAD C,(H)
 007551 315 266 017 CALL WRBYTE
 007554 043 INC H
 007555 020 371 DECJ,NE B,WRIT3
 007557 173 LOAD A,E
 007560 057 CPL A
 007561 117 LOAD C,A
 007562 315 266 017 CALL WRBYTE
 007565 307 RST ROM0
 ;---ROUTINES
 ;---GETBIT
 ;Lecture d un bit
 ;CARRY CLEARED si 0 .CARRY SET si 1
 ;Registres utilisés:
 ; A:
 ; B: delay
 ; C: nombre de transition
 ; D:
 ;registres modifiés: A,D
 007569 315 261 017 TBL: OUT GETBYTE
 007570 276 128 OUT A,E
 007573 276 011 AND,ED TBL
 007574 376 263 COMP A,REGD
 007575 276 263 AND,ED TBL
 007576 276 263 OUT TBL
 007577 315 261 017 OUT FLASH
 007578 276 263 OUT TBL
 007579 315 261 017 CALL GETBYTE
 007580 030 271 AND TBL
 ;---

```

07566 305      GETBIT: PUSH  BC
                 ; LOAD  A,REGIND+DIR
                 ; LOAD  SSPR,A
07567 016 001      LOAD  C,B1
07571 333 011      LOAD  A,SSPR

07573 127      LOAD  D,A
07574 333 011      GETB1: LOAD  A,SSPR
07576 272      COMP  A,D
07577 050 372      JUMP, EQ GETB1
                 ; LOAD  A,BRIS+COMMIND+DIR
                 ; LOAD  ASFR,A
07601 323 006      LOAD  RPL,A
07602 066 010      GETB2: LOAD  B,HSFRB1
07605 333 011      LOAD  A,NSFR
07606 107      LOAD  D,A

```